Subject: یکشنبه جلسه اول
Year. ۸۶ Month. ۷ Date. ۱ ( )

بسمه تعالی

سرفصل ها: مدارهای مخابراتی استاد: شهرآرای

۱- مقدمه
۲- مدارهای تیون
۳- آنالیز غیرخطی ترانزیستور
۴- اسیلاتور
۵- میکسرها
۶- مدولاتورهای AM
۷- مدولاتورهای FM و PM
۸- تقویت کننده های عملیاتی
۹- مدارات تطبیق امپدانس
۱۰- PLL

امتحان میانترم

نحوه ارزیابی:
میانترم ۴۰٪ + پروژه اختیاری ← ۲نمره (اضافی)
پایانترم ۶۰٪

مراجع:
۱- مدارهای مخابراتی Clarke مترجم: محمدرضا ظهیرودی روزبهانی
۲- " " CRauss " : محمود دیانی

حل مسائل: تشریح مسائل حل مخابراتی

الزام است به ارائه طاهر
نرخش فوق العاده بالا
لزت این شاید راش نزاشت خواهی داد.

Subject:
Year. Month. Date. ( )

فصل اول

۱- مقدمه :

هدف : انتقال اطلاعات از یک نقطه به نقطه دیگر

در عین انتقال ۲ نکته مهم مطرح است { ۱- سرعت ← هرچه سرعت انتقال بیشتر باشد بهتر است.
۲- امنیت

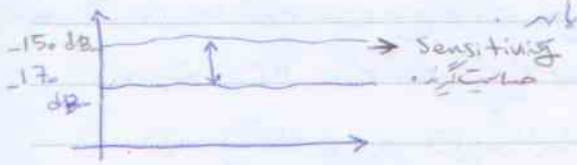
امنیت و دیگر در مخابرات الکترونیکی به نوعی قابل پیاده سازی است و سرعت انتقال نور است

با افزایش تقاضا ها ← multiple acces ، multiplexing سطح می شود (شکل اول)

مهم ترین مشکل در مخابرات "نویز" می باشد. چنانکه طبق نویز حرارتی (دمای معمول) -۱۷۰dbm است

به همین شکل از -۱۷۰ dbm (۱۰log) به بالا داشته باشیم تا کانال غلیظ باشد

گیرنده های قدیمی می توانند سیگنال همان ترکیب نویز را غلیظ باشد.



امکان مالتی پلکسینگ در حدود { فرکانس FDM
زمان TDM
کد CDM
طول موج WDM

امکپذیر است

FDM ← اختصاص فرکانس های مختلف برای فرستنده های مختلف ← شرط آستانه داشتن امکان گزینش فرکانس

TDM ← اختصاص بازه های زمان مختلف " " " به کمک فیلتر

CDM ← اختصاص کد های مختلف " " "

WDM ← اختصاص رنگ های مختلف " " "

شرط اجرای FDM امکان انتخاب فرکانس است ← با فیلتر ها انجام می شود.

هرچه ساده ترین نوع فیلتر انتخاب شود ← { فیلتر مرتبه یک
" " " ۱

Subject:
Year. Month. Date. ( )

۱. فیلتر مرتبه یک مناسب نمی باشد زیرا باند آنها LP یا HP است

۲. فیلتر مرتبه دو ← باند آنها LP یا HP یا BP است که نیاز به باند BP داریم
← دو المان ذخیره کننده انرژی (سلف یا خازن) دارد
اگر المانها یکی باشند ← مرتبه خازن باند BP خواهیم داشت
← مرتبه سلف

پس شرط داشتن باند BP داشتن سلف و خازن در فیلتر مرتبه دوم می باشد.

فیلتر (الکترونیک)
مدار رزونانس سری (شنت)
مدار رزونانس سری (ناموازی)
مدار رزونانس موازی

که دو ترکیب کلی خواهیم داشت ← ۱- سری
۲- موازی

نکته اول : مدار تیون سری با منبع ولتاژ و مدار تیون موازی با منبع جریان ترکیب می شود

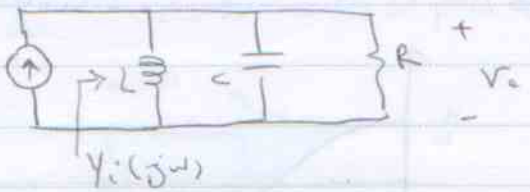
- اگر در مدار تیون سری منبع جریان منبع ترکیب باشد سلف و خازن اثر یکدیگر را خنثی می کنند و دیگر مرتبه مدار ۲ نمی باشد و خاصیت BP بودن آن از بین می رود

- سلف و خازنی که با منبع ولتاژ شکل حلقه دهند باعث افزایش مرتبه مداری می شوند (واقع به دلیل هم ولتاژ بودن) امکان تنزیل آنها وجود نمی آورند

عموماً از ترکیب موازی استفاده می شود به دلیل آنکه امکان مدل الکترونیکی (مثل ترانزیستور) در ناحیه فعال خود مثل منبع جریان رفتار می کند. (منبع جریان وابسته)

فصل ۲- مدار تشدید

تحلیل مداری رزونانس موازی :



$$Y_i(j\omega) = \frac{1}{R} + \frac{1}{j\omega L} + j\omega C \Rightarrow Y_i(j\omega) = G + jC\omega_0\left(\frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}\right)$$

$\frac{1}{R} = G$

تعریف: $\omega_0^2 \triangleq \frac{1}{LC}$

$$Y_i(j\omega) = G\left[1 + jRC\omega_0\left(\frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}\right)\right]$$

فرکانس تشدید فرکانس رزونانس فرکانس مرکزی مدار

$$jRC\omega_0\left(\frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}\right) = 0 \longrightarrow \boxed{\omega_r = \omega_0 = \frac{1}{\sqrt{LC}}} \Rightarrow \omega_r \neq 0$$

نکته اول : در فرکانس رزونانس سلف و خازن یکدیگر را خنثی می‌کنند و مدار تبدیل به یک مقاومت خالص می‌شود.

نکته دوم : منظور از خنثی شدن این حالت موازی یعنی مدار باز شدن و برای حالت سری یعنی اتصال کوتاه شدن.

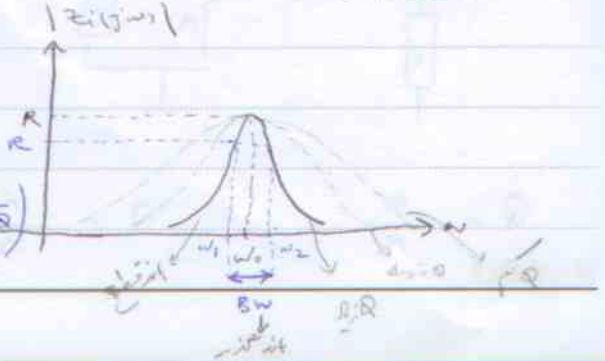
نکته سوم : بحث فوق برای شکل کلی استاندارد RLC سری یا موازی صادق است.

تعریف می‌کنیم: $Q \triangleq RC\omega_0$

$$Z_i(j\omega) = \frac{1}{Y_i(j\omega)} = \frac{R}{1 + jQ\left(\frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}\right)}$$

$$|Z_i(j\omega)| = \frac{R}{\sqrt{1 + Q^2\left(\frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}\right)^2}}$$

مشخصه دامنه



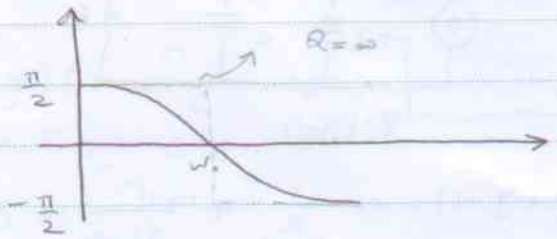
$$|Z_i(j\omega)| = \frac{\sqrt{2}}{2}R \Rightarrow \text{①} \begin{cases} \omega_1 = \\ \omega_2 = \omega_0\left(\sqrt{\frac{1}{4Q^2}+1} \pm \frac{1}{2Q}\right) \end{cases}$$

② $BW \triangleq \omega_2 - \omega_1 = \frac{\omega_0}{Q}$

PdPCO

Subject:
Year. Month. Date. ( )

مشخصه فاز : $\angle Z(j\omega) = -\text{Arctan}\left(\frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}\right)$



نکته چهارم : Q ضریب کیفیت نامیده می‌شود و به دو صورت قابل محاسبه است.

۱) مدار: $Q = R C \omega_0 = \frac{R}{L\omega_0} = R\sqrt{\frac{C}{L}}$

۲) از نظر عملکردی: $Q = \frac{\text{فرکانس مرکزی}}{\text{پهنای باند}} = \frac{\omega_0}{BW}$

$BW = \frac{Q_t}{\omega_0} \Rightarrow BW = \frac{1}{R_t C_t}\ (\frac{rad}{s}) \xrightarrow{\div 2\pi} (Hz)$

نکته پنجم : طبق روابط فوق عموماً از Q به عنوان معیاری برای پهنای باند شناسایی می‌شود.

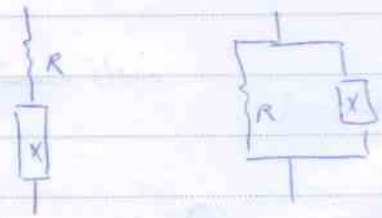
Q بزرگ یعنی فیلتر تیزتر و Q کوچک یعنی فیلتر بازتر (پهنای باند بیشتر)

Q کوچک ← اوج کمتر در پهنای باند ← باند قطع کوتاه‌تر ← کیفیت کمتر
(باند گذر)

نکته ششم : عامل ضرب Q مقاومت اهمی است (مقاومتی که در آن $Q=\infty$ خواهد شد)

ω_0 ← برای تنظیم فرکانس مرکزی است.
R ← برای تنظیم پهنای باند است.

نکته هفتم : برای مدارهای دوالمانی متشکل از R و X (مقاومت و X) که X یا سلف یا خازن باشد



X برای سلف $= L\omega$

X برای خازن $= \frac{1}{C\omega}$

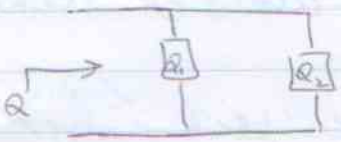
$Q = \frac{X}{R}$ $\quad Q = \frac{R}{X}$

ربط میان شدن R یعنی مدار باز شدن $R=\infty \Leftarrow Q=\infty$
میان شدن X یعنی اتصال کوتاه شدن یعنی $X=0 \Leftarrow Q=\infty$

PqPCO

Subject:
Year. Month. Date. ( )

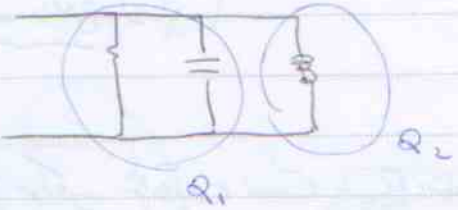
نکته ۸ : اگر دو شاخه با ضریب کیفیت Q_1 و Q_2 با هم موازی باشند در صورتی که Q کمی بزرگتر باشد Q کل برابر Q کوچکتر خواهد بود.



(Q ایده‌آل $Q=\infty$ است)

$$Q = \begin{cases} Q_1 & \text{if } Q_2 = \infty \\ Q_2 & \text{if } Q_1 = \infty \end{cases}$$

مثال) برای مدارتیون زیر داریم:



حل: $\begin{cases} Q_2 = \infty \\ Q_1 = \dfrac{R}{\frac{1}{\omega_0 L}} = RC\omega_0 \end{cases}$ زیرا مدار سری R را ندارد $\Rightarrow$ $Q_{کل} = Q_1$

چون Q کل ثابت است باید $\omega = \omega_0$ باشد تا تشدید برقرار شود $\Rightarrow RC\omega_0 = \dfrac{R}{L\omega_0}$

وقتی که مقاومت و R که شامل آن نمی‌شود $\rightarrow$ $\begin{cases} Q_2 = \infty \\ Q_1 = \dfrac{R}{L\omega_0} \end{cases}$ $\Rightarrow$ $Q_{کل} = Q_1$

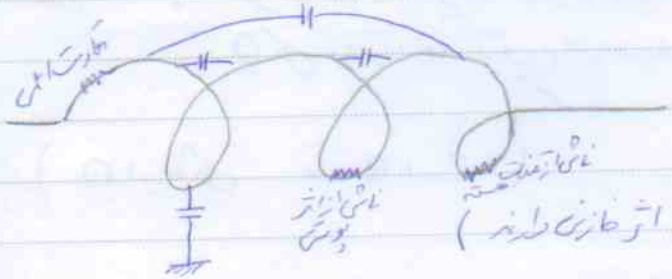
نکته ۹ : برای هر مدارتیون سه مشخصه مهم داریم:

ω از فرکانس تشدید ω_0 کمتر باشد
Q از Q های پایه
R مقاومت باقی مانده از مدارتیون (حالت سری شده)

نکته ۱۰ : در صورتی که شکل مدارتیون هنوز استاندارد نباشد اولین کاری که انجام می‌دهیم تبدیل آن به فرم استاندارد می‌باشد.

Subject:
Year. Month. Date. ( )

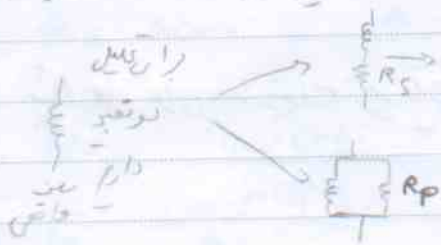
سلف وخازن واقعی در عمل :

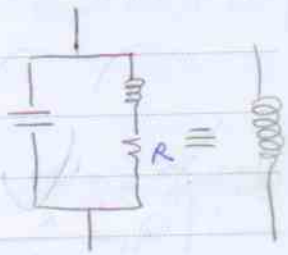


سلف وخازن در عمل با المانهای پارازیتی همراه هستند

- بین هر دو حلقه یک خازن پارازیتی داریم (۲ سیم کنار هم اثر خازنی دارند)
- مثال: جریان کابل داده خود را سطح سیم می‌سازد در فرکانس جریان با جلگی کمتر خواهد بود ⇐ عبور از یک پوسته جریان عبوری کند پس سطح مقطع عبور جریان کم شده ⇐ مقاومت اهمی افزایش می‌یابد (R_{AC} > R_{DC})

مدار معادل قابل قبول سلف واقعی :





که خوبیک مدارش است با Q مشخص شد

برای انتخاب سلف مناسب باید فرکانس خود رزونانس و نیز Q آن توجه شود.

تا قبل از فرکانس خود رزونانس رفتار سلفی
در فرکانس خود رزونانس رفتار مقاومتی
در فرکانس‌های بیشتر از خود رزونانس رفتار خازنی دارد

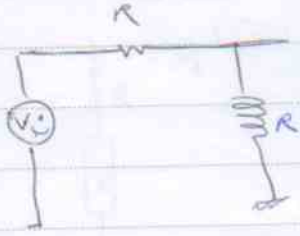
$f_r \gg f_{کار}$ ← انتخاب مناسب

فرکانس خود رزونانس

نکته : Q سلف در عمل از ۵۰ بیشتر نمی‌شود

نکته : Q مداربسته حاصل از استفاده یک سلف با مقدار ضریب کیفیت Q' حتماً از Q' کمتر است $Q < Q'$

روش ساده عملی برای فرکانس خود رزونانس و Q :



فرکانس را آنقدر تغییر می‌دهیم تا سلف اثر سلفی نداشته باشد
بین اختلاف فاز بین ورودی و خروجی نداشته باشیم
(V_o و V_i هم فاز شوند)
می‌دانیم در حالت رزونانس فقط R باقی می‌ماند (R')
(دلیل واقعی سلف و خازن اثر یکدیگر را خنثی می‌کنند)

در رزونانس $V_o = \frac{R'}{R'+R} V_i \Rightarrow R' \ll R$

Q سلف $= \frac{R'(R_p)}{L\omega_r}$

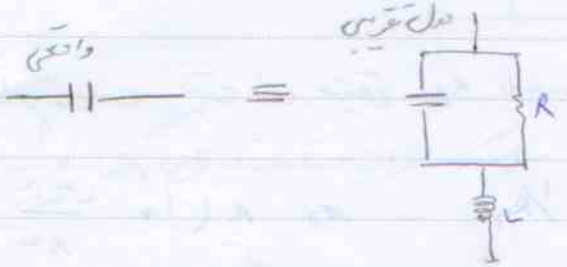
Paper

Subject: یکشنبه - جلسه سوم
Year. ۸۷ Month. ۷ Date. ۸ ( )

تعریف :

$$L_{effective} \simeq \frac{L}{1-\left(\frac{f}{f_r}\right)^2}$$

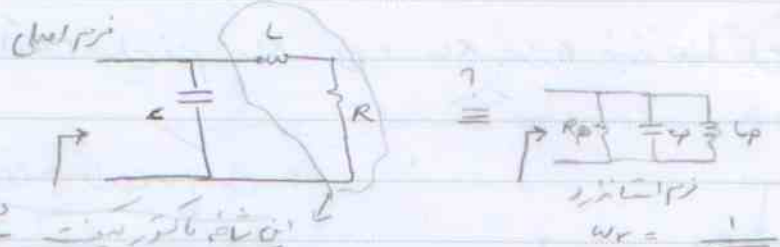
خازن در حالت واقعی و عملی



به مراتب نسبت به حالت ایده‌آل نزدیک‌تر است.
یعنی Q های بسیار بزرگ نیز نمایش حصول است.

$$C_{effective} \simeq \frac{C}{1-\left(\frac{f}{f_r}\right)^2}$$

انواع مدارهای تیون :



فرم اول :

$$\omega_r = \frac{1}{\sqrt{LC}}$$

$$R_p = \frac{L\omega}{R}$$ باید

نکته مهم : همواره باید مدارتیون را به هر شکلی که باشد تبدیل به فرم استاندارد نماییم.

اگر admittance مدار معادل باشد باید بر حسب (admittance) نوشته شود (admittance نوشتن برنامه‌نویسی)
و باید فرکانس رزونانس برابر خواسته باشد

برای مدار اصلی : $Y_i(j\omega) = jC\omega + \frac{1}{R+j L\omega}$

$$= j\omega C + \frac{R - jL\omega}{R^2 + L^2\omega^2}$$

$$= j\omega\left(C - \frac{L}{R^2+L^2\omega^2}\right) + \frac{R}{R^2+L^2\omega^2}$$

$$C - \frac{L}{R^2+L^2\omega^2} = 0 \Rightarrow$$

$$\boxed{\omega_r = \sqrt{\frac{1}{LC} - \frac{R^2}{L^2}}}$$

$$\omega_r = \frac{1}{\sqrt{LC}} \times \frac{1}{\sqrt{\frac{1+Q_L^2}{Q^2}}} \leftarrow \omega_r = \sqrt{\frac{1}{LC} - \frac{\omega_r^2}{Q_L^2}}$$

P4PCO

Subject:
Year. Month. Date. ( )

با استفاده از شکل و نیز روابط کاوان نتیجه گرفت ،

$$\begin{cases} C_p = C \\ L_p = L\,\dfrac{1+Q_L^2}{Q_L^2} \end{cases}$$

با برابر قرار دادن قسمت های حقیقی R_p بدست می‌آید (کوتاهی شبیه سلف موازی اثر کمتری از خود نشان میدهد)

$$Re\{Y_i(j\omega)\} = \frac{R}{R^2+L^2\omega^2} = 1/R_p \Rightarrow R\left(1+\frac{L^2\omega^2}{R^2}\right) = R_p$$

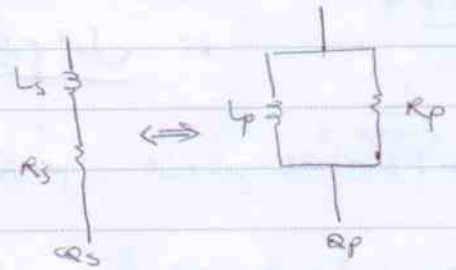
↑ این مقدار از مدار نوع اول ↑ مدار استاندارد

$$\boxed{R(1+Q_L^2) = R_p}$$

نتیجه : امکان تبدیل نوع RL سری به RL موازی طبق روابط قبل موجود می‌باشد

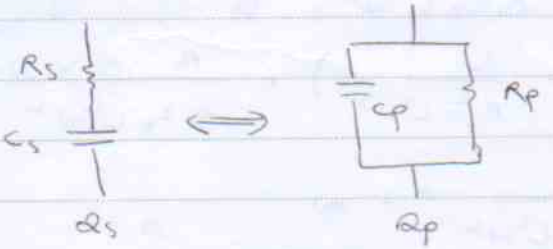
تبدیلات سری به موازی و بالعکس :

این روابط تبدیل کلید رسیدن به نوع استاندارد از هر نوعی می‌باشد .



$$L_s = L_p\,\frac{Q_p^2}{1+Q_p^2} \qquad L_p = L_s\left(\frac{1+Q_s^2}{Q_s^2}\right)$$

$$R_s = \frac{R_p}{1+Q_p^2} \qquad R_p = R_s\left(1+Q_s^2\right)$$



$$C_s = C_p\left(\frac{1+Q_p^2}{Q_p^2}\right) \qquad C_p = C_s\left(\frac{Q_s^2}{1+Q_s^2}\right)$$

$$R_s = \frac{R_p}{1+Q_p^2} \qquad R_p = R_s\left(1+Q_s^2\right)$$

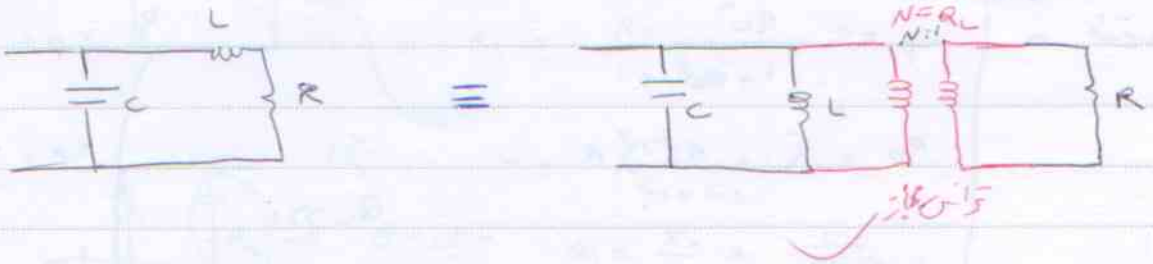
Subject:
Year. Month. Date. ( )

حالت خاص : برای مدارهای با $Q_L >> 1$ داریم :

$R_p = R . Q_L^2$

$L_p = L$

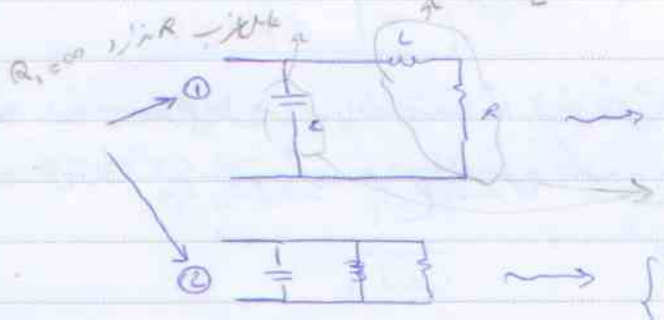
نتیجه : این نوع مدارها را می‌توان در مقایسه با نوع کلاسیک شکل زیر افزایش مقاومت عمل می‌کنند یا شبیه ترانس عمل می‌کنند.



مثال عملی / $R = 50\,\Omega$ ← با این اطلاعات یک مدار تیون بسازید.

$L = 100\,\mu H$

$C = 100\,PF$



$\omega_0 = 10^7 \ \frac{rad}{s}$

$Q_t = Q_L = \frac{L\omega_0}{R} = 20$

$R_{in} = (1 + Q_L^2) \times 50 = 20\,k\Omega$

$Q_t = 0.05$

$\omega_0 = 10^7 \ \frac{rad}{s}$

$R_{in} = 50\,\Omega$ مقاومت دیده شده از ورودی

فرم اول مناسب‌تر می‌باشد به دلیل اینکه Q_t و R_{in} بزرگتری دارد.

↓

۱۰۰ برابر ولتاژ کمتر در دو سر R خواهیم داشت. (آرایش تقویت کننده ولتاژی دارد)

هزینه رسیدن به این حد : کاهش ولتاژ دو سر R به اندازه Q_L (تخریب)

کاهش ولتاژ با یک طبقه تقویت می‌توان جبران کرد اما کاهش Q قابل جبران نمی‌باشد

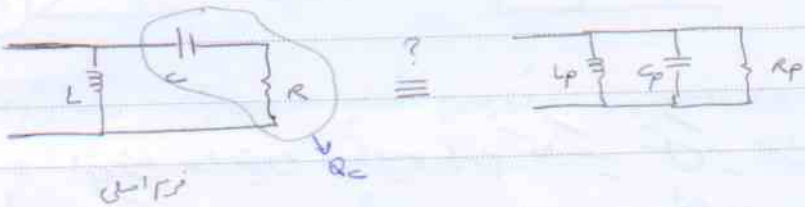
* حفظ انرژی یا بدست Q ندادن و هیچ عملیاتی روی آن صورت خاصی قابل جبران نمی‌باشد

Subject:
Year. Month. Date. ( )

نکته: اغلب بارهای صنعتی در 50 یا 75 هستند که در نتیجه توان افزایندگی مقاومت به منظور حفظ مقدار Q بسیار مورد توجه می باشد.

مثل بالا $R = \infty \Rightarrow Q = \infty$

فرم دوم موازی توان:



حالت دوم بیشتر →

$$C_p = C\frac{Q_c^2}{1+Q_c^2}$$

$$R_p = (1+Q_c^2)R$$

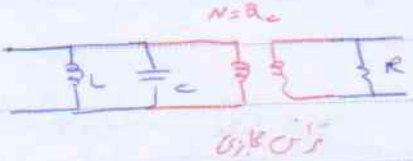
$$L_p = L$$

اگر $Q_c \gg 1$ ⇒

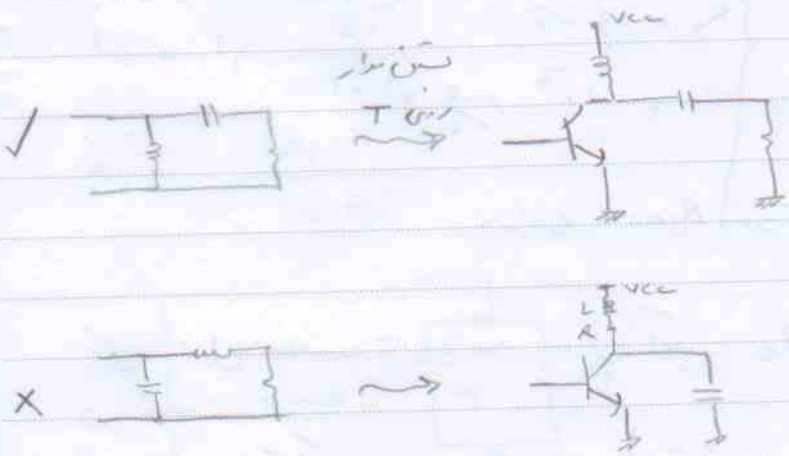
$$C_p = C$$

$$R_p = Q_c^2 R$$

$$L_p = L$$



در تقویت بهتر است از خازن هایی مثل سرامیک Q تقریباً ثابت هستند ولی از خازن هایی مثل الکترولیت نوعی توان کمی را هدر میدهند ترجیح داده شود مثل کوپلاژ یک ترانزیستور یا مشخصه فرکانسی خازن از بالا گذر و یا ...



① جریان بایاس DC ترانزیستور را تامین کند و همان تغییرات را عبور می دهد.
خازن ایزولاسیون DC بین ترانزیستور و مقاومت ایجاد می کند.

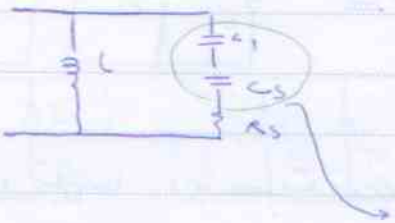
② توان DC دو سر مقاومت ایجاد نکند و همان توان با بهره تغییرات.

Subject:
Year. Month. Date. ( )

فرم سوم مدار تیون :

مدار تیون شبه اتوترانس فازی

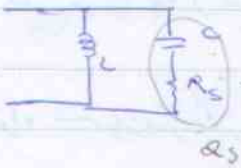
مدار اصلی $Q_p = R_2 C_2 \omega_0$ فرم استاندارد



$$C_S = C_2 \frac{1+Q_p^2}{Q_p^2}$$

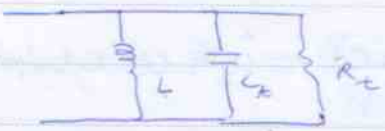
$$R_S = \frac{R_2}{1+Q_p^2}$$

$$C = \frac{C_1 C_S}{C_1 + C_S}$$



تبدیل سری به موازی

$$Q_S = \frac{X_L}{R} = \frac{1}{R_S C \omega_0}$$



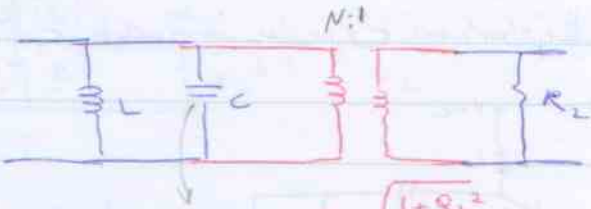
$$\begin{cases} C_t = \dfrac{Q_S^2}{1+Q_S^2} C \\ R_t = (1+Q_S^2) R_S \end{cases}$$

$$Q_t = R_t C_t \omega_0 = (1+Q_S^2) R_S \times \frac{Q_S^2}{1+Q_S^2} C \times \omega_0 = R_S C Q_S^2 \omega_0$$

$$\Rightarrow Q_t = \frac{R_S C \omega_0}{R_S^2 C^2 \omega_0^2} = \frac{1}{R_S C \omega_0} = Q_S$$

با جایگذاری R_S از بالا داریم :

$$\omega_0 = \frac{1}{\sqrt{L C_t}} \quad , \quad R_t = \frac{1+Q_S^2}{1+Q_p^2} R_2$$



$$N = \sqrt{\frac{1+Q_S^2}{1+Q_p^2}}$$

$Q_t > 10 \xrightarrow{Q_t = Q_S} Q_S > 10 \longrightarrow Q_S \gg 1 \Rightarrow C_t = C$

نکته اول : $\boxed{Q_t = Q_S}$

نکته دوم : به مداری می‌توان نام "تیون" را اطلاق کرد که $\boxed{Q_t > 10}$ داشته باشد.

$$Q_t > 10 \equiv Q_t \gg 1 \Rightarrow \begin{cases} C_t \simeq C \\ R_t \simeq Q_t^2 R_S \end{cases}$$

$Q_p \gg 1$ در حالت خاص تر $\Rightarrow \begin{cases} C_S \simeq C_2 \rightarrow C = \dfrac{C_1 C_2}{C_1 + C_2} \simeq C_2 \text{ سری با } C_1 \\ R_S = \dfrac{R_2}{Q_p^2} \rightarrow R_t = \left(\dfrac{Q_t}{Q_p}\right)^2 R_2 \end{cases}$

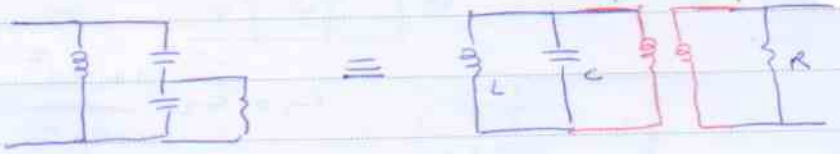
P4PCO

Subject:
Year. Month. Date. ( )

مقدم رواط قبل : $Q_t > 10$ ، 1

2، اگر $Q_p \gg 1$ ← R_L کم شده ← C_2 و C_1 سری

$C = \frac{C_1 C_2}{C_1 + C_2}$



در مقایسه با قبلی ها از مشخصات تبدیل زیاد نمی کند ولی در طراحی مدارتون عموماً سه پارامتر مهم دارم
(ω_0 و Q (بهای باند) و R_L برحسب مقاومت ورودی)

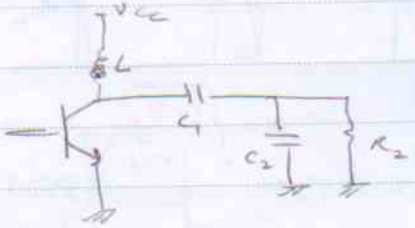
تنظیم دلخواه سه پارامتر نیاز به داشتن سه درجه آزادی در مدار است یعنی سه المان آزاد داشته باشیم

در مدار مدارهای قبلی ظاهراً سه المان داریم اما در عمل R عموماً جزو پارامتر آزاد و در اختیار محسوب نمی شود

در اختیار طراح نمی باشد پس مدارهای قبلی دو درجه آزادی (دو متغیر) دارند و در نتیجه بیشتر از دو پارامتر

به دلخواه قابل تنظیم نمی باشد اما مدار جدید دارای سه پارامتر آزاد است (L و C_2 و C_1)

با این سه پارامتر آزاد می توانیم مشخصه مدارمون را به دلخواه تنظیم نمود .



بستن روی ترانزیستور ←

$N = \frac{Q_t}{Q_p} = \frac{R_t C_t \omega_0}{R_2 C_2 \omega_0} = \frac{N^2 R_2}{R_2} \frac{\frac{C_1 C_2}{C_1 + C_2}}{C_2}$

$\begin{cases} C_t = \frac{C_1 C_2}{C_1 + C_2} \\ R_t = N^2 R_2 \end{cases}$ $\quad N = \frac{N^2 C_1}{C_1 + C_2}$

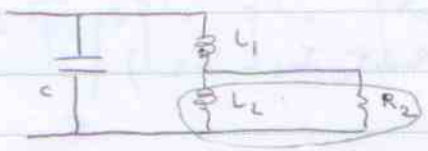
$\boxed{N = \frac{C_1 + C_2}{C_1}}$

PqPCO

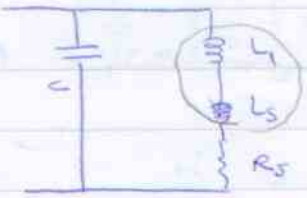
Subject: جلسه چهارم - سه شنبه

Year ۸۲ Month. ۷ Date. ۱۰ ( )

فرم چهارم : مدارتیون اوتراتن سلفی (بدون القای متقابل)



$$Q_p = \frac{R_2}{L_2 \omega_0}$$



$$\rightarrow L = L_1 + L_S$$

$$\begin{cases} L_S = L_2 \dfrac{Q_p^2}{1+Q_p^2} \\ R_S = \dfrac{R_2}{1+Q_p^2} \end{cases}$$

$Q_S = Q_t$

$$\rightarrow \begin{cases} L_t = \dfrac{1+Q_t^2}{Q_t^2} L \\ R_t = (1+Q_t^2) R_S \end{cases}$$

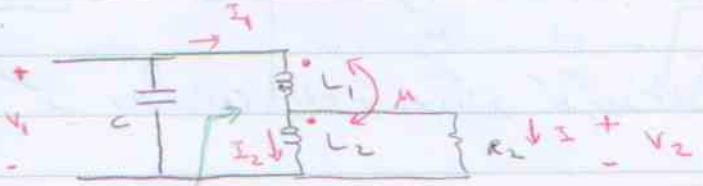
?

$$L_t = L_1 + L_2 \quad , \quad R_t \simeq \frac{Q_t^2}{Q_p^2} R_2$$

در حالت خاص اگر $Q_p > 10$ داریم:

در عمل معمولاً می‌توان از القای متقابل صرف نظر کرد (این مدار عملی نباشد)

تحلیل مدار توق با القای متقابل M :



اگر $R_2 \rightarrow \infty$: $I = 0$

$$V_1 = sL_1 I_1 + sMI_2 + sL_2 I_2 + sMI_1 \qquad (I_1 = I_2)$$

$$V_1 = sI_1 (L_1 + L_2 + 2M)$$

$$V_{2_0} = sL_2 I_1 + sMI_1 = sI_1 (L_2 + M)$$

(V_{2_0}: ولتاژ مدار باز R_2)

$$\begin{cases} N = \dfrac{V_1}{V_{2_0}} = \dfrac{L_1 + L_2 + 2M}{L_2 + M} \\ L'_t = L_1 + L_2 + 2M \end{cases}$$

$$Y_i(j\omega) = \frac{I_1}{V_1} = \frac{1}{s(L_1 + L_2 + 2M)}$$

$G_i + jB_i$

P4PCO

Subject:
Year. Month. Date. ( )

ب) $R_2 \to \infty$:

$$V_1 = sI_1L_1 + sMI_2 + sL_2I_2 + sMI_1$$

$$V_2 = sI_2L_2 + sMI_1 = R_2I = R_2(I_1 - I_2)$$

$$Y_i(jw) = \frac{I_1}{V_1}$$

$$Y_i(jw) = \frac{R_2 + jwL_2}{-w^2\left[L'_tL_2 - (L_2+M)^2\right] + jwLR_2} = G_i + jB_i$$

$$\Rightarrow \begin{cases} L_t = \dfrac{1}{wB_i} \\ R_t = \dfrac{1}{G_i} \end{cases} \Rightarrow \begin{cases} R_t = R_2\left[\left(\dfrac{L'_t}{L_2+M}\right)^2 + \left(\dfrac{L'_tw}{R_2}\right)^2\left(\dfrac{L_2}{L_2+M} - \dfrac{L_2+M}{L'_t}\right)^2\right] \\ L_t = L'_t\left[\dfrac{w^2\left[L_2 - \left(\frac{L_2+M}{L'_t}\right)\right]^2 + R_2^2}{w^2L_2\left[L_2 - \dfrac{(L_2+M)^2}{L_t}\right] + R_2^2}\right] \end{cases}$$

نکته: در عمل برای ضخامت شکل ظاهری روغن جوش علاوه بر L_2 و L_1 و L_2 مقدار M نیز جزء عنوان کلی در نظر گرفته می‌شود و در محاسبات کارکردن با این مقدار چندان پیچیده نمی‌باشد.

Subject:
Year. Month. Date. ( )

فرم پنجم : مدار معادل ترانس

$$V_1 = sL_1 I_1 + sM I_2$$

$$R_2 I_2 + sL_2 I_2 + sM I_1 = 0$$

$$\rightarrow Z = \frac{V_1(j\omega)}{I_1(j\omega)} = j\omega L_1 + \frac{\omega^2 M^2}{R_2 + j\omega L_2}$$

$$Z(j\omega) = \frac{\omega^2 M^2 R_2}{R_2^2 + \omega^2 L_2^2} + j\omega\left(L_1 - \frac{\omega^2 M^2 L_2}{R_2^2 + \omega^2 L_2^2}\right)$$

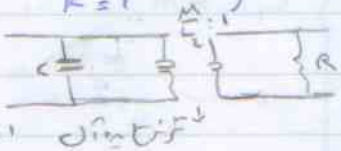
ضریب کوپلاژ $k = \frac{M}{\sqrt{L_1 L_2}}$ ← ضریب اتصال متقابل

* برای ترانس ایده‌آل: $M^2 = L_1 L_2 \leftarrow k = 1$, $L_1, L_2 \to \infty$

$$\frac{M^2}{ML_2} = \frac{L_1 L_2}{ML_2} = \frac{L_1}{M}$$

برای ترانس ایده‌آل $Z(j\omega) = \left(\frac{M}{L_2}\right)^2 R_2 \Rightarrow N = \frac{M}{L_2} \Rightarrow N = \frac{L_1}{M}$

$$\Rightarrow \boxed{N = \frac{M}{L_2} = \frac{L_1}{M} = \sqrt{\frac{L_1}{L_2}}}$$



ترانس ایده‌آل ← $L_1, L_2 \to \infty$, $k = 1$

* ترانس کامل: $\frac{M}{L_2} = \frac{L_1}{M} = \sqrt{\frac{L_1}{L_2}} \leftarrow k = 1$

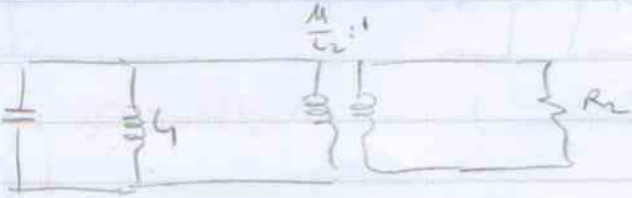
مدل ؟ (اسامی)

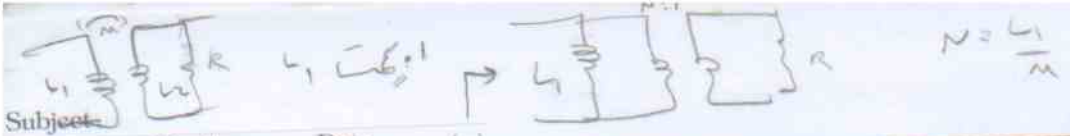
روش ساده اگر با L_1 و L_2 و M مواجه داده شده باید k را بدست آورد اگر ترانس کامل است

در غیر این صورت ترانس را کامل در نظر می‌گیریم.

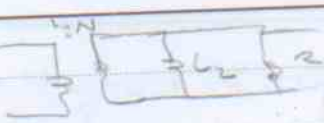
مدل صفحه قبل با $k=1$ ترانس ایده‌آل

مدل ترانس کامل $k<1$

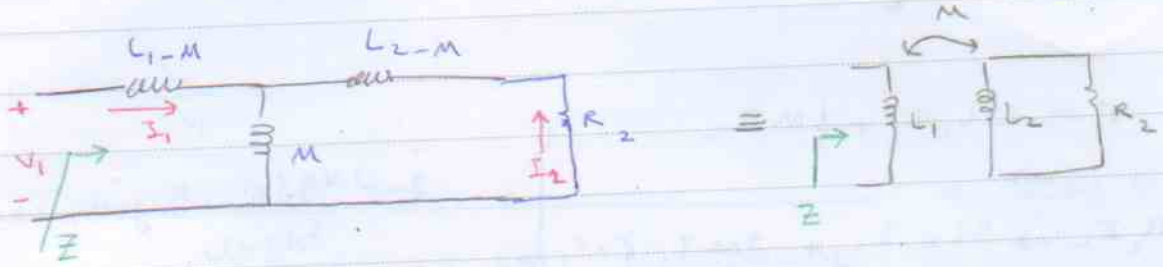




مدل سازی ترانس

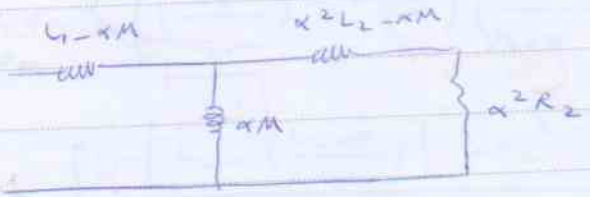


مدار معادل T ترانس سعی می‌کند خاصیت القای متقابل M را بدون القای اضافه مدار بدون تزویج بدهد.



$$\begin{cases} V_1 = j\omega L_1 I_1 + j\omega M I_2 \\ R_2 I_2 + j\omega L_2 I_2 + j\omega M I_1 = 0 \end{cases} \Rightarrow Z = j\omega L_1 + \frac{(\omega^2 M^2)}{(R_2 + j\omega L_2)} \times \alpha^2 \times \alpha^2$$

$$Z = j\omega L_1 + \frac{\omega^2 (\alpha M)^2}{\alpha^2 R_2 + j\omega \alpha^2 L_2} \Rightarrow$$

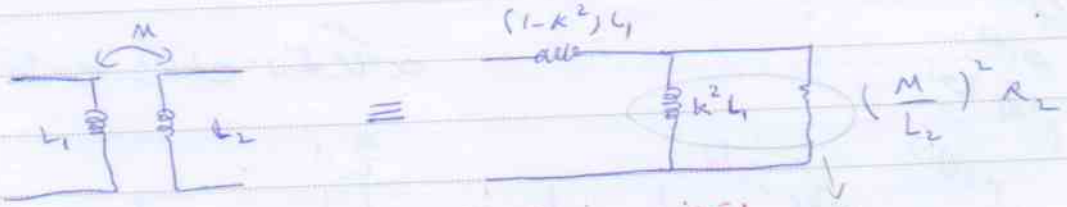


این مدار معادل مدار پایین است. خاصیت مداری Z را

$\alpha = \frac{M}{L_2}$ فرض کنید

$$\begin{cases} L_1 - \alpha M = L_1 - \frac{M^2}{L_2} = L_1 - k^2 L_1 = L_1(1-k^2) \\ \alpha M = \frac{M^2}{L_2} = k^2 L_1 \\ \alpha^2 L_2 - \alpha M = \frac{M^2 L_2}{L_2^2} - \frac{M^2}{L^2} = 0 \end{cases}$$

مدار معادل ساده شده برای ترانس



اتوترانس بدون القای متقابل

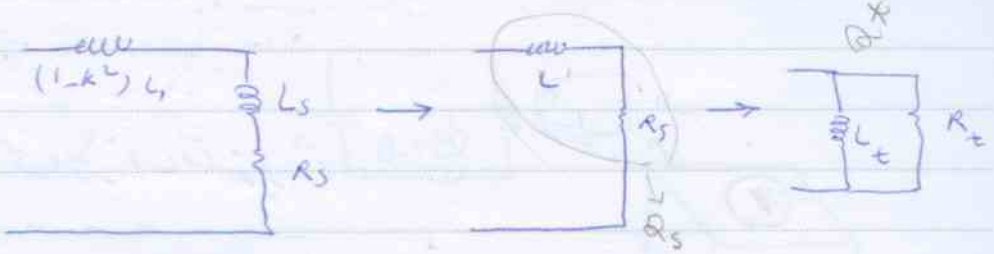
↓

فرم شماره 4

مثل زیر با k در نظر گرفته شده؟

اگر M و یا L_2 را نیز شرکت میدهد حل کنید؟

Subject:
Year. Month. Date. ( )



$$L_S = \frac{Q_p^2}{1+Q_p^2} k^2 L_1 \qquad L = L_S + L_1(1-k^2)$$

$$R_S = \frac{R_2}{1+Q_p^2} \left(\frac{M}{L_2}\right)^2 \qquad \begin{cases} L_t = L\left(1+\frac{Q_S^2}{Q_S^2}\right) \\ R_t = R_S(1+Q_S^2) \end{cases}$$

$Q_S \gg 1$?

اگر $Q_p \gg 1$ $\Rightarrow$ $L_t \simeq L_1$

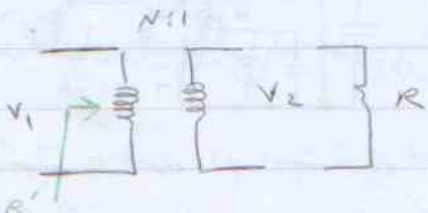
$N = \frac{M}{L_2}$

R_t در این حالت چه میشود؟

$$\frac{M}{L_2} = \frac{L_1}{M} = \sqrt{\frac{L_1}{L_2}}$$

خلاصه: برای ترانس ایده‌آل یا کامل داریم: $k=1$

دو ترانس مشابه متاثر، جریان یا مقاومت را به قبل از یک طرف ترانس، طرف دیگر انتقال داد.



$$\frac{N}{1} = \frac{V_1}{V_2} = \frac{I_2}{I_1}$$

$$\frac{I_1}{I_2} = \frac{1}{N}$$

$$R' = N^2 R$$

اگر شرط ایده‌آل بودن یا کامل بودن برقرار نباشد آن‌گاه برای ترانس یک نسبت تبدیل واحد نمی‌توان در نظر گرفت بلکه مقاومتی نسبت تبدیل خاص خودش را خواهد داشت.

$$\frac{M}{L_2} \neq \frac{L_1}{M} \neq \sqrt{\frac{L_1}{L_2}}$$

مقاومت R در طرف L $=$ $\left(\frac{\text{جان طرف } L}{M}\right)^2$ R (دیده شده از طرف)

طرف مقابل V $=$ $\left(\frac{M}{\text{طرف مقابل}}\right)$ V طرف

طرف مقابل I $=$ $\left(\frac{M}{\text{جان طرف}}\right)$ I طرف

با استفاده از این روابط جریان خالص I_2 را از اسباب گرفتن V_1 را از I_2 بدست آورده و از I_2 ولتاژ سیم‌پیچ L_2 را بدست آورید.

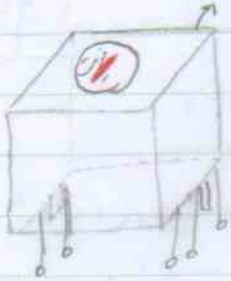
PqPCO

N^2R $\frac{C}{N^2}$ LN^2

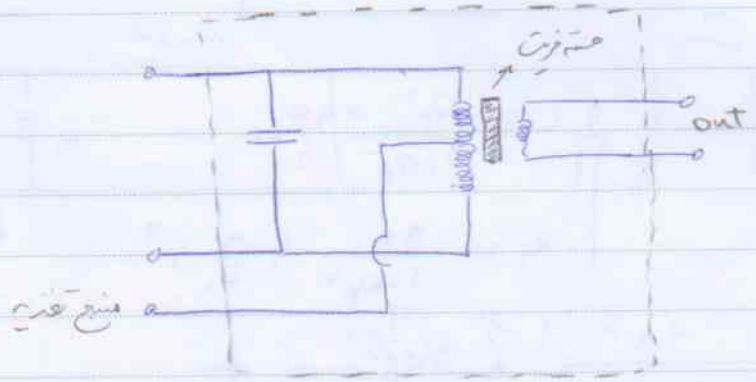
Subject:
Year. Month. Date. ( )

ترانس IF

سیلد

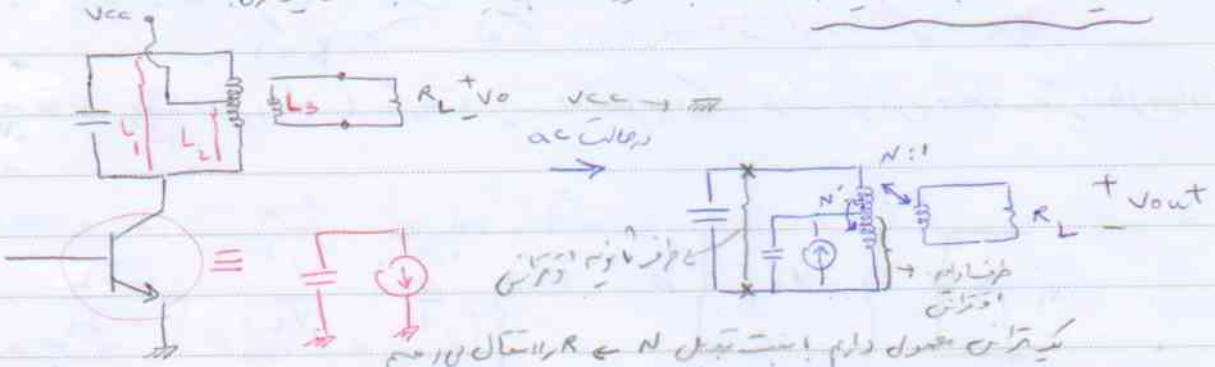


یک مدار تیون کاربردی موجود در بازار با ساختار زیر :



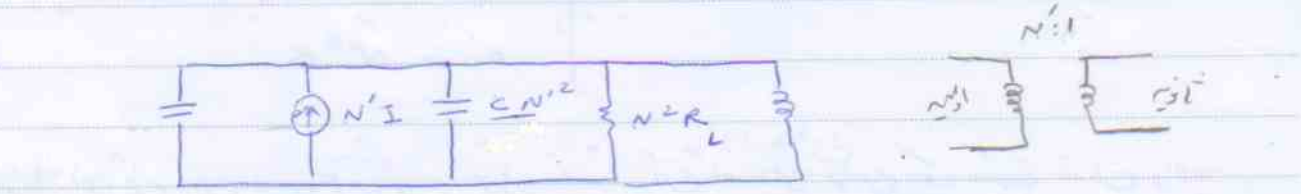
طراحی ساختار این مدار به گونه ای است که اثر اتصالهای جانبی روی مدار تیون را توسط خاصیت ترانس حذف می کند.

طریقه اتصال ترانزیستور : به دو صورت قابل استفاده با ترانزیستور می باشد.



یک ترانس معمولی داریم با نسبت تبدیل N ← R را متصل می کنیم

و یک اوتوترانس داریم ← منبع جریان و خازن را از ادامه به ثانویه اوتوترانس منتقل می کنیم

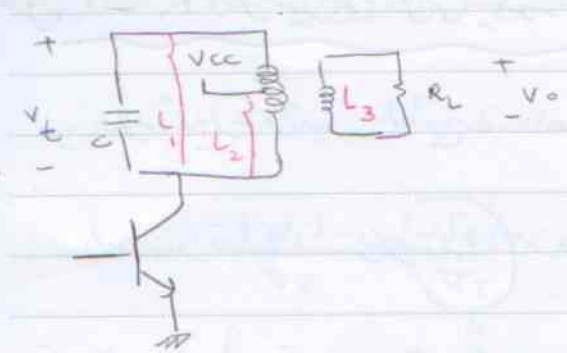


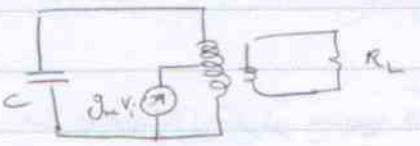
خروجی طرف ترانس ← خروجی ترانس ← منبع جریان ترانزیستور ← NI N^2R V $V = N'I N^2R$

مدار تیون سمت راست خروجی مدار تیون می باشد

مدار آخر V_{out} خواسته شده می باشد این V به طرف دوم منتقل می شود (طبق روابط)

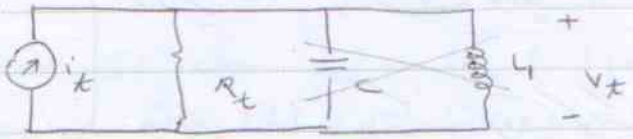
Subject: جلسه پنجم - یکشنبه
Year. ۸۶ Month. ۷ Date. ۱۵ ( )





$$R_t = \left(\frac{L_1}{M_{13}}\right)^2 R_L$$

$$i_t = \left(\frac{M_{12}}{L_1}\right) g_m V_i$$



$$V_t = R_t i_t$$

$$V_o = \left(\frac{M_{13}}{L_1}\right) V_t$$

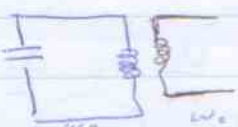
$$V_o = \left(\frac{M_{13}}{L_1}\right)\left(\frac{L_1}{M_{13}}\right)^2 R_L \left(\frac{M_{12}}{L_1}\right) g_m V_i$$

$$\boxed{V_o = \left(\frac{M_{12}}{M_{13}}\right) R_L g_m V_i}$$

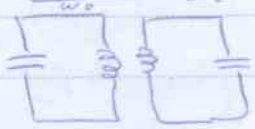
نکته: در مواردی که چندین مدار تنظیم موجود باشد مداری را اصلی در نظر می‌گیریم که کمترین فرکانس رزونانس را دارد.

در مواردی که فرکانس های رزونانس به تنهایی جوابگوی نیاز طراح نباشد می‌توان از ترکیبات آنها نیز استفاده کرد

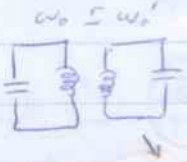
Single Tuned

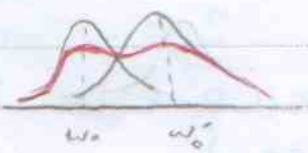


Double Tuned



Staggered Tuned





افزایش پهنای باند با حفظ Q

?

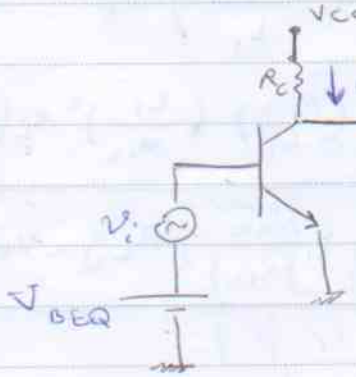
Subject:
Year. Month. Date. ( )

فصل ۳ ـ آنالیز غیرخطی ترانزیستور

مدل سیگنال کوچک small signal ← مدل خطی ترانزیستور ← تحلیل خطی

ولی در واقعیت ترانزیستور المان غیرخطی است ← نیازمند تحلیل غیرخطی داریم.

قرارداد:
- V_{CE} مقادیر DC را با حروف بزرگ نشان می‌دهیم
- v_{ce} مقادیر AC را با حروف کوچک
- v_{CE} مقادیر کلی (ac و DC) با ترکیب حروف کوچک و بزرگ



$v_{BE} = V_i + V_{BEQ}$ (ac, DC) ← طبق کلی

$i_C = I_0 e^{v_{BE}/V_T}$ ← طبق کلی

$= I_0 e^{V_{BEQ}/V_T} e^{V_i/V_T}$

$V_o = V_{cc} - R_c i_c$

$i_C = I_{CQ} \underbrace{e^{v_i/V_T}}_{\text{تابع غیرخطی}}$

می‌دانیم $e^x = 1 + x + \frac{x^2}{2!} + \frac{x^3}{3!} + \cdots + \frac{x^n}{n!} + \cdots$

$$i_c = I_{CQ}\left[1 + \frac{v_i}{V_T} + \frac{1}{2}\left(\frac{v_i}{V_T}\right)^2 + \cdots\right]$$

در حالت خاص اگر $\frac{v_i}{V_T} \ll 1$ داریم:

$$i_c = I_{CQ}\left(1 + \frac{v_i}{V_T}\right)$$

$i_C = I_{CQ} + \frac{I_{CQ}}{V_T} v_i = \underbrace{I_{CQ}}_{DC} + \underbrace{g_m v_i}_{AC}$ ← طبق کلی (DC, ac) 5.5

$g_m = \frac{I_{DC}}{V_T} \Rightarrow g_m = \frac{I_{CQ}}{V_T}$

P4PCO

Subject:
Year. Month. Date. ( )

LS

اگرچه در حالت کلی شکل i_C بستگی به v_i دارد ولی در حالات خاص برای ورودی سینوسی به عنوان v_{BE}

یک مرجع یا ملاک بررسی ها را انجام می دهند (فرض) $v_i = V_I \cos\omega t$

$$x = \frac{|v_i|}{V_T} \Rightarrow \frac{V_I}{V_T}\cos\omega t = x\cos\omega t = \frac{v_i}{V_T}$$

(x: دامنه نرمالیزه شده ورودی)

با این فرض داریم $\Rightarrow i_C = I_{CQ} e^{x\cos\omega t}$

v_i با توجه به تناوب $\Rightarrow i_C = I_{CQ}\left(I_0(x) + 2\sum_{n=1}^{\infty} I_n(x)\cos n\omega t\right)$

(بسط سری فوریه) $i_C = I_{DC}\left(\frac{1}{\pi} + 2\sum_{n=1}^{\infty}\frac{I_n(x)}{I_0(x)}\cos n\omega t\right)$

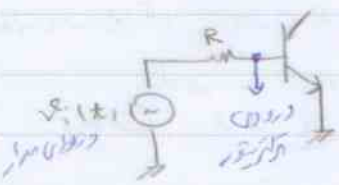
(I_n) دامنه جریان هارمونیک nام $\rightarrow I_n(x) = \frac{1}{2\pi}\int_{-\pi}^{\pi} e^{x\cos\omega t}\cos n\omega t \, d\omega t$

($2I_{CQ}$ ضرب)

(بدلیل غیرخطی بودن)

این رابطه تابع بسل تغییر یافته مرتبه n با آرگومان x می باشد $\leftarrow$ مقادیر عددی در جدول کتاب است

نکته بسیار مهم: v_i و x ولتاژ ورودی ترانزیستور هستند (دوسر بیس - امیتر) و نه ولتاژ ورودی مدار



برای حالت تقسیم ساده‌ی ولتاژ

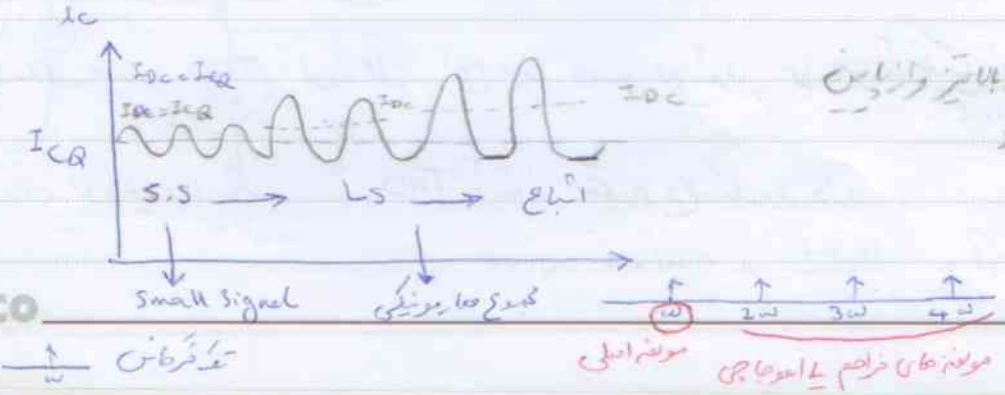
$$V_i(t) = V_R + V_{BE}$$

✓ $$V_{BE} = V_i(t) - V_R = \frac{h_{ie}}{h_{ie}+R} v_i$$

نکته ۱: در حالت غیرخطی مقدار V_{DC} ترانزیستور نیز بستگی به دامنه ورودی خواهد داشت

حالت غیرخطی $\rightarrow I_{DC} = I_{CQ} \cdot I_0(x)$

(x دامنه ورودی ترانزیستور)



شکل موج در بایاس واقعی

خارج می شود

PAPCO

Subject:
Year. Month. Date. ( )

در حالت خاص برای $x \ll 1$ (S.S) می‌توان تقریب‌های زیر را برای توابع بسل نوشت

$$e^{x\cos\omega t} \simeq 1 + x\cos\omega t$$

$$I_1(x) = x/2$$

$$I_2(x) = x^2/8 = \frac{(\frac{x}{2})^2}{2!}$$

$$\boxed{I_n(x) \simeq \left(\frac{(\frac{x}{2})^n}{n!}\right)}$$

؟ هارمونیک برای SS چه چیزی داریم؟

با توجه به نمودار صفحه بعد:

برای سنجش میزان اعوجاج حاصل از هارمونیک‌ها از تقریب زیر استفاده می‌شود.

$$D_n = \frac{\text{دامنه هارمونیک } n\text{ام} \rightarrow \text{مزاحم}}{\text{دامنه مولفه اصلی} \rightarrow \text{مفید}}$$

total harmonic distortion $THD = \sqrt{\sum_{n=2}^{\infty} D_n^2}$

در حالت S.S یا $x \ll 1$ می‌توان از D_3 به بعد در مقایسه با D_2 صرف نظر کرد

$$THD \simeq D_2 = \frac{I_2(x)}{I_1(x)} = \frac{x^2/8}{x/2} = x/4$$

SS: $\boxed{THD = \frac{x}{4}}$

تعریف مرزبین SS و LS:

براساس مقدار THD قابل قبول این مرز تعریف می‌شود. براساس آن یک x ثابت می‌آید که آستانه اولیه می‌باشد. THD آستانه مشکل‌زا کاربرد دارد

Subject: جلسه ششم - یکشنبه

Year. ۸۲ Month. ۷ Date. ۲۲( )

معمولاً دستگاه‌های صوتی خانگی تا ۱۰٪ اعوجاج قابل قبول است.

" " اندازه‌گیری ۰/۵٪ " "

در الکترونیک معمولی آستانه ۲/۵٪ را ملاک می‌گیرند

Small Signal شرط : $THD \leq \frac{2.5}{100}$

شرط S.S

$$\frac{x}{4} \leq \frac{2.5}{100} \Rightarrow \boxed{V_I \leq 2.5\ mV}$$

✱ دامنه ولتاژ ورودی بسیار کوچک (ورودی ترانزیستور) ✱

مثال: اگر $V_i = 250\ Cos\omega t$ (mV) باشد جریان کلکتور چه تغییراتی خواهد داشت؟

$I_{CQ} = 1mA \xleftarrow{(V_i = 0)}$ بایاس V_{BEQ}

$x = \frac{250}{25} = 10$ اندیس هارمونیک $n \leq 10$

$I_{c(10)}$	$I_{1(10)}$	$I_{2(10)}$
2816	2671	2281

$I_{DC} = I_{CQ} = I_{c(x)} = 1mA \times 2816 = 2.8A$

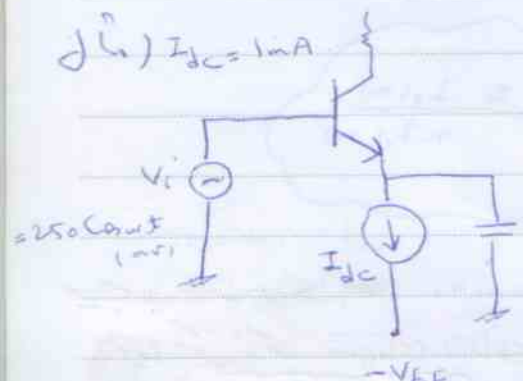
$I_1 = 2 I_{CQ}\ I_{1(x)} = 2mA \times 2671 = 5.3\ A$ دامنه مولفه اصلی

$I_2 = \ldots = 4.5\ A$

در عمل ترانزیستور نمی‌تواند این جریان زیاد را داشته باشد بدلیل اشباع ترانزیستور

نتیجه : در شرایط LS باید ترانزیستور مناسب انتخاب شود در عوض باید از یک جریان استاتیکی کرد.

مثال) $I_{DC} = 1mA$



$$i_C = \underbrace{I_{CQ} \cdot I_{c(x)}}_{I_{DC}} \left[1 + 2 \sum \frac{I_{n(x)}}{I_{c(x)}} Cos n\omega t\right]$$

$$i_C = 1mA \left[1 + 2 \sum \frac{I_{n(10)}}{I_{c(10)}} Cos n\omega t\right]$$

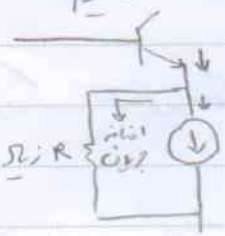
$I_{DC} = 1mA$

$I_1 = 2 \times 1mA \times \frac{I_{1(10)}}{2_{c(10)}} = 1.9mA$

Subject:
Year. Month. Date. ( )

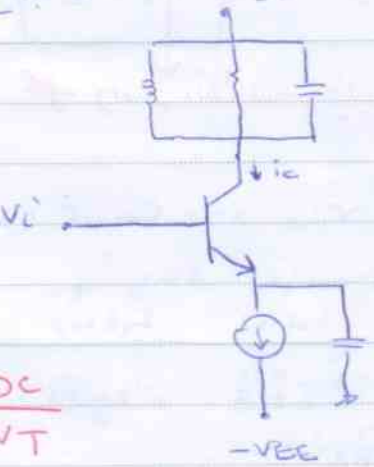
با افزایش ولتاژ ورودی ترانزیستور تا حالی وارد جریان غیرافزایشی (مد) اما منبع جریان نمی‌تواند اجازه عبور جریان بیشتر را بدهد. ولتاژ قابل توجهی دو سر منبع جریان می‌افتد پس هم V_{BE} کم شده و I_{CQ} نیز کاهش می‌یابد پس با افزایش n و افزایش $I_{c(n)}$ می‌بینیم که I_{CQ} کم شده و حاصلضرب $I_{CQ} I_{c(n)}$ مقدارش ثابت $1mA$ ظاهر شود.

I_{DC} $\qquad$ I_{DC}



(اضافه جریان باید از R بزرگ عبور کند ⇐ ΔV بزرگ حاصل می‌شود)

یک حالت خاص برای کاربردهای (LS) شرایطی است که یک خازن در کلکتور ترانزیستور اینورتر اصلی استفاده می‌کنیم.



$n = 1 \rightarrow i_c(\omega_0) = I_{dc}\, 2\, \frac{I_{1(n)}}{I_{0(n)}} \cos\omega_0 t$

صورت و مخرج را در n ضرب می‌کنیم $\quad n = \frac{V_i}{V_T}$

$g_m = \frac{I_{dc}}{V_T}$

$g_m = \frac{I_{DC}}{V_T}$

$$\underbrace{i_c(\omega_0)}_{\text{جریان کلکتور}} = \underbrace{g_m \frac{2 I_{1(n)}}{n I_{0(n)}}}_{\substack{\text{ضریب} \\ G_m(n)}} \underbrace{V_i \cos\omega_0 t}_{\text{ولتاژ ورودی}} \qquad (LS)$$

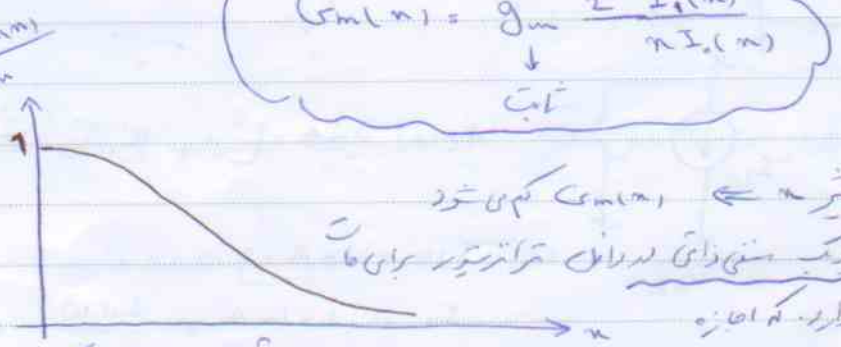
$g_{m(SS)} = \frac{I_{CQ}}{V_T}$

$$i_c = g_m v_i \qquad (S.S)$$

برای حالت LS $\boxed{i_c(\omega_0) = G_m(n)\, V_i}$

$$G_m(n) = g_m \frac{2 I_{1(n)}}{n I_{0(n)}}$$

↓ ثابت



نتیجه: با افزایش n ⇐ $G_m(n)$ کم می‌شود

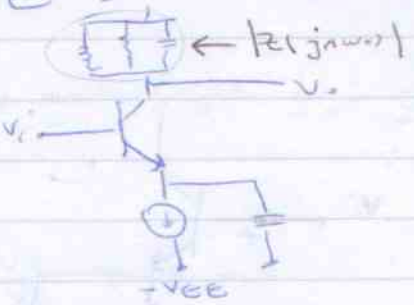
پس یک نوسان‌ساز حلقه‌باز ترانزیستور برای حالت (LS) وجود دارد که اجازه افزایش n را نمی‌دهد و ترانزیستور را در حالت اشباع نگه می‌دارد.

PAPCO

Subject:
Year. Month. Date. ( )

مثال: در مدار ترانزیستوری شده با یک منبع جریان فرض کنید:

$\frac{1}{\sqrt{LC}} = 10^7 \frac{rad}{s}$



$V_i = 0.2 \cos 10^7 t \ [V]$

$R = 2\ k\Omega$

$Q_t = 25$

می‌خواهیم اعوجاج ناشی از هارمونیک دوم و سوم و تقویت جریان خروجی را بیابیم.

$n = \frac{0.2}{25m} = 8$ ← از روی نمودار

$n = 8$ { $I_1(m) = 400$, $I_2(m) = 328$, $I_3(m) = 236$

دامنه مولفه nام

$D_n = \frac{I_n}{I_1} = \frac{2 I_{dc} \frac{I_{n(m)}}{I_{0(m)}}}{2 I_{dc} \frac{I_{1(m)}}{I_{0(m)}}} = \frac{I_{n(m)}}{I_{1(m)}}$

دامنه مولفه اصلی

$n = 2 \rightarrow D_{2I} = \frac{I_2(8)}{I_1(8)} = \frac{328}{400} = 0.82 = 82\%$

$n = 3 \rightarrow D_{3I} = \frac{I_3(8)}{I_1(8)} = \frac{236}{400} = 0.59 = 59\%$

برای ولتاژ داریم:

$D_n = \frac{V_n}{V_1} = \frac{I_n \times |Z(jn\omega_0)|}{I_1 \times |Z(j\omega_0)|}$

تابع تبدیل: $|Z(jn\omega_0)| = \frac{R}{\sqrt{1 + Q_t^2 (n - \frac{1}{n})^2}}$

اعوجاج دهنده ولتاژ

$(Q_t > 10) \simeq \frac{R}{Q_t (n - \frac{1}{n})} = \frac{nR}{Q_t (n^2 - 1)}$ $(n \neq 1)$

$n = 1 \Rightarrow |Z(j\omega_0)| = R = R_L$ در مقاومت بار ولتاژ کم تغییر می‌کند

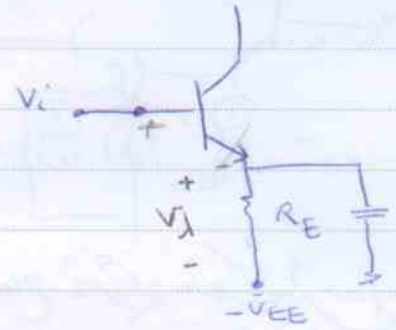
ترم اول را حذف می‌کنیم

$D_{nV} = D_{nI} \frac{\frac{nR}{Q_t(n^2-1)}}{R} \Rightarrow$ { $D_{2V} = 2.2\%$, $D_{3V} = .9\%$

PAPCO

Subject:
Year. Month. Date. ( )

بایاس مقاومتی ← اگرچه بهترین کامل برای جبران نقطه کار مدارها با تغییرات اندک قابل قبول است.



قبل از اعمال سیگنال v_i ac :

$$I_{CQ} = \frac{V_{EE} - V_{BEQ}}{R_E} = \frac{V_\lambda}{R_E}$$

(ولتاژ بیس امیتر قبل از اعمال سیگنال v_i)

بعد از اعمال سیگنال v_i :

$$I_{dc} = I'_{CQ} \cdot I_o(m)$$

$(I'_{CQ} < I_{CQ})$

(V_{BE}/V_T ← ولتاژ بیس امیتر بعد از اعمال سیگنال v_i)

$$= I_o \, e^{V_{BE}/V_T} \cdot I_o(m)$$

$$\frac{1}{I_o(m)} \times \frac{I_{dc}}{I_o} = e^{V_{BE}/V_T}$$

از طرفین ln می‌گیریم ⇒

$$V_{BE} = \overbrace{V_T \ln \frac{I_{dc}}{I_o}}^{V_{BEQ}} - V_T \ln I_o(m)$$

هدف: می‌خواهیم I_{CQ} قبل از اعمال v_i ، I_{dc} بعد از اعمال سیگنال برابر باشد.

$(I_{dc} \simeq I_{CQ})$

$$V_{BE} = V_{BEQ} - V_T \ln I_o(m)$$

KVL ⇒

$$I_{dc} = \frac{V_{EE} - V_{BE}}{R_E}$$

$$I_{dc} = \frac{V_{EE} - V_{BEQ} + V_T \ln I_o(m)}{R_E}$$

$$I_{dc} = \frac{V_\lambda}{R_E} + \frac{V_T}{R_E} \ln I_o(m)$$

$$I_{dc} = I_{CQ} + \frac{V_T}{R_E} \ln I_o(m)$$

$(R_E I_{CQ} = V_\lambda)$

$$I_{dc} = I_{CQ} \left[1 + \frac{V_T}{R_E I_{CQ}} \ln I_o(m) \right]$$

$$\boxed{I_{dc} = I_{CQ} \left[1 + \frac{V_T}{V_\lambda} \ln I_o(m) \right]}$$

P4PCO

Subject:
Year. Month. Date. ( )

برای تحقق مدت باید : $\frac{V_T}{V_A} \ln I_0(m) << 1$ آن‌گاه $I_{dc} \simeq I_{CQ}$

بدترین شرایط عملی را $n=10$ درنظر بگیریم :

مسئله $\rightarrow$ $I_0(10) = 2815$

$\ln I_0(10) = 8$

$\frac{V_T}{V_A} \times 8 << 1 \equiv \frac{V_T}{V_A} 8 < 0.1$

$$V_A \geq 2V$$

پس با شرط $V_A \geq 2V$ می‌توان از بایاس مقاومتی به جای بایاس با منبع جریان استفاده کرد.

یعنی تقریباً بایاس مقاومتی با ولتاژ مقاومت امیتر بیشتر از 2 ولت معادل با بایاس منبع جریان است.

آنالیز زوج تفاضلی :

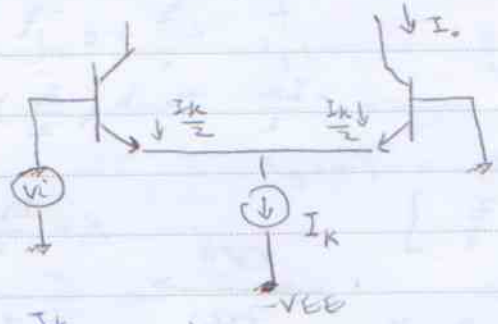
مزایا : ۱- آسان ترتیبی DC

۲- دو ورودی و دو خروجی دارد ← انعطاف زیاد برای طراحی

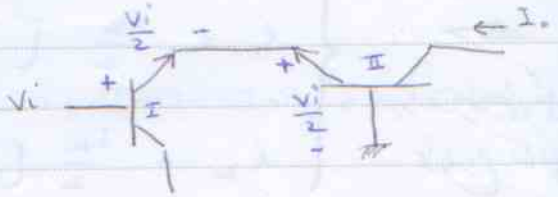
۳- پهنای باند بیشتر نسبت به ترانزیستور تکی دارد (زیرا ترکیب CC و CB است)

۴- احتیاج کمتری (خطی‌تری) نسبت به ترانزیستور تکی دارد.

ارتعاشات S.S :



$\equiv$

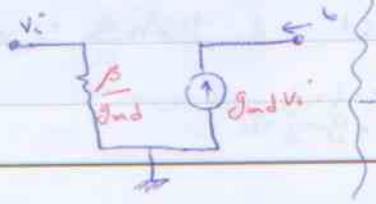


$i_o = \frac{\frac{I_K}{2}}{V_T} \cdot \frac{V_i}{2}$

$i_o = \left(\frac{I_K}{4V_T}\right) V_i$

مدل ترانزیستور زوج تفاضلی در ارتعاشات S.S

$i_o = g_{md} V_i$



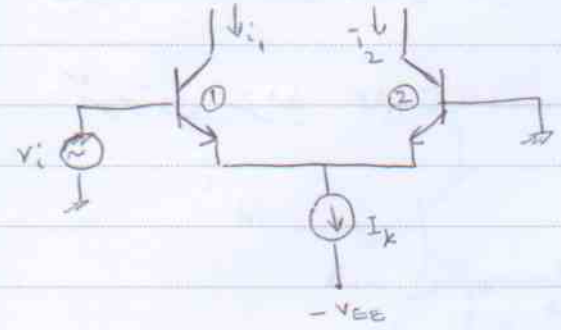
$i_1 = g_{m1} \frac{V_i}{2}$

در شبکه مشترک II : $i_o = i_1$

Subject: جلسه هفتم - سه‌شنبه

Year. ۸۲ Month. ۷ Date. ۲۴(۱)

آنالیز کلی



$$\begin{cases} i_1 = I_0 e^{\frac{V_{BE1}}{V_T}} \\ i_2 = I_0 e^{\frac{V_{BE2}}{V_T}} \end{cases}$$

$$\frac{i_1}{i_2} = e^{\frac{V_{BE1}-V_{BE2}}{V_T}} \xrightarrow{KVL} = e^{\frac{V_i}{V_T}} \quad (1)$$

$$KCL: \quad i_1 + i_2 = I_K \quad (2)$$

با حل دستگاه ① و ②:

$$\begin{cases} i_1 = \dfrac{I_K}{1+e^{-z}} \\ i_2 = \dfrac{I_K}{1+e^{z}} \end{cases}$$

$z = \dfrac{V_i}{V_T}$ متغیر وابسته بی‌بعد / V_i سیگنال است

$$i = i_{ac} + i_{DC}$$

$$\begin{cases} i_1 = i_{1ac} + i_{1DC} \\ i_2 = i_{2ac} + i_{2DC} \end{cases} \Rightarrow \begin{cases} i_{1DC} = i_{2DC} = I_K/2 \\ i_{2ac} = i_2 - i_{2DC} \end{cases}$$

$$i_{2ac} = \frac{I_K}{2}\left(\frac{1-e^{z}}{1+e^{z}}\right) \times \frac{e^{-\frac{z}{2}}}{e^{-\frac{z}{2}}}$$

$$= \frac{-I_K}{2}\left(\frac{e^{\frac{z}{2}} - e^{-\frac{z}{2}}}{e^{\frac{z}{2}} + e^{-\frac{z}{2}}}\right)$$

$$= -\frac{I_K}{2}\tanh\left(\frac{z}{2}\right)$$

$$\Rightarrow \begin{cases} i_1 = \dfrac{I_K}{2}\left[1 + \tanh\dfrac{z}{2}\right] \\ i_2 = \dfrac{I_K}{2}\left[1 - \tanh\dfrac{z}{2}\right] \end{cases} \xrightarrow[z \ll 1]{\text{حالت}} \begin{cases} i_1 = \dfrac{I_K}{2}\left[1 + \dfrac{z}{2}\right] \\ i_2 = \dfrac{I_K}{2}\left[1 - \dfrac{z}{2}\right] \end{cases}$$

روابط غیرخطی کلی کاربردی تقریبی

روابط تقریبی برای z کوچک

$z \ll 1 \quad (x \ll 1 \;;\; \tanh x \simeq x)$

$$g_{md} = \frac{I}{4V_T} \qquad i = g_{md} V_i$$

Subject:
Year. Month. Date. ( )

در حالت خاص برای $V_i = V_s \cos \omega t$

$$\frac{|V_i|}{V_T} = \frac{V_I}{V_T} = x \Rightarrow z = x \cos \omega t$$

$$\frac{V_i}{V_T} = z$$

بسط سری فوریه : $i_{ac} = I_k \sum_{n=1}^{\infty} a_{2n-1}(x) \cos(2n-1)\omega t$

$$a_{2n-1}(x) = \frac{1}{\pi} \int_{-\frac{\pi}{2}}^{\frac{\pi}{2}} \tanh\left(\frac{x}{2}\cos\omega t\right) \cos(2n-1)\omega t \cdot d\omega t$$

← رابطه دل عددی مقابل معلوم است.

نکته : با توجه به آن که فقط هارمونیک های فرد را داریم اعوجاج کمتری نسبت به مرتبه بعدی داریم.

هارمونیک ها ریتارهایی دارند با افزایش شماره ، دامنه شان کوچکتر می شود. در واقع خطرناک ترین هارمونیک راندمان ($2\omega_0$) است.

اگر $\tanh x = x - \frac{x^3}{3}$

داریم : $i_{ac} = \frac{I_k}{2}\left[\left(\frac{x}{2} - \frac{x^3}{32}\right)\cos\omega t - \frac{x^3}{96}\cos 3\omega t\right]$

ضرایب : $a_1(x) = \frac{x}{4}\left(1 - \frac{x^2}{16}\right)$

$$a_3(x) = -\frac{x^3}{192}$$

با همان آستانه 5% THD : الف) فرض می شود $\frac{x^2}{16} << 1$ $\Rightarrow a_1(x) \simeq \frac{x}{4}$

و نیز $a_3(x)$ در مقایسه با $a_1(x)$ قابل صرف نظر است داریم :

$$i_{ac} = I_k \frac{x}{4} \cos\omega t$$

۱. خطا ناشی از اعوجاج هارمونیکی است

۲. رابطه خطی بین خروجی و ورودی داریم. (بین i_{ac} و x)

Subject:
Year. Month. Date. ( )

$\frac{x^2}{16} \ll 1 \equiv \frac{x^2}{16} < \frac{2,5}{100} \Rightarrow x \leq 0,63$

$\frac{V_I}{V_T} \leq 0,63 \Rightarrow$ **$V_I \leq 16mV$**

حالت ب) با فرض $\left|\frac{a_3(x)}{a_1(x)}\right| \leq \frac{2,5}{100}$

$i_{ac} = I_k\ a_1(x) \cos\omega t$

$= I_k \frac{x}{4}\left(1 - \frac{x^2}{16}\right)\cos\omega t$ ← از خاصیت اعوجاج هارمونیکی است که رابطه بین x و x دیگر خطی می‌باشد.

$\left|\frac{\frac{x^3}{192}}{\frac{x}{4}\left(1-\frac{x^2}{16}\right)}\right| \leq 0,025 \Rightarrow x \leq 1,06 \Rightarrow$ **$V_I \leq 26mV$**

خلاصه : برای زوج تفاضلی

$V_I \leq 16mV$ ← بدون اعوجاج و خطی

$16mV \leq V_I \leq 26mV$ ← x x غیرخطی

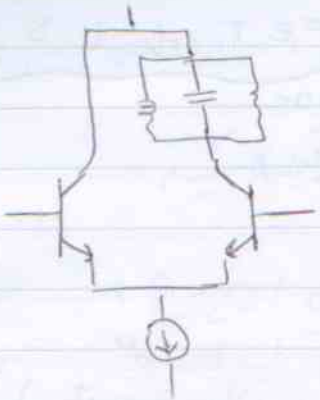
$V_I \geq 26mV$ ← هم اعوجاج و هم غیرخطی

V_I : دامنه ورودی زوج تفاضلی

برای ترانزیستور تکی $V_I \leq 2,5mV$ ← بدون اعوجاج (شرط S.S)

Subject:
Year. Month. Date. ( )

یک کاربرد خاص : حالت تبدیل شده روی مولفه اصلی

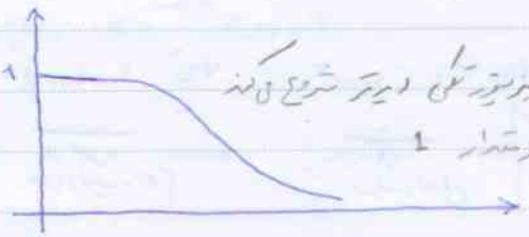


$$i_2(\omega_0) = I_k\, a_1(x) \cos\omega_0 t \left(\frac{4x}{4x}\right) \qquad x = \frac{V_I}{V_T}$$

جریان خروجی — ضریب $G_{md}(x)$ — ولتاژ ورودی

$$i_2(\omega_0) = \underbrace{\frac{I_k}{4V_T}}_{g_{md}} \frac{4\,a_1(x)}{x} \underbrace{V_I \cos\omega_0 t}_{V_i}$$

$\frac{G_{md}(x)}{g_{md}}$



در ناحیه با تداخل تبدیل کمی دیرتر شروع می‌کند
و خروجی از مقدار 1

خلاصه :

$g_m = \frac{I}{V_T}$ ، $i_c = g_m V_i$ — رابطه — مدل

← S.S ← ترانزیستور تکی

(ω_0 برای) $i_c = G_{m(x)} V_i$ — رابطه — مدل

← L.S ← ترانزیستور تکی

$$G_{m(x)} = g_m \frac{2\,I_1(x)}{x\,I_0(x)}$$

$g_{md} = \frac{I}{4V_T}$ ، $i_c = g_{md} V_i$ — رابطه — مدل

← S.S ← زوج تفاضلی

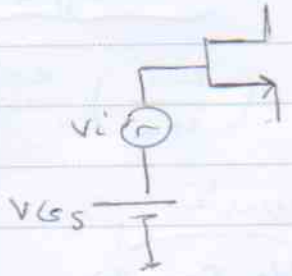
(ω_0 فقط برای) $i_c = G_{md(x)} V_i$ — رابطه — مدل

← L.S ← زوج تفاضلی

$$G_{md(x)} = g_{md} \frac{4\,a_1(x)}{x}$$

Subject:
Year. Month. Date. ( )

آنالیز L.S برای FET



$i_D = I_{DSS}\left(1 - \frac{V_{GS}}{V_P}\right)^2$ کنترل

$V_{GS} = V_i + V_{GS}$

$i_D = \frac{I_{DSS}}{V_P^2}\left(\underbrace{V_P - V_{GS}}_{V_x} - V_I \cos\omega t\right)^2$ (DC, AC)

$(\cos 2\omega t = 2\cos^2 \omega t - 1)$

$i_D = \frac{I_{DSS}}{V_P^2}\left(V_x^2 + \frac{V_I^2}{2} - 2V_x V_I \cos\omega t + \frac{V_I^2}{2}\cos 2\omega t\right)$

DC مقدار — سوئینگ اصلی — هارمونیک دوم

جریان خروجی — g_m — ولتاژ ورودی

دامنه سوئینگ اصلی $I_1 = \frac{-2I_{DSS}}{V_P^2}(V_P - V_{GS})V_I$

دامنه هارمونیک اول $I_2 = \frac{I_{DSS}}{2V_P^2}V_I^2$

$THD = D_2 = \frac{I_2}{I_1}$

$THD = \frac{V_I}{4V_x}$

نکته: FET ، g_m در حالت L.S با S.S فرق می‌کند.

مقایسه: برای THD ≤ 2.5٪ داریم:

$\frac{V_I}{4V_x} \le 0.025$ (BJT)

$V_I \le 0.1 V_x$

$V_I \le 0.1(V_P - V_{GS})$

به طور تقریبی $V_P \simeq 4V$ ، $V_{GS} \simeq \frac{V_P}{2}$ $\Rightarrow$ $V_I \le 200\,mV$

در FET حرارت بیشتر است. (BJT)

در BJT $V_I \le 2.5\,mV$ تا THD در S.S برقرار باشد.

PAPCO

Subject :
Year . Month . Date . ( )

فصل ۴ : اسیلاتورها : سیستم بدون ورودی ولی با خروجی ⟸ سیستم ناپایدار

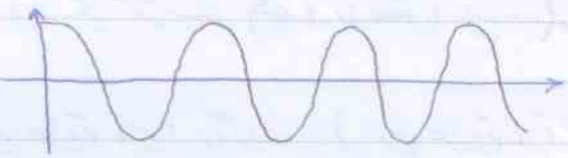
پس برای ساخت اسیلاتورها باید قوانین شرایط ناپایداری را در مدار اجرا نماییم .

بررسی می تواند از چند نظر انجام شود : 1 - از نظر رابطه ریاضی خروجی (پاسخ سیستم)
2 - از نظر سیستم (تابع تبدیل)
3 - از نظر مداری *

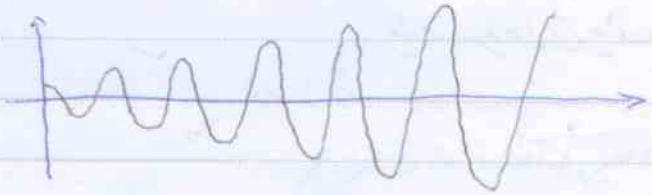
1 - رابطه ریاضی خروجی معمولاً به فرم سینوسی است ، $V_o(t) = k e^{-\alpha t} \cos \omega t$

اگر $\alpha > 0$ ⟶ رفتار میرا

اگر $\alpha = 0$ ⟶ رفتار نوسانی ثابت



اگر $\alpha < 0$ ⟶ رفتار ناپایدار



2 - تابع تبدیل ⟸ با توجه به موقعیت قطب ها

$\alpha > 0$ ⟶ پایدار ⟶ قطب ها در نیم صفحه چپ
$\alpha = 0$ ⟶ نوسانی ثابت ⟶ قطب ها روی محور موهومی
$\alpha > 0$ ⟶ ناپایدار ⟶ قطب ها در نیم صفحه راست

3 - از نظر مداری ⟸ از طریق فیدبک مثبت می توان مدار را ناپایدار کرد .

PqPCO

Subject: جلسه هشتم - یکشنبه
Year. ۸۷ Month. ۷ Date. ۲۹( )

ملزومات اسیلاتور :

۱. ایجاد فیدبک مثبت برای ناپایدارکردن ادعیه مدار و شروع نوسان

۲. وجود فیدبک منفی به منظور خنثی کردن فیدبک مثبت بعد از رسیدن به دامنه مطلوب

و در نهایت تثبیت دامنه

۳. وجود شبکه انتخاب فرکانس برای تنظیم فرکانس کاری مطلوب

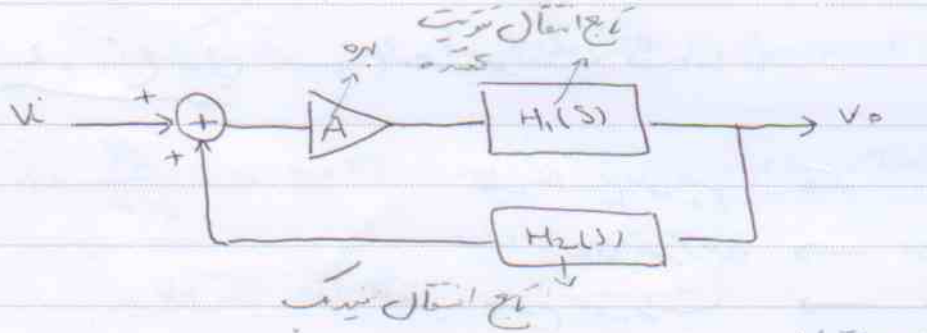
۴. وجود یک المان فعال (سیگنال باید دارای بهره بزرگتر از ۱ باشد تا فیدبک مثبت بتواند عمل ناپایدارکردن را انجام دهد. پس سیگنال باید یک تقویت کننده داشته باشد)

نکته : شرایط آغازین توسط وجود نویز حرارتی تامین می‌گردد. (نویز حرارتی در تمام فرکانس‌ها موجود دارد)
(ε ورودی)
طیف نویز حرارتی چگالی سپیدایی

نویز حرارتی

f

بلوک دیاگرام سیستمی :



$$\frac{V_o}{V_i} = \frac{A H_1(S)}{1 - A H_1(S) H_2(S)}$$

بهره حلقه باز: $A_L(S)$ — loop gain

شرط نوسان : با فرض $V_o \neq 0$ ، $V_i = 0$ داریم: $1 - A H_1(S) H_2(S) = 0$

$$1 - A_L(S) = 0 \Rightarrow A_L(S) = 1 \Rightarrow \begin{cases} Re\{A_L(S)\} = 1 \\ Im\{A_L(S)\} = 0 \end{cases}$$

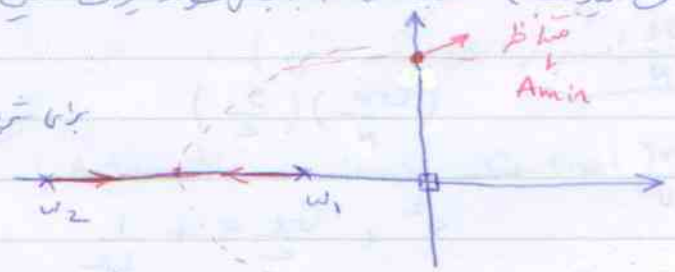
کمترین Amin مورد نیاز برای شروع نوسان را مشخص می‌کند

PAPCO

Subject:
Year. Month. Date. ( )

مثال) $A_L(s) = \frac{Aw_1 s}{(s+w_1)(s+w_2)}$ و $A<0$ دارای دو قطب حقیقی w_1 و w_2 می‌باشد.
w_1 و w_2 قطب‌های سیستم حلقه باز هستند

در وضعیت حلقه بسته (با اعمال فیدبک) قطب‌ها جابه‌جا شوند میزان این جابه‌جایی به متغیر A بستگی دارد.



$A > A_{min}$ → برای شروع نوسان

$A = A_{min}$ → برای ثابت ماندن دامنه

شرط نوسان → $1 - A_L(s) = 0 \xrightarrow{s=jw_0} 1 - \frac{A_{min} w_1 jw_0}{(jw_0+w_1)(jw_0+w_2)} = 0$

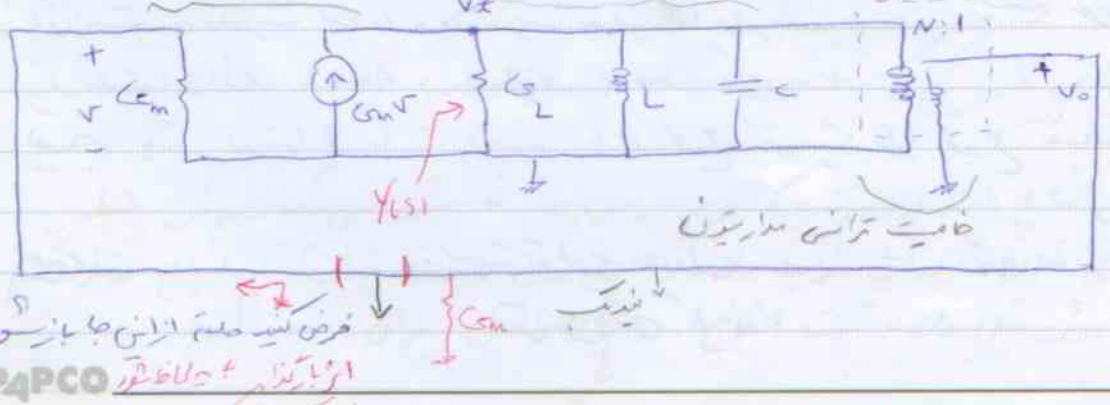
$$\Rightarrow \begin{cases} w_0 = \sqrt{w_1 w_2} \\ A_{min} = \frac{w_1 + w_2}{w_1} \end{cases}$$

مثال) تابعی با قطب‌های مزدوج $A_L(s) = \frac{As w_0'}{s^2 + 2\alpha s + w_0'^2}$

حل) $1 - A_L(jw_0) = 0 \Rightarrow \begin{cases} w_0 = w_0' \\ A_{min} = \frac{2\alpha}{w_0} = \frac{1}{Q_t} \end{cases}$ (بعداً می‌بینیم)

Q میزانی که در اسیلاتور برای انتخاب فرکانس قرار داده می‌شود

مدارهای مداری : (برای تابع تبدیل) سلف انتخاب ترانس ایدئال) مزایا: بیشتر بودن تقویت



فرض کنید حلقه از این جا باز شود

P4PCO

Subject:
Year. Month. Date. ( )

برای بازشدن حلقه داریم: $A_L = \frac{V_o}{V_i}$ که حلقه باز

$$V_t = \frac{G_m V_i}{Y(s)}, \quad Y(s) = G_t + sC + \frac{1}{sL}$$

$$V_o = \frac{V_t}{N}$$

$$A_L = \frac{V_o}{V_i} = \frac{\left(\frac{G_m}{N}\right)\left(\frac{s}{C}\right)}{s^2 + \frac{G_t}{C}s + \frac{1}{LC}} \times \sqrt{LC}$$

$$= \frac{\left(\frac{G_m}{N}\right)\left(\frac{\sqrt{LC}}{C}\right)\frac{\omega_o' s}{\sqrt{LC}}}{s^2 + \underbrace{\frac{G_t}{C}}_{2\alpha} s + \underbrace{\frac{1}{LC}}_{\omega_o'^2}}$$

شکل سه تابع تبدیل

$$\Rightarrow \begin{cases} \omega_o' = \frac{1}{\sqrt{LC}} \\ 2\alpha = \frac{G_t}{C} \end{cases} \xrightarrow{\text{شرط نوسان}} A_{min} = \frac{2\alpha}{\omega_o}$$

$$A_{min} = \frac{G_t/C}{\frac{1}{\sqrt{LC}}}$$

G_t و L و C ایده‌آل ثابت هستند

$$A_{min} = \frac{G_{m\,min}}{N}\frac{\sqrt{LC}}{C} = \frac{\sqrt{LC}}{C} G_t$$

$$\Rightarrow \boxed{G_{m\,min} = N G_t}$$ شرط نوسان برای G_m

زین پس از این نتیجه استفاده می‌شود و خودمان را درگیر روابط پیچیده توابع تبدیل نمی‌کنیم

$$G_{m\,min} R_t = N$$

زین پس باید از ابزار مداری (حلقه بسته) و خاصیت اهمی‌ها شروع کرد

کمیات حاصلضرب بهره‌ها، حاصلجمع تضعیف‌ها برابر با کمیات نوسان (A_{min} و β_{min} و ...) بدست آید.

نتیجه: در شرایط نوسان باید مجموع تقویت‌ها با مجموع تضعیف‌ها برابر شود

یعنی: بهره معادل ترانزیستورها = تضعیف معادل شبکه برگشت دهنده

عملکرد تقویتی ↓ عملکرد تضعیفی

PqPCO

Subject:
Year. Month. Date. ( )

فیدبک مثبت

برای شروع نوسان باید $g > g_{min}$ یا $A > A_{min}$ باشد ← سپس

سپس باید $g < g_{min}$ شود تا دامنه در مقدار دلخواه تثبیت گردد. (فیدبک منفی)

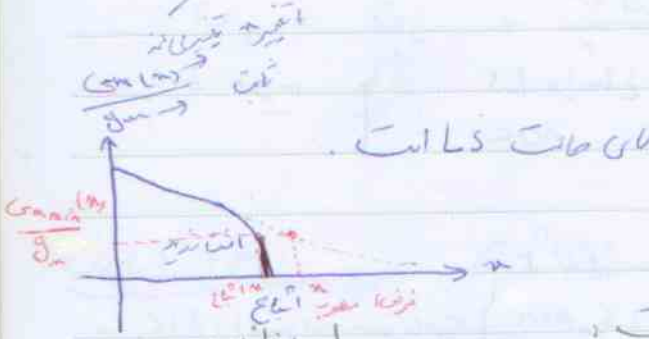
روش های کلی محدود کنندگی دامنه (اعمال فیدبک منفی)

۱. روش AGC (Automatic Gain Control) کنترل خودکار بهره

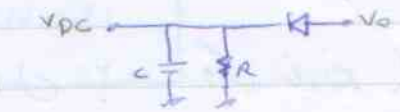
۲. استفاده از فیدبک منفی حالت LS

۳. روش اشباع (سرز اشباع) ← کران بالای حالت LS است.

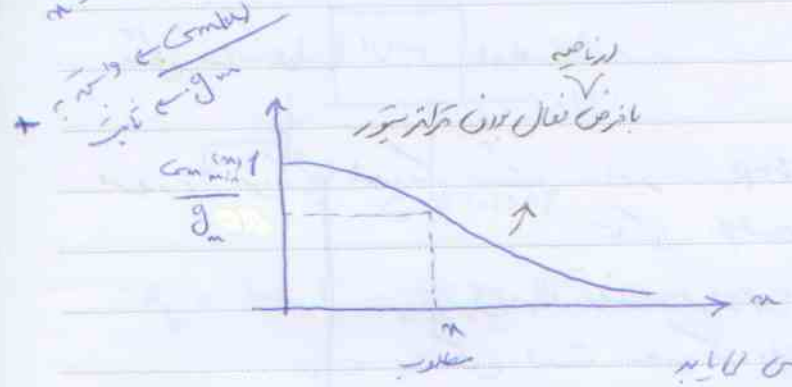
۱. روش AGC ساختار AGC به صورت زیر است:



ساده ترین مدار: دشارژ خازن پوش



۲. روش فیدبک منفی LS:



ابتدای کار که α کم است g_m زیاد است

با افزایش α به طور اتوماتیک بهره g_m کاهش می یابد

کافی است در طراحی طوری عمل کنیم که کاهش g_m به g_{min} در دامنه مطلوب مد نظر خارج نشود.

- در مواقعی با روش اشباع دامنه کنترل می شود که قبل از رسیدن به α پیش بینی شده از روش LS ترانزیستور اشباع شده باشد. در این شرایط دامنه نوسان خروجی را همان مقدار اشباع اشباع در نظر می گیریم و اعمال. همان روش قبلی ولی بابت اشباع در اینجا اعمال برای α بدست آمده.

Subject:
Year. Month. Date. ( )

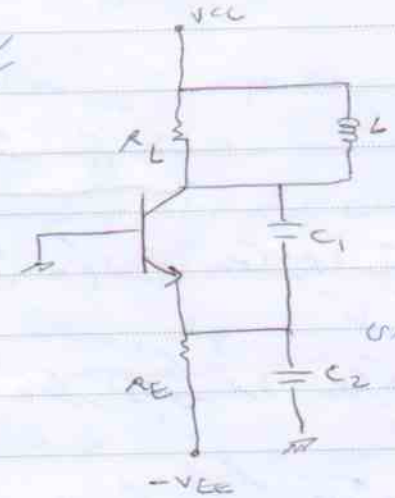
مقایسه روش‌ها :

- از نظر اعوجاج:
  - از AGC برای حالت S.S ← در کاربردهای با اعوجاج کم
  - از LS و اشباع برای حالت L.S استفاده می‌شود ← در کاربردهای معمولی با حساسیت کم نسبت به اعوجاج
  - AGC کمترین
  - LS متوسط
  - اشباع بیشترین
- از نظر هزینه:
  - LS و اشباع کمترین ← ذاتاً خودبایاس‌شونده نیاز به مدار اضافی ندارد
  - AGC بیشتر ← باید هزینه کرده و سیستم فیدبک مناسبی طراحی شود.
- از نظر ثبات دامنه نوسان:
  - اشباع ← کمترین (اگر حالت اشباع مطلوب باشد)
  - AGC و LS ← بهتر

اسیلاتور کولپیتس : (مداری‌ترین شامل دو مدار رزونانس فیدبک منفی)

(دو مدار این مدار جزو مدارهای شامل 2 عنصر ذخیره‌ساز)

شکل ساده‌شده:



کلکتور نمی‌تواند ورودی باشد

- ضرورت: ملزومات
  - 1. فیدبک مثبت: Inp: امیتر، outp: کلکتور
  - 2. فیدبک منفی: بدون خازن‌ها تقویت‌کننده است به شرط کاستن از بهره
  - 3. شبکه انتخاب فرکانس: سلف و دو خازن C_1 و C_2 ایجاد رزونانس می‌نمایند
  - 4. تضعیف (خاصیت ترانزیستور): r_i و C_2

ازمرکز C_1 تغذیه از خروجی؟ ورودی ممکن است به فیدبک دارد؟ چون امیتر و کلکتور هم‌فاز هستند پس فیدبک مثبت است.

PAPCO

Subject: جلسه نهم = ۴ شنبه

Year. ۱۴۰۲ Month. ۸ Date. ۱ ( )

حل مدار: (با استفاده از نتیجه ذکر شده)

ترانزیستور: افزاینده‌ها

شبکه ترانزیستور: کاهنده‌ها

$$N = \frac{C_1 + C_2}{C_1}$$

$$\omega_0 = \frac{1}{\sqrt{L C_{eq}}}$$ فرکانس نوسان

$$C_{eq} = \frac{C_1 C_2}{C_1 + C_2}$$

N ترانس = مرجع ترانزیستور

R_t (آشنا) = N

↓ مقاومت دیده شده از کلکتور

$$C_t = C_L + \frac{C_E + g_{m_2}}{N^2}$$ ← استقال C های امیتر به کلکتور از طرف ترانزکننده

با توجه به کاربرد $C_{m\,min}^{(x)} = N\left(C_L + \frac{C_E + C_{m\,min}^{(x)}}{N^2}\right)$

$$C_{m\,min}^{(x)} = \frac{N^2 C_L + C_E}{N-1}$$

$N \gg 1$ ⇒ $C_{m\,min(x)} \cong N C_L$

مثال: کلیل DC:

$V_E = -0.7$

$I_{EQ} = \frac{10 - 0.7}{20k} = 4.65\ \mu A$

$g_m = \frac{I_{EQ}}{V_T} = \frac{4.65}{25} = 181.2\ \mu S$ زیمنس

$r_{\pi E} > 2k$ ⇒ تقریباً ایده‌آل برای منبع ولتاژ

$N = \frac{C_1 + C_2}{C_1} = 80 \gg 1$

شرط نوسان: $G_{m(x)} \cong N G_L$

$G_{m(x)} < 80 \times \frac{1}{10k} = 8\ mS$ امکان نوسان است

$g_m = 181.2\ \mu S > 8\ mS$ نیاز ارضا نشده است

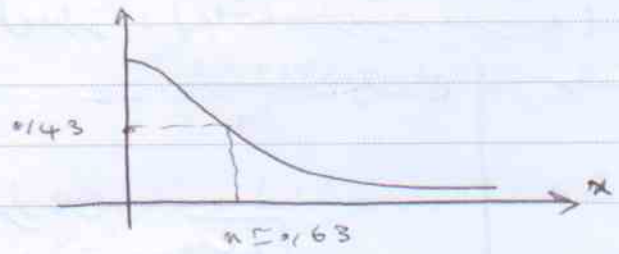
استفاده از ترانزیستور دیگر باید با بار منبع ولتاژ باشد به شرط $r_{\pi E} > 2k$ باید مقاومتی مثل بار منبع ولتاژ است.

میل زیمنس

در $8\ mS$ ثبات داریم.

Subject:
Year. Month. Date. ( )

ازروی نمودار داریم:



$$\frac{G_{m(min)}}{g_m} = \frac{8}{18.2} = 0.43$$

ازروی نمودار $\Rightarrow x = 0.63$

$$x = \frac{V_I}{V_T} \Rightarrow 0.63 = \frac{V_I}{25mV} \Rightarrow V_I = 90\ mV$$

دامنه ورودی — دامنه خروجی

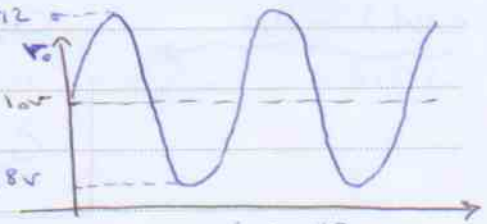
$$\overline{V_o} = N\,\overline{V_I} = N x V_T = 7.2\ V$$

$$\omega_0 = \frac{1}{\sqrt{LC_{eq}}} \qquad C_{eq} = \frac{C_1 C_2}{C_1 + C_2} = 10^{-9} \Rightarrow \omega_0 = 10^7\ \frac{rad}{s}$$

$$V_{DC} = 10V \Leftarrow \text{مقدار متوسط } DC \text{ سیگنال کوتاه است}$$

$$V_{ac} = V_o \cos \omega t$$

$$V_o(t) = \underbrace{10}_{DC} + \underbrace{7.2 \cos 10^7 t}_{AC} \Leftarrow \text{(رجوع به ۷)}$$



شکل موج خروجی

پارامترهای اسیلاتور ← اصلی ← دامنه، فرکانس

فرعی ← اعوجاج، حساسیت، پایداری ← دامنه، فرکانس

اعوجاج:

$$THD = \text{متداولترین اعوجاج هارمونیک ها} = \sqrt{\sum_{n=2}^{\infty} D_n^2}$$

$$D_n = \frac{\text{دامنه هارمونیک } n \text{ ام}}{\text{دامنه مولفه اصلی}}$$

$$D_n = \frac{\left(2 I_{DC} \cdot \frac{I_{n(m)}}{I_{o(m)}}\right)\left(\frac{n R_t}{Q_t (n^2-1)}\right)}{\left(2 I_{DC} \frac{I_{1(m)}}{I_{o(m)}}\right)}$$

$R_t \rightarrow$ مقاومت ارجاعی از نوسانساز

چون دقت خروجی برای D_n برای دقت خروجی $\Rightarrow$ کم است

$$D_{1V} = \frac{1}{Q_t} \frac{I_{n(m)}}{I_{1(m)}} \frac{n}{n^2-1}$$

PaPCO

Subject:
Year. Month. Date. ( )

$$THD = \sqrt{\sum_{n=2}^{\infty} \left(\frac{1}{Q_t^2}\right)\left(\frac{I_{n(m)}}{I_{1(m)}}\right)^2 \frac{n^2}{(n^2-1)^2}} = \frac{1}{Q_t}\underbrace{\sqrt{\sum_{n=2}^{\infty}\left(\frac{I_{n(m)}}{I_{1(m)}}\right)^2 \frac{n^2}{(n^2-1)^2}}}_{D(m)}$$

$$THD = \frac{D(m)}{Q_t} \longrightarrow$$ ازدیاد منفی یا صعود بهره‌ی آن.

در مورد $D(m)$:

الف / در حالت $n \ll 1$

$$\sum \frac{I_{n(m)}}{I_{1(m)}} \simeq \frac{I_{2(m)}}{I_{1(m)}} = \frac{\pi}{4}$$

$$D_L(m) = \sqrt{\left(\frac{\pi}{4}\right)^2\left(\frac{2}{2^2-1}\right)^2} = \frac{\pi}{6}$$

L ↓ lower — پایین

ب / در حالت $n \gg 1$

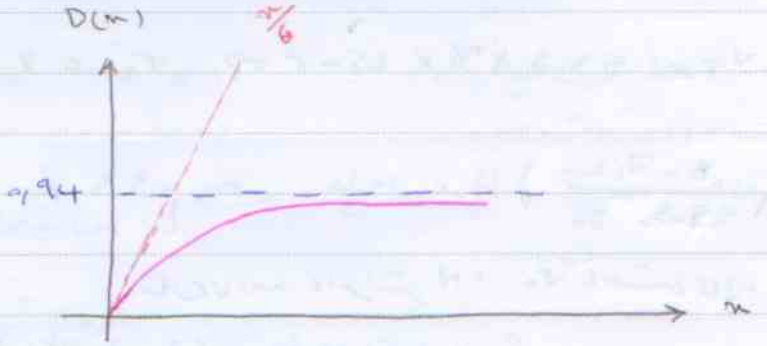
برای n های خیلی بزرگ اندازه‌ی $I_{n(m)}$ ها تقریباً برابرند.

$$D_U(m) \simeq \sqrt{\sum_{n=2}^{\infty}\left(\frac{1}{n^2-1}\right)^2} = 0,94$$

U upper — بالا

$D(m)$

رسم منحنی:



مثال

برای مثال قبل: $n = 3,6 \xrightarrow{\text{ازدیاد منفی}} D(3,6) \simeq 0,4$

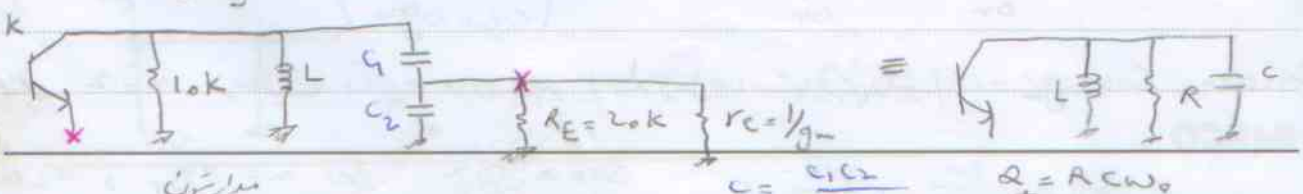
$$THD = \frac{D(m)}{Q_t} = \frac{0,4}{R_L \cdot C\omega_0} = 0,4\ \%$$

راه کنترل THD، کنترل Q_t و در نتیجه با انتخاب سایز ترانزیستور مناسب، کنترل THD

$Q_t \uparrow \Leftarrow$ منحنی تیزتر $\Leftarrow$ هارمونیک‌ها کمتر $\Leftarrow THD$

$R = 10k \,||\, \left[N^2\left[20 \,||\, \frac{1}{g_m}\right]\right]$ (N: بزرگ، g_m: بزرگ)

$R \simeq R_L = 10k$



$$C = \frac{C_1 C_2}{C_1 + C_2} \qquad Q_t = RC\omega_0$$

PAPCO

Subject:
Year. Month. Date. ( )

حساسیت (sensitivity)

حساسیت به پارامتر دلخواه μ : $S_\mu = \dfrac{\text{تغییرات نسبی خروجی}}{\text{تغییرات نسبی } \mu} = \dfrac{\frac{\Delta V_t}{V_t}}{\frac{\Delta \mu}{\mu}}$

S_μ تقریبی $= \dfrac{\mu}{V_t}\dfrac{\Delta V_t}{\Delta \mu}$ ← درجات راستش منفی ← درجات صدی

رابطه دقیق که بیانگر رابطه ریاضی بین V_t و μ دارد.

$$S_\mu = \frac{\mu}{V_t}\frac{\partial V_t}{\partial \mu}$$

مثال: در مثال قبل حساسیت V_0 نسبت به N تراشی را بررسی می‌کنیم:

فرض کنید: 33٪ تغییر در N داریم، قبلاً $N = 80 \longrightarrow V_0 = 7{,}12\ V$

فرض: کاهش داریم $\quad N' = 80 - \frac{80}{3} = \frac{160}{3} = 53{,}3$ درجات جدید

$$G_{m(N)} = N' G_L = 53{,}3 \times \frac{1}{10k} = 5{,}33$$

$$\frac{G_{m(N)}}{g_m} = \frac{5{,}33}{18{,}2} = 0{,}291 \xrightarrow{\text{از روی منحنی}} n = 6$$

$$V_0' = N' \times V_T = 53{,}3 \times 6 \times 25mV \Rightarrow V_0' = 8\ V$$

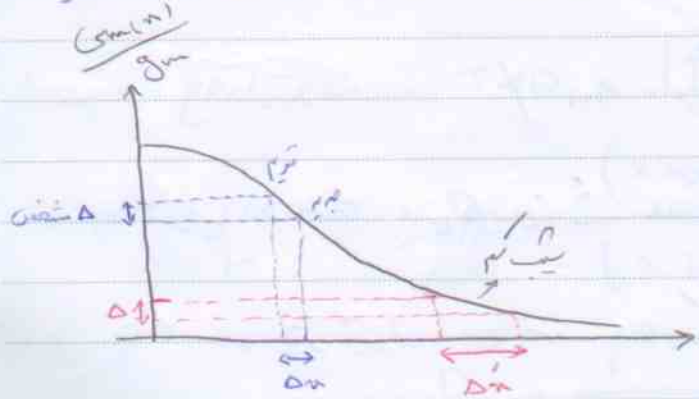
$$S_N = \frac{80}{7{,}12}\left(\frac{8 - 7{,}12}{53{,}3 - 80}\right) = \frac{-1}{3} = -33\ \%$$

↓

نشان می‌دهد با افزایش N، V_0 کاهش می‌یابد و برعکس

سوال: تاثیر جابجایی نقطه کار DC (g_m) روی خروجی چیست؟

- برای کاهش حساسیت نسبت به تراشه‌ها که امکان فعال سازی راحت‌تر بیشتری نسبت به سایر



را نیاز دارد به S_{g_m} را مدنظر قرار داد.

با فرض $G_{m(N)}$ ثابت:

با توجه به شکل هرچه شیب منحنی بیشتر باشد

حساسیت کمتری خواهیم داشت (با ازای یک Δg_m یکسان)

در حالی $n = 2$ وضعیت مناسبی وجود دارد (از نظر حساسیت خروجی نسبت به g_m درجات $G_{m(N)}$ ثابت)

PqPCO

$S_{g_m} = \dfrac{g_m}{V_t}\dfrac{\Delta V_t}{\Delta g_m}$ $\quad \Delta V_t \propto \Delta n$ زیرا $n = V_T/V_t$ ، $V_t \propto V_t$ خروجی

Subject:
Year. Month. Date. ( )

نکته ۱: در حالت حاج مر اگر $G_{m(n)}$ و g_m تواما در نظر گرفته شوند می توان در مسائل برای

$n \gg 1 \longrightarrow$ اندازه دامنه ها در دینک ما تقریبا جابجا می شود

به وضعیت مناسبی از لحاظ حساسیت رسید.

$$\frac{G_{m(n)}}{g_m} = \frac{2\, I_{1(n)}}{n\, I_{o(n)}} = \frac{2}{n}$$

شرط نوسان $\Rightarrow$

$$\frac{N G_L}{g_m} = \frac{2}{V_I/V_T} \Rightarrow \overbrace{N V_I G_L}^{V_t} = \overbrace{2 g_m V_T}^{I_{CQ}}$$

$$V_t = 2 R_L I_{CQ} \quad \text{دامنه خروجی}$$

$n \gg 1$

این رابطه نشان می دهد دامنه خروجی فقط تابع R_L و I_{CQ} است. یعنی $S_N = 0$ و $S_{V_{CC}} = 0$

قرارداد: من بعد برای لحظ عدم حساسیت $\leftarrow$ شرط $n \gg 1$ استفاده می شود

$n \gg 1 \equiv n = 10$ با ثابت نگه داشتن I_{CQ} به صورت منحنی زیان حساسیت V_t به شدت نسبت به افزایش n کاهش می یابد.

بین حساسیت و اعوجاج معمولا trade off هست.

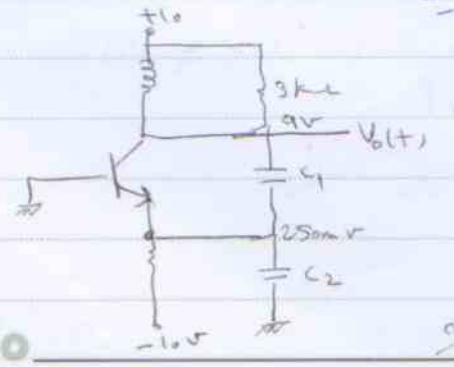
$\uparrow n$ $\rightarrow$ حساسیت کمتر

$\rightarrow$ اعوجاج بیشتر

مثال: مطلوب است طراحی با مشخصات زیر:

$V_{t\,p-p} = 18\,V$ $\quad \omega_o = 10^7 \frac{rad}{s}$

$R_L = 3\,k\Omega$ $\quad THD = 1\%$ بدون حساسیت $\quad \pm V_{CC} = \pm 10\,V$



بدون حساسیت $\equiv$ $n = 10 \leftarrow V_I = n V_T$

$= 10 \times 25\,mV = 250\,mV$

$|V_I| = |V_{BE} = V_B - V_E| = V_E$

دامنه دینک

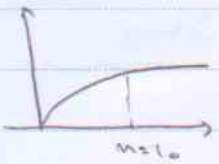
بدون AC

Subject:
Year. Month. Date. ( )

N تقویت‌کننده $= \frac{9V}{250mV} = 36 \Rightarrow \boxed{\frac{C_1+C_2}{C_1} = 36}$ ①

$(V_{tp-p} = 18V \Rightarrow V_{tp} = 9V)$

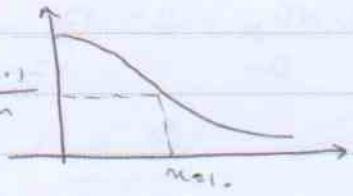
$THD = \frac{D(n)}{Q_t} \Rightarrow$



$D(1.) = .642$

$0.01 = \frac{.642}{Q_t} \Rightarrow \boxed{Q_t = 64.2}$

$G_{m(n)} = NG_L$



$0.19 = \frac{G_{m(1.)}}{g_m}$

$G_{m(10)} = 36 G_L = 36 \times \frac{1}{3k} = 12\ mV$

$12 = \frac{G_{m(10)}}{g_m} = 0.19 \Rightarrow g_m = 63\ mV$

$g_m = \frac{I_{EQ}}{25mV} = 63\ mV \Rightarrow \boxed{I_{EQ} = 1.6mA}$

(DC) $I_{EQ} = \frac{10 - 0.7}{R_E} = \frac{9.3}{R_E} \Rightarrow \boxed{R_E = 5.8k\Omega}$

$Q_t = \frac{R_t}{L\omega_0} = R_t C \omega_0$, $N >> 1 \Longrightarrow$ موازی $R_t \simeq R_L$

$64.2 = \frac{3k\Omega}{L \times 10^7} = \underbrace{3k \cdot C \cdot 10^7}$

$L = 4.67\ \mu H$ ↓

$C = 2.14\ nf$ ↓ ①

$\frac{C_1 C_2}{C_1 + C_2} = 2.14\ nf$ ②

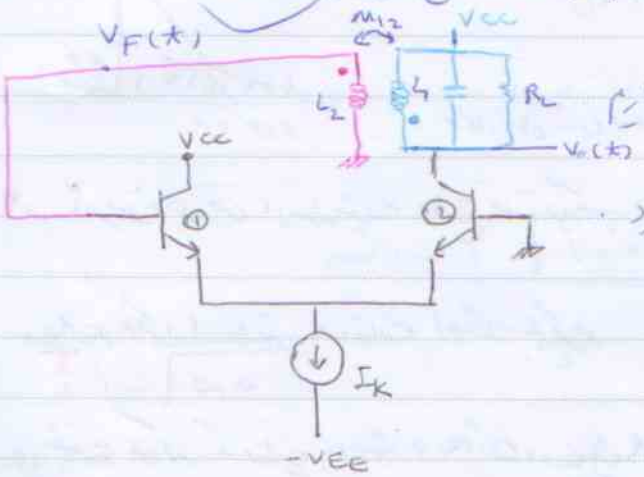
①, ② $\Rightarrow$

$C_1 = \frac{N}{N-1} C = 2.2\ nf$

$C_2 = NC = 7.4\ nf$

اعوجاج $\xleftarrow[\text{off}]{\text{trude}}$ پایداری

با کمک زنجیر فیدبکی میتوان به شرایطی بهتر و مطلوب تر برای اعوجاج و پایداری دست یافت.

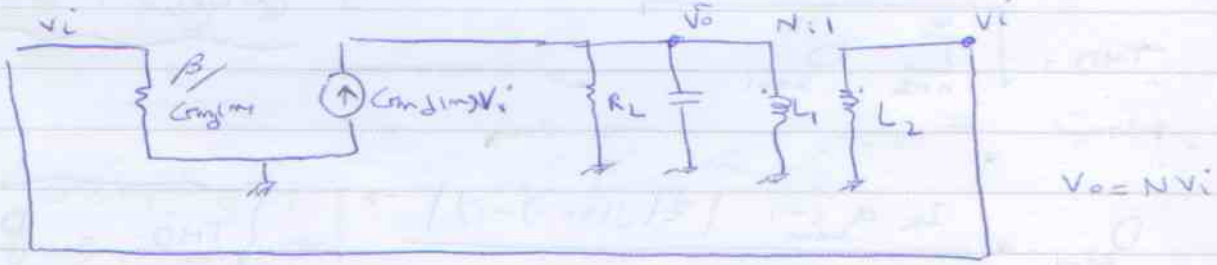


برای داشتن فیدبک مثبت نیازبه عوض کردن جای ورودی داریم

این عوض کردن از طریق یک ترانسفورمر انجام میگیرد.

سکنال بین ① با کلکتور ② هم فاز است.
سکنال بین ① با کلکتور ① 180° اختلاف فاز دارد

مثال: سر نقطه دار L_1 وارد می شود پس باید از سر نقطه دار L_2 خارج شود (این دو سر هم فاز هستند)
اگر فیدبک را از خروجی به بیس ② وصل کنیم جای نقطه L_2 تغییر میکرد.
چون فیدبک منفی ایجاد می شود پس خود ترانزیستورات باید سوال ۱ و ۲ را پاسخ دهیم.



بهره > تقویت

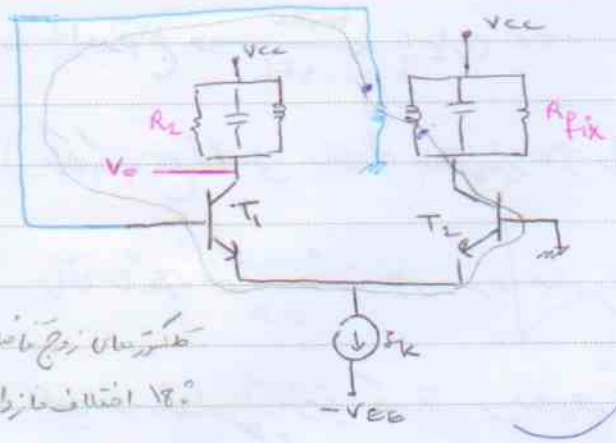
$$G_{md(on)} R_t = N \Rightarrow \boxed{G_{md(on)} = N G_t}$$ شرط اول

$$G_t = G_L + \frac{G_{md(on)}/\beta}{N^2} \Rightarrow \boxed{G_{md(on)} = \frac{N^2 G_L}{N - 1/\beta}}$$

برای $\beta \gg 1$ و $\Rightarrow G_{md(on)} = N G_L$

- با توجه به داشتن دو خروجی در تمامی مدارات از دو مدار بدون نیاز استفاده کرد

Subject:
Year. Month. Date. ( )



کلکتورهای زوج تفاضلی ۱۸۰° اختلاف فاز دارند

داشتن دو مدار بیرون چند کاربرد دارد:

۱، داشتن دو خروجی با امپدانس متقارن

مثلاً $(1x, 3x)$

برای وصل شدن به مدارهای دیگر

۲، ★ تأثیر خروجی از مدار بیرون خارج حلقه فیدبک از تأثیر تغییرات R_L بر عملکرد اسیلاتور می‌توان اجتناب کرد. (مدار بیرون که در حلقه فیدبک نباشد تغییرات نوسان را ثابت نیت)

تعیین می‌کند که در این حالت R_{ete} یا R_{fix} بیرون تغییر ثابت است)

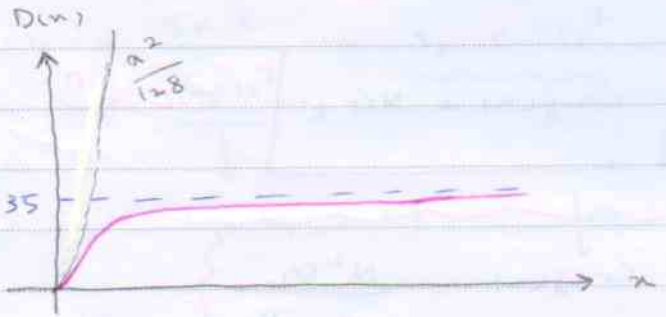
می‌توان ادعا کرد که دامنه اسیلاتور در این حالت ثابت است $\leftarrow A \gg 1$

$$G_{md(1)} \simeq N G_{fix}$$

THD روش تفاضلی

$$THD = \sqrt{\sum_{n=2}^{\infty} D_{2n-1}^2}$$

$$D_{2n-1} = \frac{I_k \, a_{2n-1}(\omega) \, |Z(j(2n-1)\omega_0)|}{I_k \, a_1(\omega) \, R_t} \Rightarrow \boxed{THD = \frac{D(\omega)}{Q_t}}$$



مثال/ خروجی و امپدانس اسیلاتور را با داشتن اطلاعات زیر بدست آورید:

$C = 1nF$
$L_1 = 10\mu H$
$M_{12} = 0,2\mu H$
$k = 1/3$
$R = 5k\Omega$

$I_k = 2mA$ ، $V_{cc} = 10V$

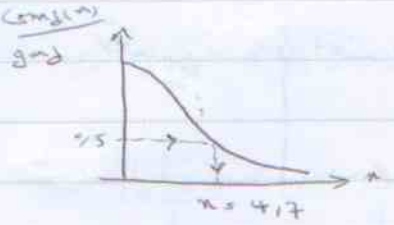
$$N = \frac{L_1}{M} = \frac{10}{0,2} = 50$$

$$\left(\begin{matrix}\text{بی‌نهایت} \\ \beta\end{matrix}\right) \Rightarrow G_{md(1)} = N G_L = 50 \times \frac{1}{5k} = 10 mV$$

$\beta \gg 1$

Subject:
Year. Month. Date. ( )

$g_{md} \leq \frac{I_k}{4V_T} \leq \frac{2mA}{4\times 25mV} = 20\,mV > \underbrace{10\,mV}_{\text{مقدار آستانه}} \Rightarrow$ نوسان دایم



$\frac{g_{md(n)}}{g_{md}} = \frac{10}{20} = 0.5 \Rightarrow n = 4.17$ (دامنه زمانبندی شده در ورودی)

$V_o = NV_1 = N\times V_T$

$= 50\times 4.17\times 25mV = 5.188\,V$

با اعتبار دامنه $\boxed{V_o = 5.188\,V}$

$\omega_o = \frac{1}{\sqrt{LC}} = 10^7\ \frac{rad}{s}$

خروجی $V_o(t) = 5.188\cos 10^7 t + 10[V]$ (مقدار DC خروجی (سلف در حالت DC اتصال کوتاه است) ← ایده‌آل‌تر)

$THD = \frac{D(n)}{Q\pi} = \frac{D(4.17)}{R_L C \omega_o} \leq \frac{\text{نزدیک}}{0.074} = 0.0015 = 0.15\%$

حساسیت ≡ پایداری ← دامنه

فرکانس ← پایداری مستقیم فرکانسی

پایداری غیرمستقیم فرکانسی

پایداری مستقیم فرکانسی ← بررسی تغییرات یا حساسیت نسبت به المان‌هایی که مستقیم در تعیین فرکانس موثرند ← مدارهیتون ← سلف و خازن

با تغییر ΔL در سلف و ΔC در خازن مدارهیتون داریم: (فرکانس مدار تغییر می‌کند)

$\Delta\omega_o = \frac{\partial\omega_o}{\partial L}\cdot\Delta L + \frac{\partial\omega_o}{\partial C}\cdot\Delta C$, $\omega_o = \frac{1}{\sqrt{LC}}$

$\Rightarrow \boxed{\frac{\Delta\omega_o}{\omega_o} = -\frac{1}{2}\left(\frac{\Delta L}{L} + \frac{\Delta C}{C}\right)}$

$\frac{\Delta L}{L}$: تغییر نسبی سلف

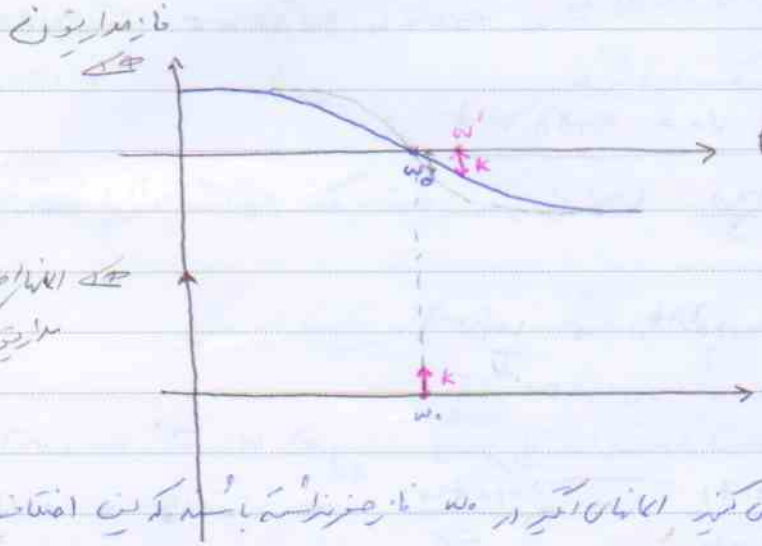
$\frac{\Delta C}{C}$: تغییر نسبی خازن

Subject:
Year. Month. Date. ( )

پایداری نیز سیستم فرکانس ← بررسی المانهای تاثیر گذار به صورت نیز سیستم ← ترانزیستور

تعبیر: الف / المانهای ناشی از خازن های داخلی ترانزیستور (در فرکانس های بالا)

ب / اختلاف فازهای ناشی از المانهای اطراف مدار بیرون



در ω_0 فاز مدار بیرون صفر است.

المانهای اطراف مدار بیرون نیز در ω_0 باید فاز صفر داشته باشند در غیر اینصورت اختلاف فاز ایجاد میکنند.

فاز نداشته باشیم و نیز کمتر باشد. فرض کنید المانهای اگیر در ω_0 فاز صفر نداشته باشد که این اختلاف فاز را باید مدار بیرون جبران کند تا کل فاز شود سپس ω_0 به ω' جابجا شود و پایداری فرکانس بهم میخورد.

پایداری نیز سیستم ← $S_F = \dfrac{\Delta\varphi_t \rightarrow \text{اختلاف فاز}}{\frac{\Delta\omega}{\omega_0}}$

پایداری فرکانس

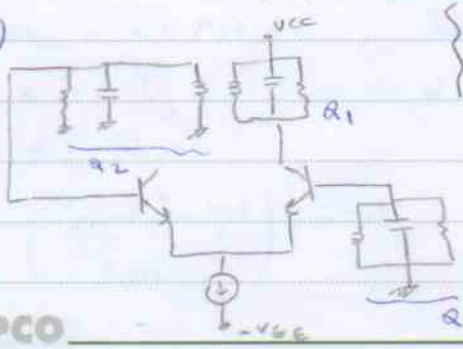
هرچه شیب مدار بیرون در ω_0 بیشتر باشد $\Delta\omega$ کمتر میشود با افزایش Q_t شیب افزایش می‌یابد

بدون اثبات بپذیرید: $\boxed{S_F = -2Q_t}$

منظور از Q_t در رابطه S_F، برآیند کلی Qهای مدارات بیرون موجود در حلقه منفی است.

$\boxed{S_F = -2\sum_{i=1}^{n} Q_i}$ ← n: تعداد مدارهای بیرون استفاده شده در حلقه منفی

(مثال)



$Q_t = Q_1 + Q_2 + Q_3$

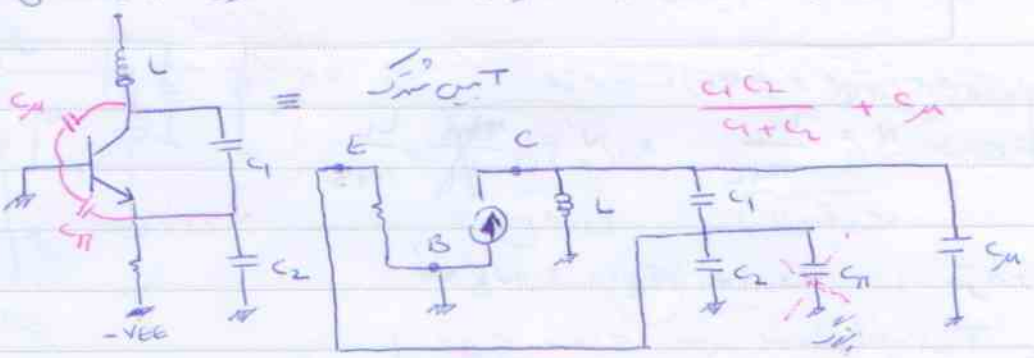
Subject:
Year. Month. Date. ( )

① کریستال ← مثل یک فیلتر (رزوناتور) با Q خیلی بالا عمل کرده و پایداری فرکانسی بسیار مناسبی دارد

② می‌توان به طور استفاده از فیلتر مدل‌ها برای رسیدن به پایداری بهتر از مزدوج ۵۴ جلوگیری کرد

۵۴ عموماً ناشی از خازنهای داخل ترانزیستور است. آنکه مقدار خازنهای داخلی حدود $\frac{1}{100} f_T$ است

(ناشی از ترانزیستور)



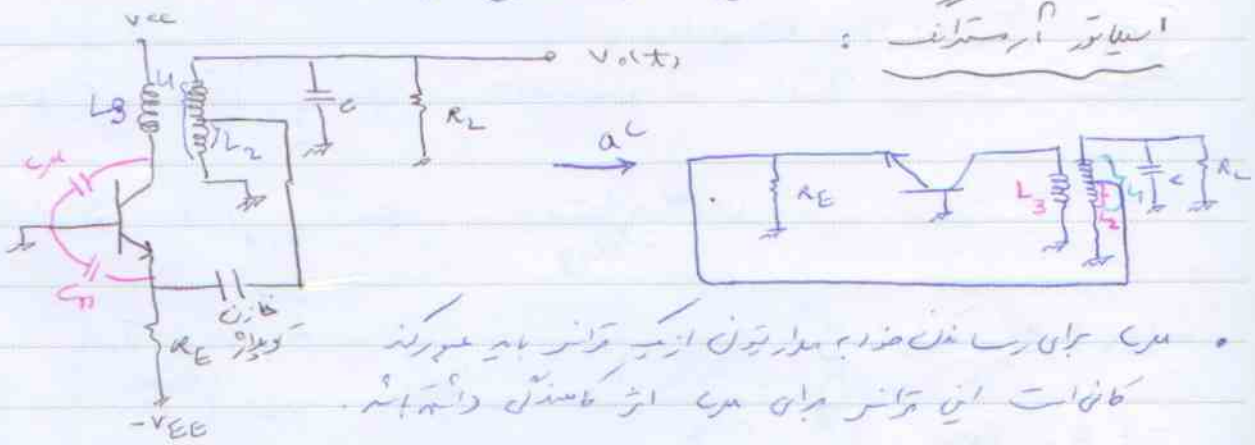
اگر فرکانس کار: $< \frac{1}{100} f_T$ ⟹ خازنهای داخلی نیستند (C_{π} و C_{μ})

راه حل ها: ۱. انتخاب ترانزیستور گران‌تر با f_T بزرگتر

۲. انتخاب ترانزیستور ارزان ولی کاستن اثر C_M و C_{μ} روی مدار بیرون با یک خاصیت ترانزیستور

کاربرد مدار خوبی است که ثابت کرد از طریق یک ترانزیستور ادعی مدار ظاهر شود و متقابلاً با بار مدار صدمه نشود.

اسیلاتور آرمسترانگ:



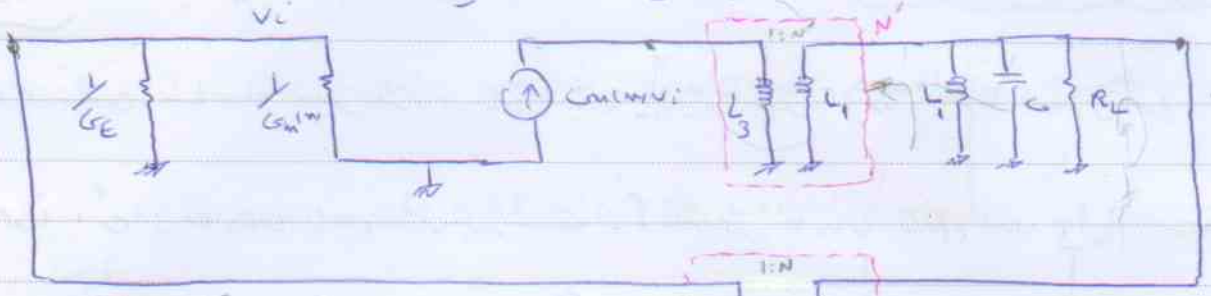
- C_M برای رساندن ضرایب مدار بیرون از یک ترانزیستور باید عبور کند کاری است این ترانزیستور برای C_M اثر کاستن داشته باشد.

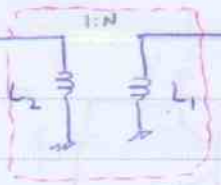
- C_{π} برای رساندن ضرایب مدار بیرون از یک ترانزیستور عبور کند کاری است از ترانزیستور برای C_{π} اثر کاستن داشته باشد.

Subject:
Year. Month. Date. ( )

X?

۱- در نظر گرفتن مدل LS برای ترانزیستور بین سنگ و بلاک :





$\omega_0 = \frac{1}{\sqrt{L_1 C}}$

باوجه به اتصال طاقین ثانویه هم چیزه بست

$N = \frac{L_1}{M_{12}}$ ، $N' = \frac{L_1}{M_{13}}$

N : اتصال مشترک ، N' : اتصال منبع جریان

شرط نوسان : $G_{m(M)} R_t = N \cdot N'$

$G_{m(M)} = N \cdot N' \cdot G_t$

$G_t = G_L + \frac{G_E + G_{m(M)}}{N^2}$

$\Rightarrow G_{m(M)} = \frac{N' N^2 G_L + N' G_E}{N - N'}$

اگر $N \gg 1 \Rightarrow$ $G_{m(M)} \simeq \frac{N' N^2 G_L}{N} = N N' G_L$

$N = \frac{L_1}{M_{13}}$

$I_1 = \frac{M_{12}}{L_1} I_2$

$I'_1 = \frac{1}{N} I$

$N = \frac{\alpha_2}{\beta_0} = \frac{A_2}{R} \frac{C_1 C_2 / C_1 + C_2}{C_2} = \frac{C_1}{C_1 + C_2}$ (2) $\Rightarrow N = \frac{C_1 + C_2}{C_2}$

Subject: جلسه یازدهم

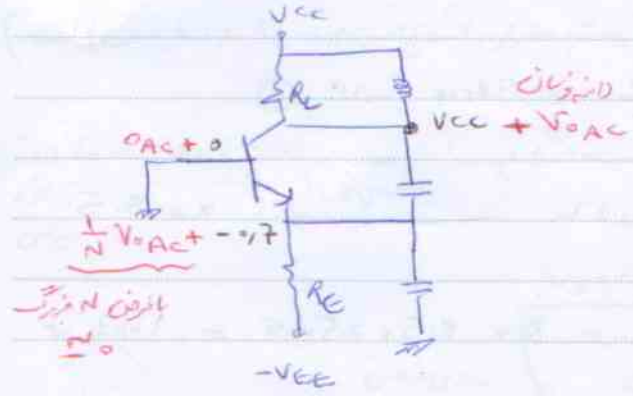
Year. ۱۴۰۲ Month. ۸ Date. ۸ ( )

آستانه اشباع : کمترین ترانزیستور در ناحیه فعال است که رابطه زیر برقرار باشد ،

$V_{CE} \geq V_{CE_{SAT}} \rightarrow V_C - V_E \geq 0.2 \Rightarrow V_C \geq 0.2 + V_E$ (DC, AC) لحظه‌ای

$V_{CE_{SAT}} \simeq 0.2\,V$

مثال / برای امیتر کولپیتس :



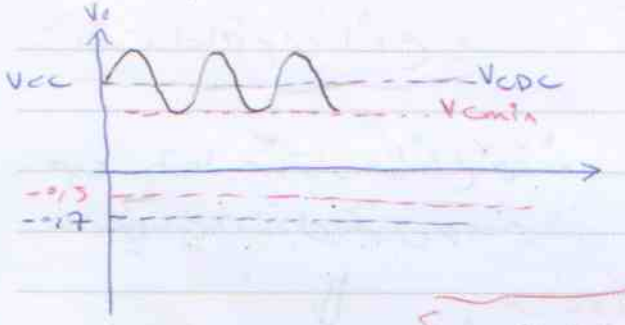
مقادیر DC

مقادیر AC

$V_C \geq 0.2 + V_E$

$V_C \geq 0.2 - 0.7$

$V_C \geq -0.5$ ⟸ T در ناحیه فعال است



$V_{Cmin} = V_{CDC} - V_{\text{دامنه نوسان}}$

$V_{Cmin} \geq 0.2 + V_E$ طرفین

$V_{\text{دامنه نوسان}} \leq V_{CDC} - 0.2 - V_{EDC}$

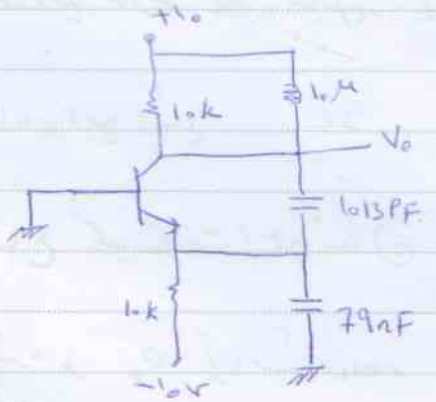
آستانه اشباع

نتیجه : اگر عبارتی سمت دامنه نوسان :

آستانه = دامنه نوسان ⟹ آستانه < دامنه نوسان

دامنه صحیح است. ⟹ آستانه > دامنه نوسان

مثال / امیتر کولپیتس



قبلاً با $R_E = 20^k$ تابع زیر را داریم :

$N = 80$:

دامنه خروجی $V_o = 7.2\,V$

$n = 3.6$

$Q_x = 100$

$THD = 0.4\,\%$

$I_{CQ} = 465\,\mu A$

PAPCO

Subject:
Year. Month. Date. ( )

حال با $R_E = 10k$ داریم:

ترانزیستور $\longrightarrow$ $G_{m(max)} = N G_t$

$= 80 \times \frac{1}{10k} = 8\ mS$ ①

DC مدار $\longrightarrow$ $I_{EQ} = \frac{9,3}{10k} = 930\ \mu A$

$g_m = \frac{I_{EQ}}{V_T} = \frac{930}{25} = 36,4\ mS$ ②

①, ② $\Rightarrow$ $\frac{G_{m(max)}}{g_m} = \frac{8}{36,4} = 0,22 \xrightarrow{\text{از روی منحنی}} x = 8,5$

با بیشینه دامنه خروجی $\longrightarrow$ $V_o = N V_I = N x V_T = 80 \times 8,5 \times 25mV = 10,7\ V$

~~10,7~~

محدودیت اضافی برای اشباع:

چون 10,7 بزرگتر از حد اشباع می‌باشد
نمی‌توان این دامنه را حاصل نمود.

$\Downarrow$

حد اشباع = $V_{CDC} - 0,2 - V_{EDC}$

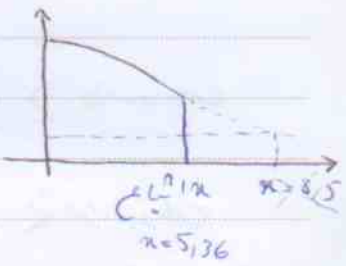
حد اشباع = V_o توان

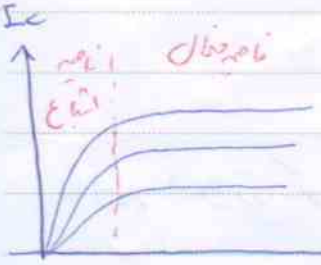
$= 10 - 0,2 - (-0,7)$

دامنه خروجی = 10,5 V $\longleftarrow$ به علت اشباع

$V_o = N x V_T$

$10,5V = 80 \times x \times 25mV \Longrightarrow$ x اشباع $= 5,36$





* در ناحیه فعال I_C مستقل از V_{CE} می‌باشد (یک منبع جریان است)

اما در ناحیه اشباع I_C و V_{CE} هم رابطه دارند $\Leftarrow$ برای مدل سازی ترانزیستور در حالت

اشباع یک مقاومت اهمی مدار برای آن کافیست این مقاومت با R_C یا مقاومت بار موازی

شده و Q_1 از ناحیه فعال $\Leftarrow$ از اثر اشباع

Subject:
Year. Month. Date. ( )

محاسبه پارامتر نرمی مدل امبواج در شرایط اشباع :

محاسبه مقاومت معادل اشباع (R_S): کافی است اثر اشباع با مقاومتی مدل شود که کلیل مجهول مسئله جواب صحیح (مرز اشباع) را نتیجه دهد (این مقاومت معادل اشباع موازی با R_L (یا درین) است)

برای مثال قبل :

$$\text{اشباع} \Rightarrow m_s = \frac{V_o}{N.V_T} \qquad V_o = 10,5\,V \text{ (دامنه نوسان خروجی)}$$

$N = 80$ ، $V_T = 25\,mV$

$$m_s = 5,36$$

از روی شیب ↓

$$\frac{G_m(5,36)}{g_m} = 0,34 \Rightarrow G_m(5,36) = 12,6\,\mu\mho$$

$$0,34 \times 36,4\,m\mho$$

$$g_m = 36,4\ m\mho$$

$$G_{m(m)} = N G_K = N(G_L + G_S) \Rightarrow 12,6\,\mu\mho = 80(G_L + G_S)$$

$$G_L + G_S = 157\,\mu\mho$$

$$G_S = 157\,\mu - 100\,\mu = 57\,\mu\mho \Rightarrow R_S = \frac{1}{57\mu} = 17k\Omega$$

شرایط اشباع $Q_t = Q_{tS} = (R_S \| R_L) \cdot C \cdot \omega_o = 64 < 100$

شامل می‌شود که در شرایط اشباع Q نسبت به حالت بدون اشباع مقدار کاهش یافته است.

$$THD = \frac{D(m_S)}{Q_{tS}} = \frac{0,52}{64} = 0,8\,\% \quad \text{(تقریباً 2 برابر قبل شده است)}$$

با اثر V_{CC} یا کاهش جریان بایاس مدار کاری کرد که T به اشباع نرود

Subject:
Year. Month. Date. ( )

- روش AGC برای کنترل سازی دامنه

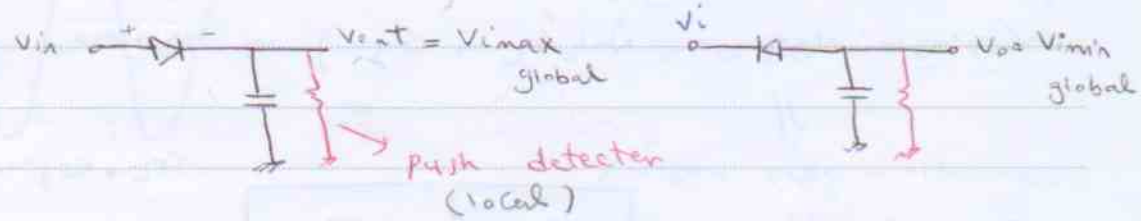
کاربرد اصلی: برای S.S بودن ترانزیستور و داشتن THD کم. پس نیاز داریم که نیدبک منفی تولید کنیم که از طریق مکانیزم AGC این کار انجام شود.

مکانیزم AGC:
۱. اندازه‌گیری دامنه خروجی
۲. ایجاد ولتاژ DC متناسب با اندازه خروجی
۳. استفاده از ولتاژ DC، AGC برای تغییر نقطه کار ترانزیستور منظور کنترل بهره آن

$$A_V = -g_m R_C = -\frac{I_{CQ}}{V_T} R_C$$

۱. اندازه‌گیری دامنه خروجی ← با ایده‌ای شبیه آشکارسازی پوش انجام می‌شود ← خازن و دیود سری

max یا min ← Detector

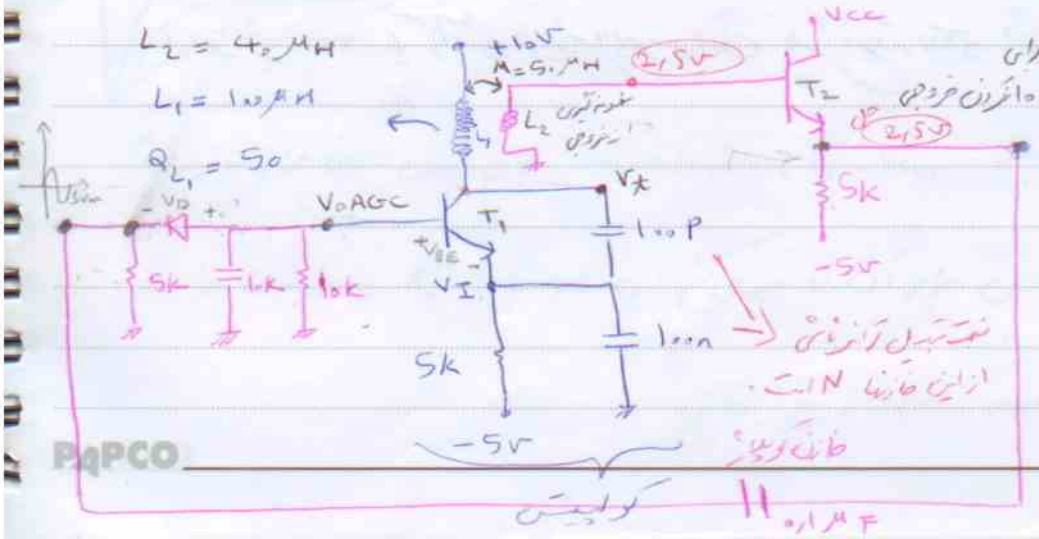


اگر یک مقاومت با خازن موازی شود سیگنال برای دشارژ شدن خازن فراهم می‌شود (local شدن)

push Detector می‌شود.

مدار تبدیل:

مثال:



بافر برای load کردن خروجی

نقش تبدیل کنندگی از این طبقه N است.

VoAGC برای تغییر بایاس به بیس وصل شده است.

خازن کوپلینگ

Subject:
Year. Month. Date. ( )

در امیتر کوپلید خازن وجود دارد که با ایجاد فیدبک مثبت اندکی دامنه را افزایش میدهد
که از DC به AC می‌رسیم و در حالت AC فیدبک منفی در حالت تقویت‌کننده می‌دانیم.

$V_o \uparrow$ ⇐ به علت جهت دیود $V_{AGC} \downarrow$ (منفی‌تر) ⇐ V_E منفی‌تر می‌شود ⇐

$g_m \downarrow$ ⇐ $I_{EQ} \downarrow$ در R_E ⇐ امتداد دیود در سمت کاتد کم‌تر و به علت کاتد

به حالت فیدبک منفی دیدیم. (اگر جهت دیود اشتباه باشد فیدبک +ve شده)

تحلیل مدار:

$$N = \frac{C_1 + C_2}{C_1} = 1000$$

در DC هستیم ⇐ از g_m استفاده می‌کنیم
اما این g_m ثابت نیست پس $g_{m(M)}$ داریم.
(به علت وجود AGC)

شرط نوسان: $g_{m(M)} = N \cdot G_L$

G_L معکوس مقاومت دیده شده از طرف R_{L2} در سمت کولکتور ترانزیستور

✓ فرض: برای همه Q داده شده Q شان در اسیلاتور
ایده‌آل می‌باشد و به مقاومت داخلی منبع نظر
گرفته نشود

$$R_{L_1} = \frac{R_{L_1}}{L_1 \omega_o} \Rightarrow$$

$$R_{L_1} = 50 \times 100 \times 10^{-6} \times \frac{1}{\sqrt{L_1 \frac{C_1 C_2}{C_1 + C_2}}} \Rightarrow \boxed{R_{L_1} = 5.0k}$$

با توجه به خاصیت ترانس L_1 و L_2 داریم:

$$R_L \simeq R_{L_1}$$

(از مقاومت منتقل شده از بین T_2 به خاطر بزرگ بودن $\frac{N}{L_1 L_2}$ صرف‌نظر شده است.)

$$N_{12}^2 R' \,||\, R_{L_1} \simeq R_{L_1}$$

$$R' = (5 \,||\, 5) \times \beta + h_{ie}$$

$$g_{m(M)} = 1000 \times \frac{1}{5.0k} = 20mV$$

$$\frac{I_{E(M)}}{25mV} = 20mV \Rightarrow I_{E(M)} = \underline{\quad}$$

KVL: $V_o - V_D + V_{BE} + R_E I_{E(M)} - V_{EE} = 0$ $\quad V_D \simeq V_{BE}$

$$I_{E(M)} = \frac{V_{EE} - V_o}{R_E} \Rightarrow g_{m(M)} = \frac{V_{EE} - V_o}{R_E \cdot V_T}$$

PqPCO

$-V_m + V_D = V_{oAGC}$ ، $V_{oAGC} - 0.7 = V_E$ ، $\underbrace{V_E}_{-V_m} - 5k\Omega E = -5$

Subject:
Year. Month. Date. ( )

$20mV = \frac{5 - V_o}{5k \times 25m} \Rightarrow V_o = 2.5\ V$

$V_o(t) = 2.5 \cos \omega_o t - 0.7$ ، $\omega_o = 10^7\ rad/s$

(تغذیه L_2 از طریق کوپلاژ $V_{B_2} = 0 \Rightarrow V_{oDC} = -0.7$)

T_2 کلکتور مشترک است و $A_V = 1$ $\Rightarrow V_{oac} = 2.5V \Rightarrow V_{acB_1} = 2.5\ V$

$V_o = 2.5\ V$ برای این است که در این حالت S.S برقرار شود

$V_o = \left(\frac{M}{L_1}\right) V_t$

$2.5 = \frac{50}{100} V_t \rightarrow V_t = 5\ V$ $\quad V_1 = \frac{V_t}{N_{ثانویه}} = \frac{5}{1000} = 5\ mV$

با این مقدار THD، 10٪ است. $\Leftarrow$ S.S

THD مربوط به SS و LS است که برای حالت بارگذاری سنگین THD آن‌ها 10٪ گرفته‌ایم.

PAPCO

Subject: جلسه دوازدهم
Year. ۸۷ Month. ۸ Date. ۱۴

کریستال : کریستال 2 پایه
کریستال اسیلاتور 4 پایه

$S_F = -2\xi Q_i$

کریستال یک فیلتر با ضریب کیفیت Q بسیار زیاد است به طوری که می توان با بهره گیری فرکانس زیر را رسم

که از جنس کوارتز بوده و دارای خاصیت پیزوالکتریک می باشد

اگر ماده ای بتواند تبدیل انرژی مکانیکی به الکتریکی یا برعکس باشد دارای خاصیت پیزوالکتریک است .

• آثر فرکانس رزونانس حول و حوش فرکانس طبیعی کریستال باشد

خروجی داریم و اینقدر خواهیم داشت

و در خروجی می توانیم مضارب فرد فرکانس رزونانس را (مضارب فرد)

ببینیم .

مدار معادل :

نکته اول : با توجه به تعداد فرکانس های رزونانس کریستال

برای انتخاب یک فرکانس خاص (یک شاخه خاص از مدار معادل) می توان از یک مدار تیون معمول استفاده کرد

اگر مدار تیون نداشته باشیم عموماً تابع پاسخ در کمترین فرکانس است .

نکته دوم : وجود خازن C_0 باعث ایجاد رزونانس های موازی می گردد و خود شاخه های نهایی رزونانس های سری را خواهند داشت . پس در کل دو فرکانس رزونانس برای هر شاخه داریم ω_p و ω_s

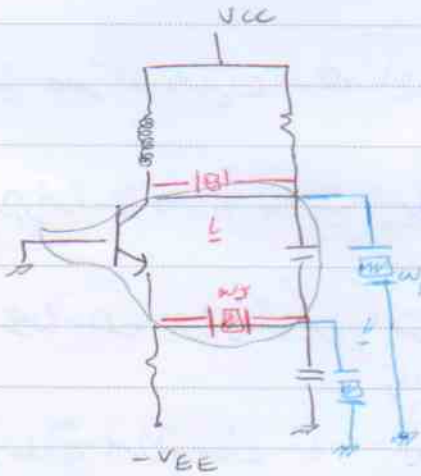
که معمولاً ω_p کمی بزرگتر از ω_s می باشد $\omega_s = \omega_p$ ولی $\omega_s < \omega_p$

در رزونانس سری ← مدار تیون تبدیل به اتصال کوتاه

رزونانس موازی ← (عدم جریان) مدار باز

Subject:
Year. Month. Date. ( )

یک اسیلاتور کریستالی اسیلاتوری معمول است که از یک کریستال یا به عنوان اتصال کوتاه و یا به عنوان مدار باز در یک حلقه فیدبک استفاده شده.



مثلاً در اسیلاتور کولپیتس:

بار افزایش S_F می‌توان در حلقه فیدبک کریستال قرار داد.

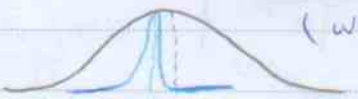
در حلقه فیدبک در نقاط اتصال کوتاه و اتصال باز کریستال می‌توان قرار داد.

↓

تغییرات کمی باید

* کمترین کاهش مدار فرکانس کریستال زمانی ظاهر شود.

$$S_F = -2\theta_t - 2Q_{crystal}$$



مدار نوسان در w_p یا w_0 شروع می‌شود

ما ترم آ پایان این جا

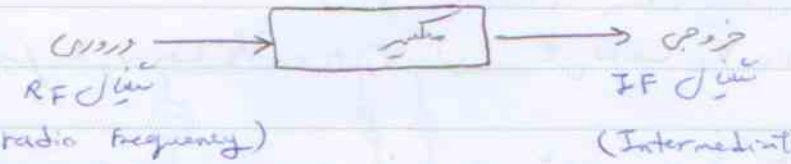
Subject:
Year. Month. Date. ( )

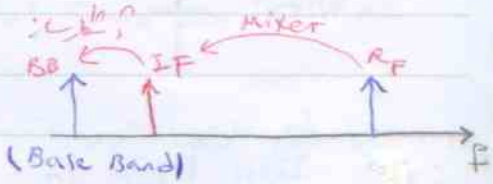
جلسه دوم تئوری (پایه ترم)

۵- میکسرها (Mixer) ← برای جابه‌جایی طیفی سیگنال استفاده می‌شود.

up Conversion ← (فرکانس‌های بالاتر) ← شیفت به سمت بالا ← جهت فرستنده
down Conversion ← شیفت به سمت پایین ← جهت گیرنده

- up یا down از لحاظ معماری هیچ تفاوتی ندارند فقط فیلتر انتخاب آنها متفاوت است.
ولی برای ادامه آموزش گیرندگی پیش می‌رویم.





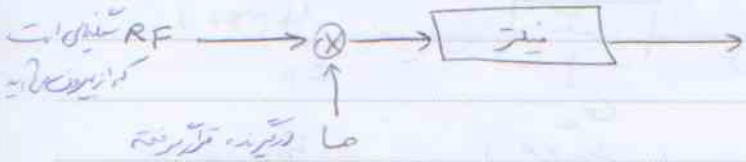
$If_{TV} = 10,7\ MHz$
$If_{radio} = 455\ kHz$

- ایده اصلی استفاده طیفی: کمک حاصلضرب مثل لاگیرد.

$\cos w_{RF} t \otimes \cos w_{Lo} t = \frac{1}{2}\left[\cos(w_{RF} + w_{Lo})t + \cos(w_{RF} - w_{Lo})t\right]$

$w_{RF} + w_{Lo}$ ← نشان دهنده شیفت
مولفه up
مولفه down ← مطلوب که توسط فیلتر جدا شد

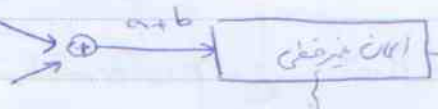
بلوک دیاگرام کلی میکسر



ساخت ضرب کننده (به سه روش) (نیاز به فیلتر دارند)

۱- ضرب براساس خاصیت غیرخطی ← ایجاد غیرخطی سیگنال مجموع و حاصلضرب
۲- ضرب براساس سوئیچینگ
۳- ضرب کننده‌های آنالوگ

۱- ضرب کننده‌های غیرخطی:



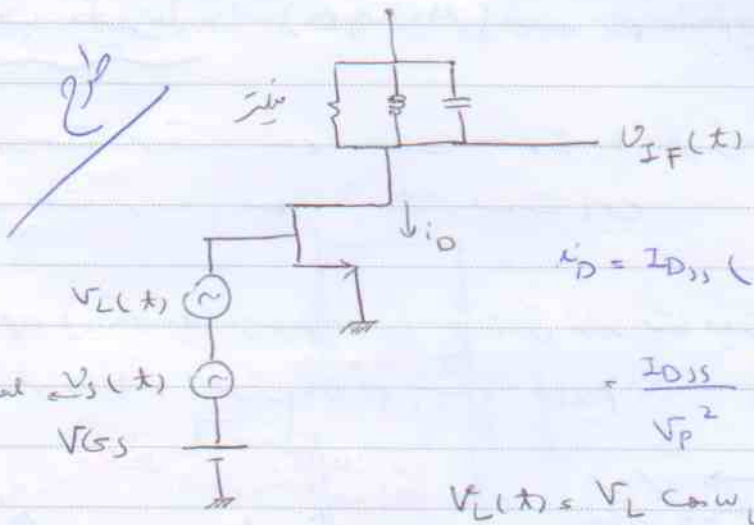
$\cdots + x^2 + \cdots$
$(a+b)^2$
$2ab$

کافیست مجموع دو سیگنال به یک ایجاد غیرخطی اعمال شود.

و بعد حاصلضرب با فیلتر انتخاب شود.

Subject:
Year. Month. Date. ( )

استفاده از FET به عنوان المان غیرخطی :



$$i_D = I_{DSS}\left(1 - \frac{v_{GS}}{V_p}\right)^2$$

$$= \frac{I_{DSS}}{V_p^2}\left[V_p - V_{GS} - v_L(t) - v_s(t)\right]^2$$

$v_L(t) = V_L \cos\omega_L t$ ، $v_s(t) = V_s \cos\omega_s t$ با فرض

$$\Rightarrow i_D = \frac{I_{DSS}}{V_p^2}\Big[\underbrace{(V_p - V_{GS})^2}_{DC} + \underbrace{V_s^2\cos^2\omega_s t}_{2\omega_s} + \underbrace{V_L^2\cos^2\omega_L t}_{2\omega_L} - \underbrace{2(V_p - V_{GS})V_s\cos\omega_s t}_{\omega_s}$$

$$\underbrace{-2(V_p - V_{GS})V_L\cos\omega_L t}_{\omega_L} + \underbrace{2V_sV_L\cos\omega_s t\cdot\cos\omega_L t}_{\text{مطلوب}}\Big]$$

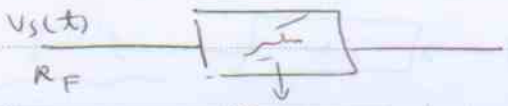
$(\omega_s - \omega_L)$ و $(\omega_s + \omega_L)$

کافیست فرکانس مدولاتور روی فرکانس مورد نظر ما تنظیم شود.

فرض کنید :

$$i_D(\omega_{IF}) = \frac{I_{DSS}}{V_p^2}V_sV_L\cos(\omega_L - \omega_s)t$$

جریان خروجی — ضریب دلخواه



G_C (کنترل مکسر)

بهره مکسر G_C = دامنه جریان I_F خروجی / دامنه ولتاژ RF ورودی

برای FET →

$$G_C = \frac{\frac{I_{DSS}}{V_p^2}V_sV_L}{V_s}$$

$$G_C = \frac{I_{DSS}}{V_p^2}V_L$$

زنی سیر در این نتیجه استفاده می شود میزان کنترل روی بهره می باشد.

شرط سری کردن منبع float بودن آنست (حداقل یکی از منابع)

این طوری است که باید کار برای شود ⟸

PaPCO

Subject:
Year. Month. Date. ( )

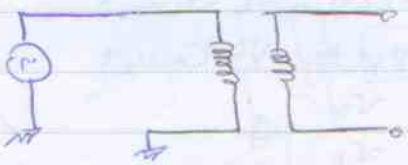
کاربردی ترکیب طرح قبل : - شرط سری کردن منابع آن است که حداقل یکی از آنها شناور باشد .

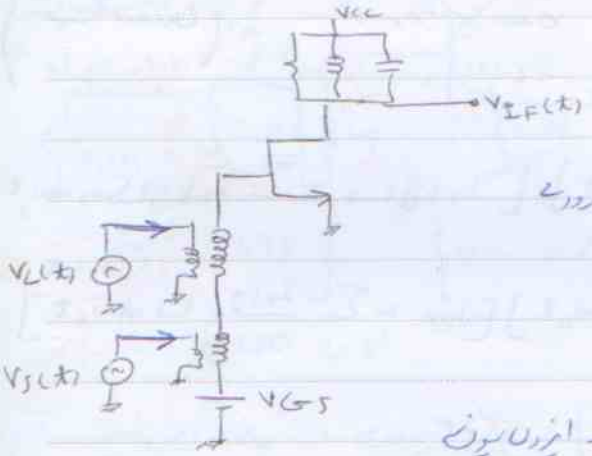
انواع منابع ← Float یا دوسر آزاد

منبع Single ended (یک سر آزاد)

- به کمک ترانس می‌توان از منبع تک سر منبع دوسر (Float) ساخت

پس در طرح قبل منابع را با ترانس تزریق می‌کنیم ،





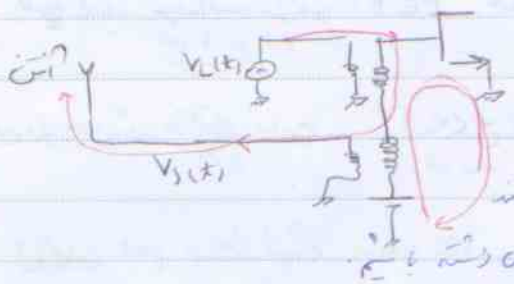
ب / ایزولاسیون

یک بحث مهم برای مدارات فرکانس بالا ایزولاسیون یا پورت‌های ورودی

نسبت به یکدیگرند .

هدف ثبت یک سیگنال از یک ورودی به سمت خارج آن کم‌تر باشد ایزولاسیون بهتر است . (ورودی نباید ثبت سیگنال به خارج داشته باشد اما در عمل این طور نیست)

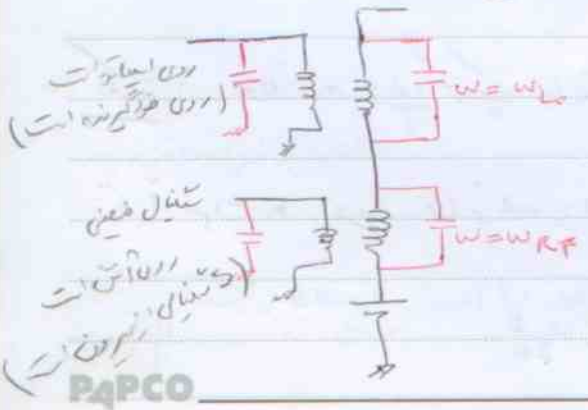
• برای حل ثبت سیگنال ما باید پورت‌های ورودی را ایزوله کنیم .



این حالت که می‌گیریم انواع فرکانس‌ها این حالت ممکن است ثبت‌هایی داشته باشیم .

Single Tune

Double Tune

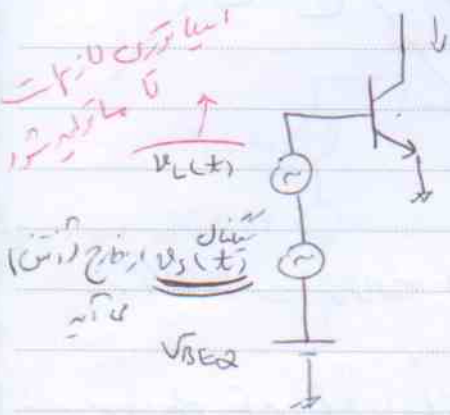


البته دلیل ضعیف بودن سیگنال ضعیف آنتن و این که ما روی خود اسیلاتورات متمرکز برای ما ثبت نکرده‌اند اما RF باید حتماً ثبت داشته باشد چون ثبت روی آنتن می‌تواند مشکلاتی ایجاد کند .

Subject: جلسه سیزدهم

Year. ۱۴۰۲ Month. ۸ Date. ۲۵ ( )

استفاده از BJT به عنوان المان غیرخطی (LS)



$$\begin{cases} i_C = I_0\, e^{\frac{v_{BE}}{V_T}} \\ v_{BE} = v_L(t) + v_S(t) + V_{BEQ} \end{cases}$$

$$i_C = \underbrace{I_0\, e^{\frac{V_{BEQ}}{V_T}}}_{I_{CQ}} e^{\frac{v_L(t)}{V_T}} e^{\frac{v_S(t)}{V_T}}$$

تعریف:
$$v_L(t) = V_L \cos\omega_L t \qquad v_S(t) = V_S \cos\omega_S t$$

تعریف: $\frac{V_L}{V_T} = x$ ، $\frac{V_S}{V_T} = y$ دامنه نرمالیزه شده ورودی 2

$x\cos\omega_L t$ $y\cos\omega_S t$ دامنه نرمالیزه شده ورودی 1 (سیگنال ورودی 2 دارد)

$$\Rightarrow i_C = I_{CQ}\, e^{x\cos\omega_L t}\, e^{y\cos\omega_S t}$$

$$i_C = I_{CQ}\left[I_0(x) + 2\sum_{n=1}^{\infty} I_n(x)\cos n\omega_L t\right]\left[I_0(y) + 2\sum I_n(y)\cos n\omega_S t\right]$$

$$i_C = \underbrace{I_{CQ}\cdot I_0(x)\cdot I_0(y)}_{I_{DC}}\left[1 + 2\sum \frac{I_n(x)}{I_0(x)}\cos n\omega_L t\right]\left[1 + 2\sum \frac{I_n(y)}{I_0(y)}\cos n\omega_S t\right]$$

$$i_C(\omega_{IF}) \xrightarrow{n=1} = 2 I_{DC}\frac{I_1(x)}{I_0(x)}\frac{I_1(y)}{I_0(y)}\cos\underbrace{(\omega_L - \omega_S)}_{\omega_{IF}} t$$ (توضیح)

همان مطلوب ما

این رابطه برای FET خطی نبوده (رابطه جریان IF خروجی نرم خطی با ورودی را) ندارد

$$\frac{I_1(y)}{I_0(y)} \simeq \frac{y}{2}$$ ولی در حالت خاص برای $y \ll 1$:

و برای ما مهم است چون اطلاعات در RF هستند پس خروجی باید سنت ورودی RF خطی باشد

نکته: اولاً x نباید کوچک باشد زیرا ترانزیستور باید در LS عمل کند تا حاصلضرب بدست آید

ثانیاً چون x بعرف ما وارد اطلاعات است غیرخطی شدن سبب x مشکلی ندارد.

ولی گودرز آنرا نگیر

$$i_C = I_{DC}\frac{I_1(x)}{I_0(x)}\frac{V_S}{V_T}\cos\omega_{IF} t$$ با ضریب دلخواه

PAPCO

Subject:
Year. Month. Date. ( )

$$G_C = \frac{I_c(w_{IF})}{V_s} = \frac{I_{DC}}{V_T} \cdot \frac{I_1(n)}{I_0(n)} \Rightarrow \boxed{G_C = g_m \frac{I_1(n)}{I_0(n)}}$$

g_m

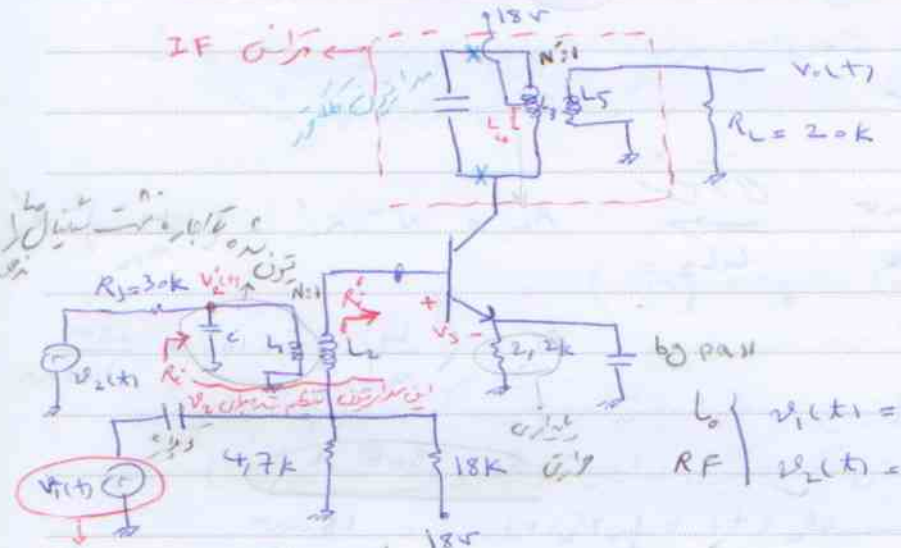
رابطه G_C برحسب $g_{m_{S.S}}$

$$\frac{G_C}{G_{m(n)}} = \frac{g_m \frac{I_1(n)}{I_0(n)}}{g_m \frac{2 I_1(n)}{n I_0(n)}} \Rightarrow \boxed{G_C = \frac{n}{2} G_{m(n)}}$$

رابطه G_C برحسب $G_{m_{L.S}}$

($G_{m(n)}$ بازای ما)

مثال:



$L_1 = 200\,\mu H$

$L_3 = 250\,\mu H$

$M_{12} = 50\,\mu H$

$M_{34} = 50\,\mu H$

$M_{35} = 25\,\mu H$

$Q_{L_3} = 40$

$$V_1(t) = 25^\circ \cos 15 \times 10^6 t \quad [mV]$$

$$V_2(t) = 36 \cos 10^7 t \quad [mV]$$

$V_1(t)$ $V_2(t)$

سلف اول دوم ورودی باشد ← سلکتیو است

ما هم داشته و هم فرکانس بزرگ‌تری ثبت کرد. RF دارد. (RF از بیرون وارد می‌شود و ضعیف است)

بنابراین $V_1(t)$ سیگنال ما است.

تحلیل DC:

$$V_B = \frac{4,7}{4,7+18} \times 18$$

$$I_{EQ} = \frac{V_E}{R_E} = \frac{V_B - 0,7}{2,2k} = 1,38\ mA$$

$$g_m = \frac{1,38}{25} = 55\ mV$$

- موازی

مدار بیرون دهنده از فرکانس بزرگ‌تر و دامنه قوی‌تر BE

سلف اعتبار کوتاه است. $n = \frac{250}{25} = 10$ ← رابطه نوشته شده

$n = \frac{L_0}{\downarrow}$ سلف فیلتر خروجی که از تقویت

پس مدار بیرون دهنده ما جریان

V_1 کم اعتبار کوتاه می‌آورد پس V_1 سیگنال اصلی BE را تشکیل

نظرتان چیست؟ وقتی خازن by pass نباشد آیا V_{BE} می‌شود؟

Subject:
Year. Month. Date. ( )

$\alpha = 1 \xrightarrow{\text{تقریب } G_{m(max)}/g_m} \frac{G_{m(max)}}{g_m} = 0.19 \Rightarrow G_{m(max)} = 10.5\ mV$

$g_m = 55\ mV$

$G_C = \frac{10}{2} \times 10.5 = 52.5\ mV$

• می‌خواهیم ببینم کم BE (در ورودی T) از $V_2(t)$ چقدر است!!

$V_2'(t) = \frac{R_i}{R_i + 3.0K} V_2(t)$

جریان IF خروجی $= G_C \cdot$ (در ورودی) R_F دیده شده

$i_c(\omega_{IF}) = G_C \times$ "

R_i': مقاومت دیده شده از دوسر L_2 به دلیل وجود فازنت و بایاس نشدن

R_i: مقاومت دیده شده از دوسر سوار بترن

مقاومت داخلی منبع ورودی $R = 0$

از سمت بالای L_2 نیز چون امیتر زمین است مقاومت

می‌شود h_{ie}

SS: $R_i' = h_{ie} = \beta \frac{25\ mV}{I_{EQ}} \xrightarrow[L_1 L_2]{\text{تبدیل ترانس}} R_i = N^2 \cdot R_i' = \left(\frac{L_1}{M_{12}}\right)^2 R_i'$

$R_i = \left(\frac{L_1}{M_{12}}\right)^2 \cdot 100 \times \frac{25m}{1.38mA}$

$R_i = 30\ k\Omega$

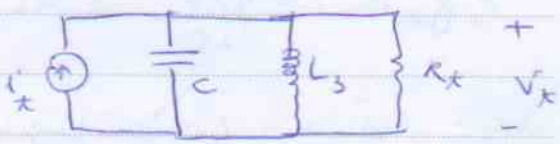
$\Rightarrow V_2'(t) = \frac{3.0k}{3.0 + 3.0K} v_2(t) = \frac{1}{2} v_2(t) = 18\ mV$

ولتاژ R_F در ورودی $V_5 = V_2' \left(\frac{M_{12}}{L_1}\right) = 4.5\ mV$

$\Rightarrow i_c(\omega_{IF}) = 52.5 mV \times 4.5 mV = 236.25\ \mu A$

× حال باید کار انتقال سوار بترن خلاصه شود،
یعنی چون L_4 است می‌خواهیم L_3 مشخص شود دیگر:

انتقال یافته در سر سوار بترن



برای L_3 و R دیده شده است R داخلی آن باید لحاظ شود.

$R_t = R_{P_{L_3}} \parallel (N^2 R_L) = 50\ k\Omega$ ($N^2 R_L = R_L'$)

$R_L' = R_L \left(\frac{L_3}{M_{35}}\right)^2 = 2\ M\Omega$

$Q_{L_3} = \frac{R_{P_{L_3}}}{L_3 \cdot \omega_{IF}} \Rightarrow R_{P_{L_3}} = 50\ k\Omega$

P4PCO

Subject:
Year. Month. Date. ( )

$$V_t = R_t i_t = 50k \times 236,25 \left(\frac{50}{250}\right) = 2,4\ V$$

استقال ولتاژ به سمت خروجی $\rightarrow$ $V_o = V_t \left(\frac{M_{35}}{L_3}\right) = 240\ mV$

$$\omega_{IF} = \omega_L - \omega_S = 5 \times 10^6$$

$$V_o(t) = 240 \cos 5 \times 10^6 t \quad [mV]$$

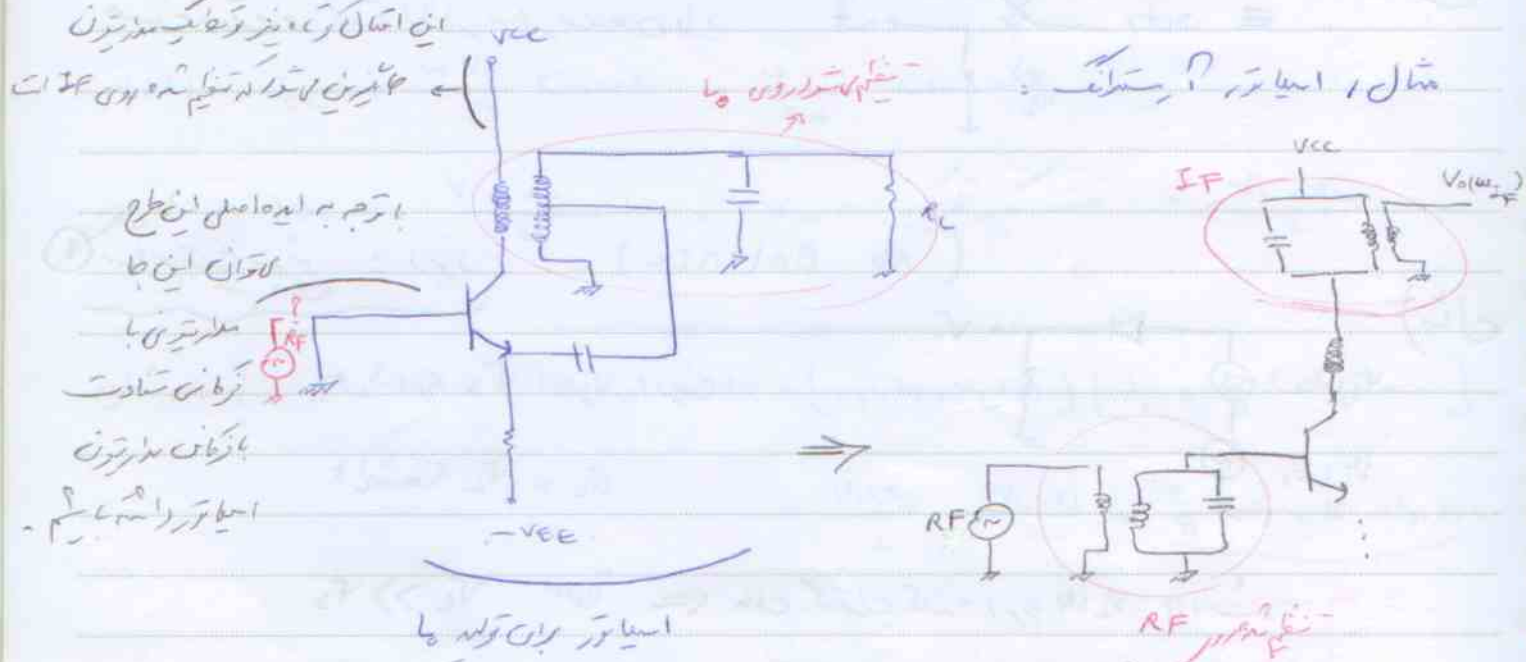
در خروجی مونه DC نداریم چون پی استقال داده شده و یک طرفش زمین می باشد.

مبدل فرکانس (Frequency Converter)

مدارات سنگین هستند که با یک ترانزیستور هم اسیلاتور و هم ضرب کننده غیرخطی ایجاد می شود (در مقابل حداقل ۳ تا لازم بود یکی برای سنگین دیگری در اسیلاتور برای تولید سینال ما)

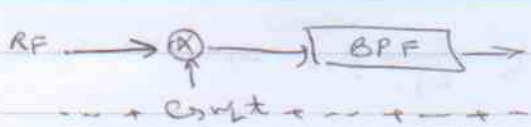
ایده اصلی: متفاوت بودن فرکانس های ما و RF و IF و این که نویز را در خارج از فرکانس بهره ساز خود مثل استقال کوتاه عمل می کند.

مثال، اسیلاتور ؟ رسترنگ:



Subject: جلسه چهاردهم
Year. ۸۲ Month. ۸ Date. ۲۲( )

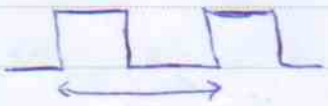
ضرب کننده های سوئیچینگ :



از لحاظ سیگنال ما باید تک فرکانس باشد و توانه فرکانس های دیگری را نیز داراباشد زیرا در ادامه سیر فیلترین هست که همه مطلوب را جدا کند.

ایده : به جای آنکه ما همواره یک سیگنال تک فرکانس (یک sin) باشد و توانه هر سیگنال دلخواهی که در طیف خودش یک جمله با فرکانس ω_L دارد، باشد.

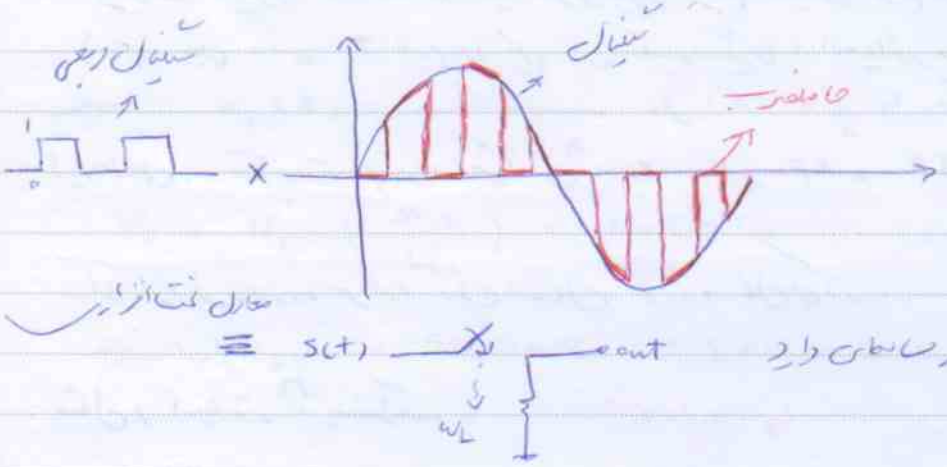
به عنوان مثال، کام سیگنال های متناوب با دوره تناوب T_L چنین خاصیتی دارند.



در حالت خاص موج مربعی متناوب نیز قابل قبول است.

$f = 1/T = \omega_L/2\pi \rightarrow$ سیگ $= a_0 + \cos\omega_L t + \cdots$

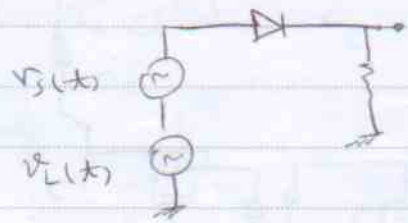
در عمل حاصلضرب هر سیگنال در موج مربعی معادل با سوئیچ شدن آن با همان فرکانس مربعی است.



حسن روش، مدار ابزار بسیار ساده ای دارد

① ساده ترین سوئیچ : دیود (No Balance)

(مثال)



V_S ازفن $V_S = V_S \cos\omega_S t$

$V_L = V_L \cos\omega_L t$

$V_L \gg V_S$ معمولاً $\Rightarrow$ عامل کنترل کننده دیود (V_L) می باشد.

Subject:
Year. Month. Date. ( )

$V_L(t) > 0.7 \rightarrow$ D: on $\Rightarrow V_o = V_s(t) + V_L(t)$

$V_L(t) < 0.7 \rightarrow$ D: off $\Rightarrow V_o = 0$

قاعده کلی: ابتدا وضعیت سوئیچ های موجود در مدار باید مشخص شود سپس در هر وضعیت ممکن با تشکیل مدار معادل ضابطه V_o برحسب ورودی بدست می آید. سپس بررسی می شود با تغییر روابط در کدام یک از توابع تغییری که عموماً توابع مربوطه یک ضابطه واحد دارند.

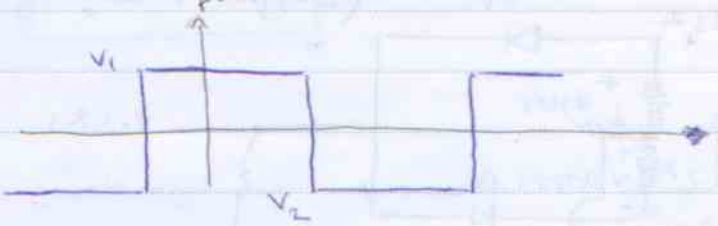
برای مثال فوق /

$$V_o = q(t) \cdot \left[V_L(t) + V_s(t) \right]$$

$$q(t) = \begin{cases} 1 & V_L(t) > 0 \\ 0 & V_L(t) < 0 \end{cases}$$

$q(t)$ را بسط فوریه می گیریم (یادآوری): $q(t) = \frac{1}{2} + \frac{2}{\pi}\cos\omega_0 t - \frac{2}{3\pi}\cos 3\omega_0 t + \cdots$

یادآوری →



$$q(t) = V_{DC} + \frac{4V_m}{\pi}\cos\omega t - \frac{4V_m}{3\pi}\cos 3\omega t + \cdots$$

$V_{DC} = \frac{V_1 + V_2}{2}$ ، $V_m =$ نصف یک تابک $= \frac{V_1 - V_2}{2}$

(ادامه مثال) با $q(t)$ بدست آمده $\rightarrow V_o(t) = \left[V_s(t) + V_L(t) \right] \left[\frac{1}{2} + \frac{2}{\pi}\cos\omega_0 t + \cdots \right]$

جایگزین کنید

$$= \frac{V_s(t)}{2} + \frac{V_L(t)}{2} + \frac{2}{\pi}\cos\omega_0 t \cdot V_s(t) + \cdots$$

جمله مطلوب که توسط فیلتر انتخاب می شود.

(IF)

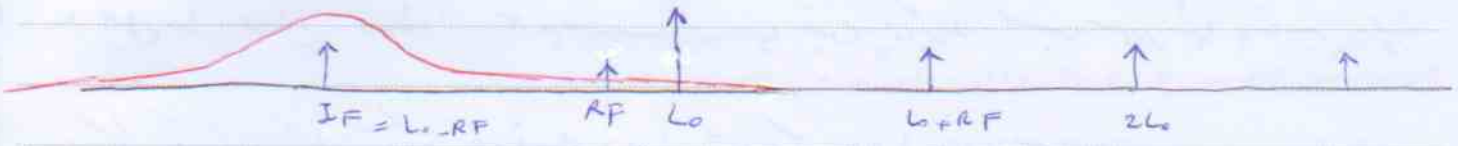
هم دارای فرکانس هم V_L منبع بدست می آیند

PAPCO

Subject:
Year. Month. Date. ( )

معایب : ۱) در صورت float بودن منابع باید ابتدا آنها را با ترانس تبدیل به float نمود تا بتوان آنها را سری کرد.

۲) عمدتاً مزاحم ترین مولفه های فرکانسی، فرکانس IF همان فرکانس های RF و Local هستند

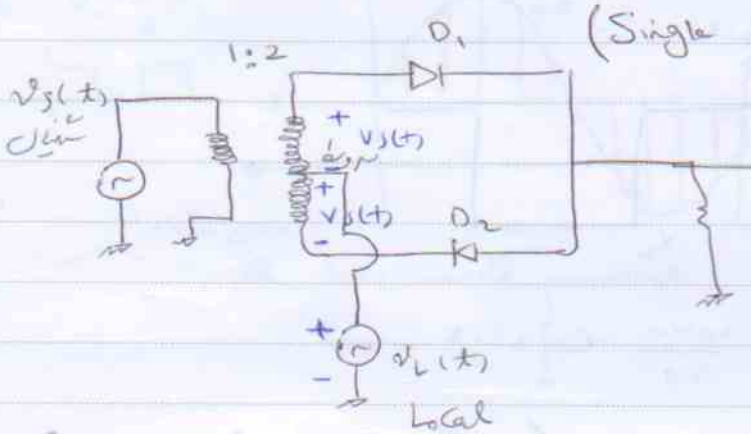


چون فیلتر ایده آل نمی باشد نشتی از فرکانس های ناخواسته خواهیم داشت

با توجه به ایده آل بودن مشخصه فیلتر BP ، IF ، فرکانس های Lo و RF اشکال نشت بیشتری در خروجی IF دارند که مبنای این انتخاب رابطه بزرگتر بیشتر بودن دامنه است

- میکسرهایی که قادرند حذف RF یا Lo یا هر دو در خروجی خواهیم شنود هستند :

۲) میکسرهای بالانس شده (Single Balance Mixer)



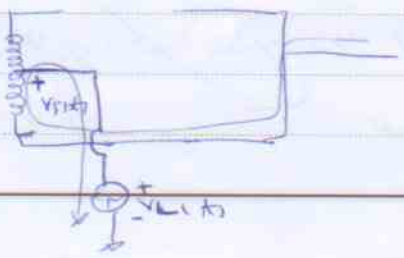
فرض :
$V_L >> V_S$

تحلیل مدار :

$V_L(t) > 0 \rightarrow$ { D_1 : on, D_2 : off } $\rightarrow V_o = V_1(t) + V_L(t)$

$V_L(t) < 0 \rightarrow$ { D_1 : off, D_2 : on } $\rightarrow V_o = -V_S(t) + V_L(t)$

چون نسبت تبدیل ترانس ۱ به ۲ است
مرکز ثانویه ترانس ولتاژ $V_1(t)$ است

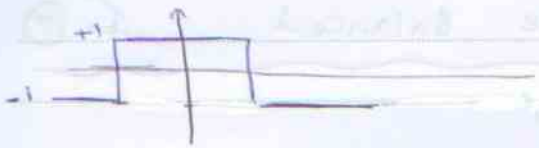


$$V_o(t) = q(t) V_S(t) + V_L(t)$$

$$q(t) = \begin{cases} +1 \rightarrow V_L > 0 \\ -1 \rightarrow V_L < 0 \end{cases}$$

PqPCO

حال، حال $q(t)$ بط فوریه تزریق دهیم:



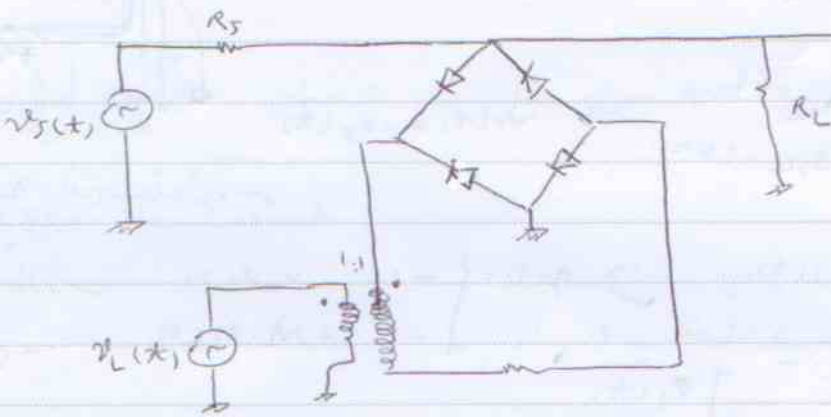
$$V_o(t) = \left[\frac{4}{\pi}\cos\omega_L t + \cdots\right] V_s(t) + v_L(t)$$

$$= v_L(t) + \underbrace{\frac{4}{\pi} v_s(t)\cos\omega_L t}_{IF}$$

علی مطلوب

نسبت به حالت قبل چون ورودی فیلم $V_s(t)$ تزریق و حذف شده است احتیاجی به برداشتن Single Balance نمی‌کنیم. بالاس برای فیلم دوم انجام شده که به دین دلیل مرکب جبران شکل ما زیبا

(۳) مدار بعدی:



Single Balance

$$\begin{cases} v_L(t) > 0 \longrightarrow \text{دیود ما روشن} \longrightarrow V_o(t) = \dfrac{R_L}{R_L + R_S} v_s(t) \\ v_L(t) < 0 \longrightarrow \text{دیود ما روشن نیست} \longrightarrow V_o(t) = 0 \end{cases}$$

$$\Longrightarrow V_o(t) = q(t)\left[\frac{R_L}{R_L + R_S} V_s(t)\right] \quad ; \quad q(t) = \begin{cases} 1 & v_L(t) > 0 \\ 0 & v_L(t) < 0 \end{cases}$$

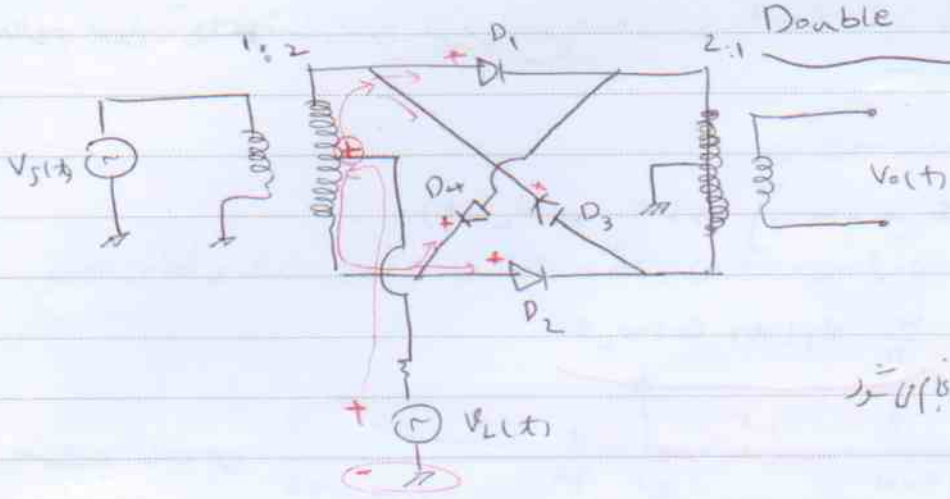
بسط فوریه: $V_o(t) = \left[\frac{1}{2} + \frac{2}{\pi}\cos\omega_L t + \cdots\right] \frac{R_L}{R_L + R_S} v_s(t)$

$$v_o(t) = \frac{R_L}{2(R_L + R_S)} \cdot v_s(t) + \underbrace{\frac{2R_L}{\pi(R_L + R_S)} \cos\omega_L t \cdot v_s(t)}_{IF} + \cdots$$

فیلم v_L حذف شده که موضوع مثبتی نسبت به قبل است زیرا با فرکانس تزریق.

Subject:
Year. Month. Date. ( )

④ مدار Double Balanced

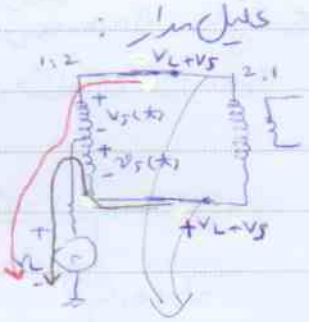


$V_L \gg V_s$

⇓

عبور دیود ها کنترل می‌شود

تحلیل مدار:



$v_L(t) > 0 \longrightarrow \begin{cases} D_{1,2}: on \\ D_{3,4}: off \end{cases} \longrightarrow V_o(t) = v_s(t)$

$v_L(t) < 0 \longrightarrow \begin{cases} D_{1,2}: off \\ D_{3,4}: on \end{cases} \Rightarrow V_o(t) = -V_s(t)$

اختلاف دو سر $= V_L+V_s-(-V_s+V_L) = 2V_s$

$\Longrightarrow V_o(t) = g(t)\, V_s(t)$; $g(t) = \begin{cases} +1 & V_L(t) > 0 \\ -1 & V_L(t) < 0 \end{cases}$

مبدل تراز 2:1 ↓ $V_o = V_s$

$V_o(t) = \left[\frac{4}{\pi} \cos \omega_L t + \cdots \right] V_s(t)$

$= \underbrace{\frac{4}{\pi} \cos \omega_L t \cdot V_s(t)}_{IF} + \cdots$

در این حالت خروجی دارای مولفه $V_s(t)$ می‌باشد که خواسته ما نیست

• وقتی تقارن ها دقیقاً شبیه و بی‌سر کاملاً برقرار باشد.

Subject: جلسه پانزدهم

Year. ۱۴۰۲ Month. ۸ Date. ۲۷

ضرب کننده های آنالوگ

فصل ۶ : مدولاتورهای دامنه (AM)

اطلاعات دوباند جانبی می باشند. سیگنالی که خودکار به عبور باند پایه نمی باشد توسط سیگنال حامل انتقال داده می شود.

مدولاسیون AM
- AM معمولی : AM_full Carrier
- DSB : Double side Band
- VSB : Vestigial Side Band

AM_full Carrier : در AM معمولی سیگنال پیام با دامنه Carrier جمع می شود.

$$v_c(t) = V_c \cos \omega_c t$$

$$v_m(t) = V_m \cdot f(t) \quad ; \quad -1 \le f(t) \le +1$$

(پیام زمان گسسته شده)

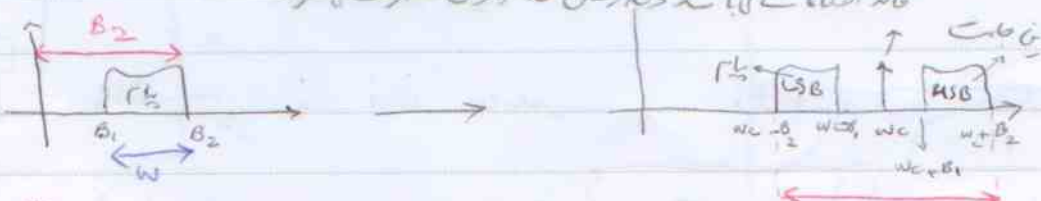
$$v_{AM}(t) = (V_c + V_m f(t)) \cos \omega_c t$$

$$= \underbrace{V_c \cos \omega_c t}_{\text{Carrier}} + \underbrace{v_m(t) \cdot \cos \omega_c t}_{\text{ضرب پیام در حامل}}$$

⇓

چون علم حامل را به مولفه های سیگنال مدوله شده اضافه کرده است AM-Full Carrier نام آن را گذاشتیم.

- علاوه بر کاهش حاصلضرب پیام در $\cos \omega_c t$ باعث ایجاد دو Side Band متناظر با مجموع و تفاضل می گردد.



اگر $B_1 \neq 0 \Rightarrow B_2 = W$

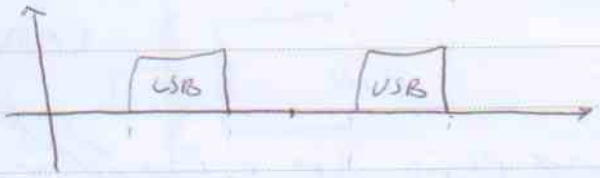
پهنای باند پیام ارسال شده از نصف توان بیشتر

پهنای باند مورد نیاز

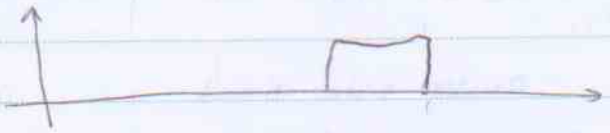
Subject:
Year. Month. Date. ( )

• با توجه به عدم وجود اطلاعات در کریر می‌توان آن را حذف نمود (AM - DSB)

1- Suppresed Carrier



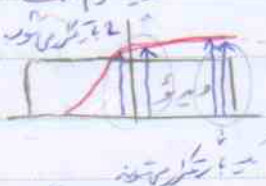
• و با توجه به تکرار اطلاعات در دو Side band شاید بتوان یکی را نیز حذف نمود. (SSB) single



• و اگر SB به طور کامل و بخشی از SB نیز ارسال شود (VSB) نامیده می‌شود.

سیگنال‌های BP مثل صدا فضای خالی زیادی دارند و فیلتر نرخ عبور شدن داشته باشد

سیگنال‌های LP مثل ویدئو این امکان را ندارند و مجبوریم فیلتر میزایم تا کم استفاده‌تر بخشی از SB را نیز با نیز ارسال نماییم (فضای خالی نداریم)



برخی از زمانس‌ها دوبار تکرار شده (تولید اعوجاج)

هنر طراح: طراح سیستم باید دقت را برای فیلتر انتخاب می‌کند به نوعی که مجموع هر دو زمانس با ترنزیشن اش در یک فرکانس خارج از باند نشود.

حسن: سادگی و اقتصادی
عیب: توان اضافه برای حمل فضای باندخالی

توان و فضای باند ⟷ trade off پیچیدگی گیرنده

$A V_c \left[1 + \frac{V_m}{A} f(t)\right]$ ← m

$\left[V_c \left(A + V_m f(t)\right) \cos \omega_c t\right]$ ← فرم کلی تر AM

عیب اصلی دو تیتر نیاز به:

$V_{AM}(t) = (V_c + V_m f(t)) \cos \omega_c t$ ← AM معمولی ← جمع کردن و سپس ضرب

$V'_{AM}(t) = V_c \cos \omega_c t \cdot V_m f(t)$ ← DSB ← فقط ضرب ؟

$0 \le m \le 1$ اندیس مدولاسیون $\left\{ m = \frac{V_m}{V_c} \right\}$

PAPCO

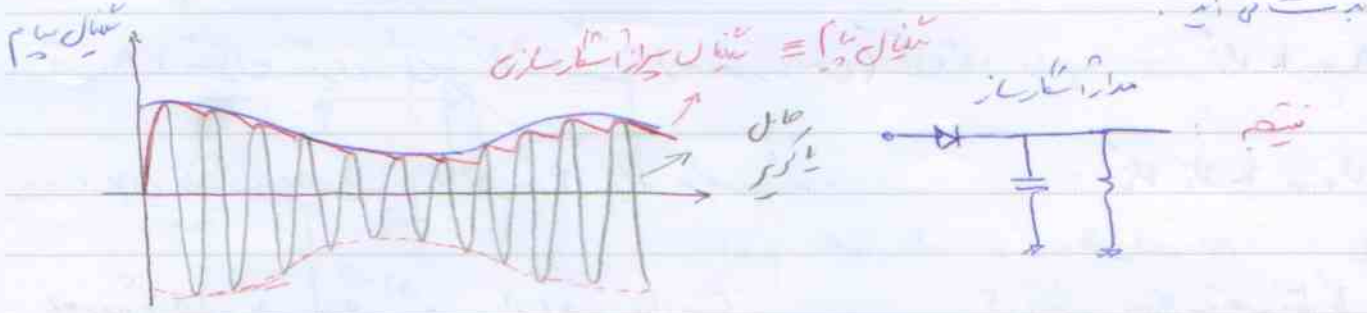
پیام ~~مدل~~ نداشته.

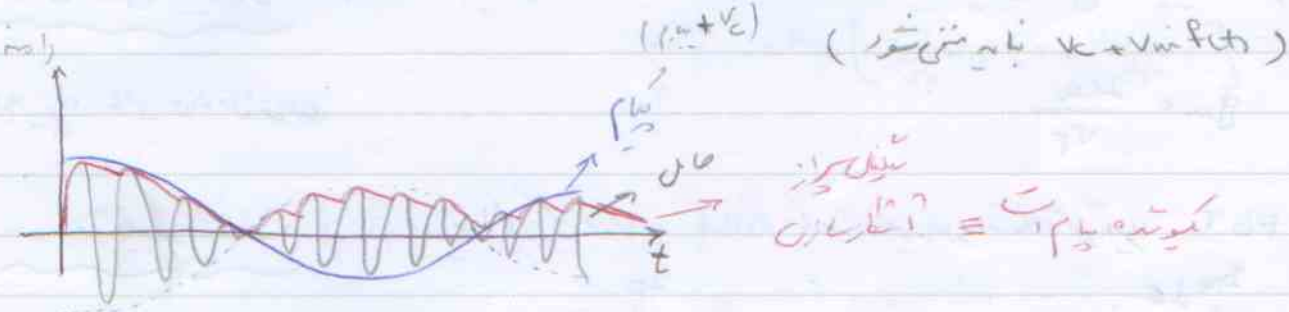
پیام + دامنه کاریر مدل نداشته.

Subject:
Year. Month. Date.

حتماً باید دامنه پیام کوچکتر از دامنه Carrier باشد. یعنی علامت کریر نباید توسط پیام تغییر کند.

زیرا در غیر این صورت پس از آشکارسازی چون به ازای آنکه $2m(t)$ آشکار گردد مکوس شده آن بدست می آید.





($V_c + V_m f(t)$ باید مثبت شود)

ملزومات سخت افزاری

جمع کننده ← الف / سری کردن منابع

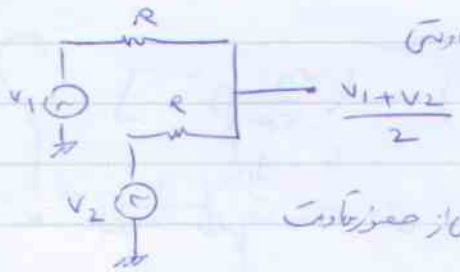
حداقل نیاز به یک منبع float دار

حل مشکل توسط ترانسفورماتور

ضرب کننده

علاوه بر موارد قبلی نوع آنالوگ نیز مناسب است.

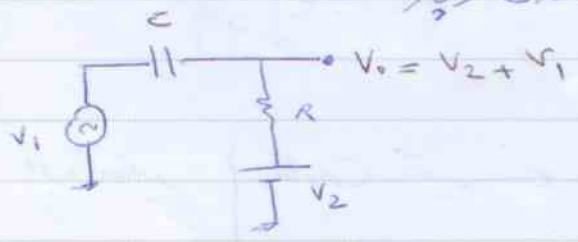
ب / جمع کننده مقاومتی

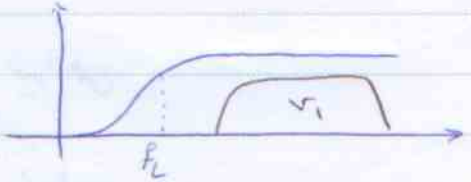


عیب: تضعیف ناشی از صفر مقاومت

ج / حالت خاص: وقتی یکی از منابع DC باشد.

د / با خازن کوپلاژ





$\frac{1}{2\pi RC} \ll f_L V_1$ ؟ R و C را طوری انتخاب می شود که

PaPCO

high Pass فرکانس قطع بالاتر

Subject:
Year. Month. Date. ( )

ضرب کننده های آنالوگ : ایده اصلی: استفاده از تقویت کننده های با گین متغیر.

v_i —[A]— v_o $\quad v_o = A v_i$

اگر A را بتوان تابعی مثل v_i تغییر کند (به طور مناسب) آن گاه داریم:

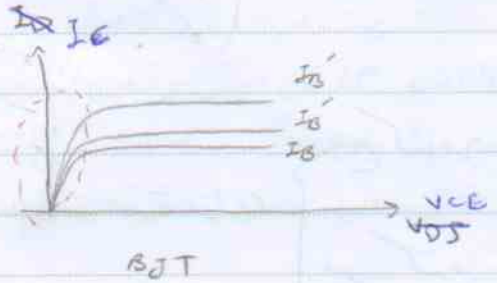
$A = k v_i'$ $\quad v_o = k v_i v_i'$

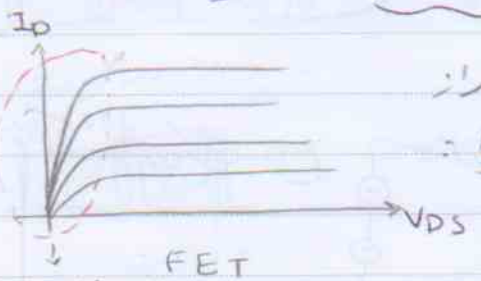
و بدین ترتیب حاصلضرب v_i در v_i ایجاد خواهد شد.

روشهای اصلی تغییر بهره : ۱- با تغییر مقاومت $\quad$ ۲- با تغییر g_m توسط تغییر نقطه کار DC

$A_v = g_m R_C$ تقویت کننده $\quad g_m = \frac{I_{CQ}}{V_T}$

۱- روش تغییر مقاومت : همین الان که در آینده عنوان مقاومت متغیر مورد استفاده قرار گیرد FET است.





ناحیه اهمی (اهمی)
بخش های خاصله هستند

استفاده از FET بهتر از BJT است زیرا: (JFET)

FET : $I_D = I_{DSS}\left[2\left(\frac{V_{GS}}{V_P} - 1\right)\left(\frac{V_{DS}}{V_P}\right) - \left(\frac{V_{DS}}{V_P}\right)^2\right]$ ؟

↓

برای داشتن مقاومت خطی باید $-100\,mV \le V_{DS} \le 100\,mV$ باشد که داشته باشیم:

$I_D \simeq I_{DSS}\left[2\left(\frac{V_{GS}}{V_P} - 1\right)\left(\frac{V_{DS}}{V_P}\right)\right] \Rightarrow R_{DS} = \frac{V_{DS}}{I_D}$

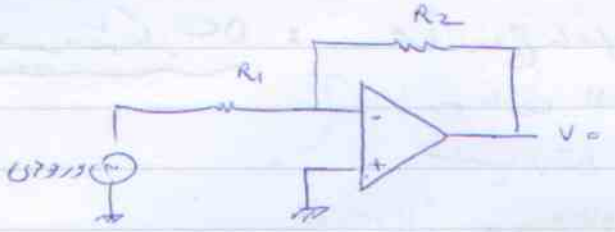
$G_{DS} = -2\frac{I_{DSS}}{V_P}\left(1 - \frac{V_{GS}}{V_P}\right)$ مقاومت متغیر با V_{GS}

بهره متغیر { مقاومت متغیر ← FET در ناحیه اهمی
جریان بایاس متغیر ← عموماً با روش تفاضلی

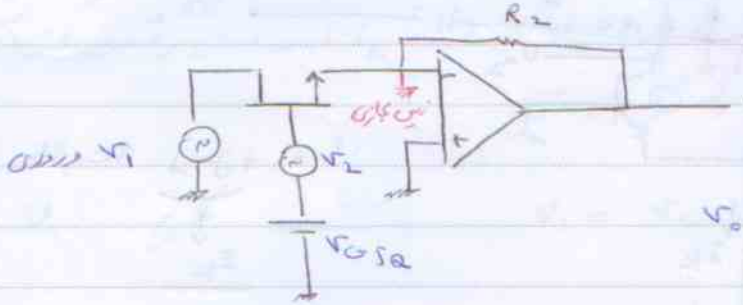
Subject: جلسه

Year. Month. Date. ( )

مثال: op-Amp



$$A_V = \frac{-R_2}{R_1} = -G_1 R_2$$



$$V_o = A_V V_1 = -R_2 G_1 V_1$$

$$V_o = -R_2 \left[\frac{-2 I_{DSS}}{V_P} \left(1 - \frac{V_{GS}}{V_P} \right) \right] V_1$$

$$V_{GS} = V_2 + V_{GSQ} \quad ;$$

$$V_o = \frac{-R_2 \, 2 I_{DSS}}{V_P^2} \left(V_P - V_{GSQ} - V_2 \right) V_1$$

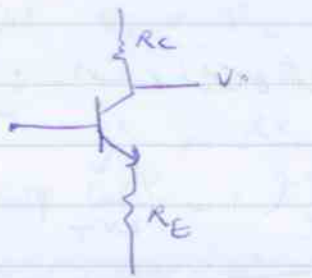
فرض: $V_1 = V_c \cos \omega_c t$

$V_2 = V_m \cos \omega_m t$

$$\Rightarrow V_o = \underbrace{\frac{-V_c R_2 \, 2 I_{DSS}}{V_P^2} \left(V_P - V_{GSQ} \right)}_{k} \left(1 - \frac{V_m}{V_P - V_{GSQ}} \cos \omega_m t \right) \cos \omega_c t$$

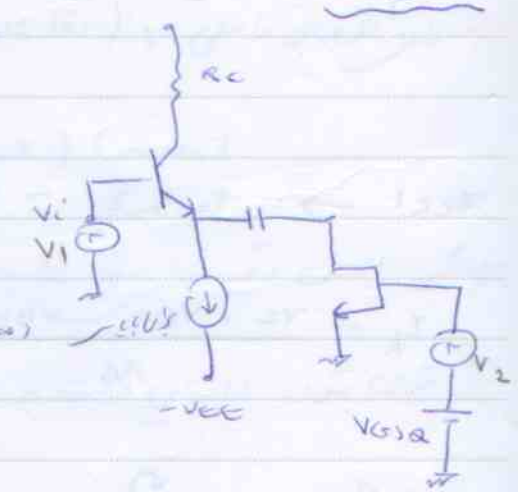
(A, m)

BJT



$$A_V \simeq \frac{-R_C}{R_E}$$

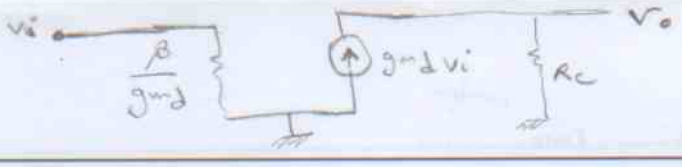
$$\Rightarrow$$



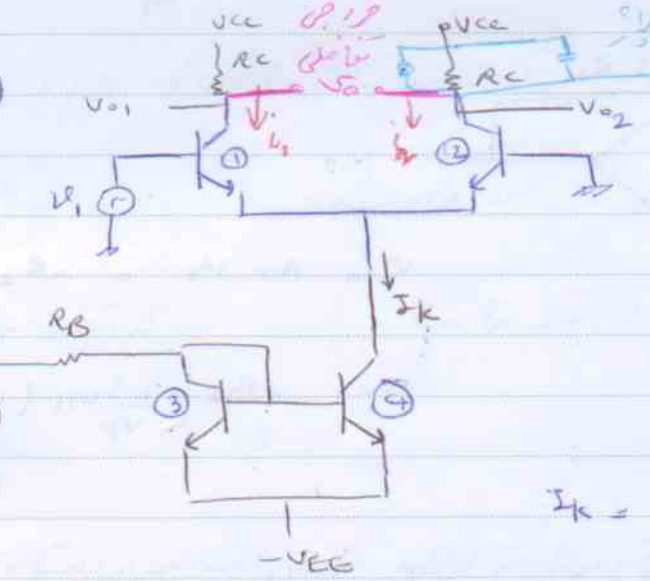
$$V_{AM}(t) = \left(V_C + V_m f(t) \right) \cos \omega_c t + \left[\times A \; (R_{\infty}) \right]$$

$$= \left[V_C \left[1 + \frac{V_m}{V_C} f(t) \right] \cos \omega_c t \right]$$

(m)



تغییر نقطه کار DC : عموماً از زوج تفاضلی استفاده می‌شود. زیرا به طور خود بایاس می‌شود. نیازی به خازن bypass نیست. در عین حال صورت متقارن خود را حفظ می‌کند. ($A_v = -\frac{R_C}{\infty} \simeq 0$)



جریان ترانزیستورهای بایاس کننده و بار آینه‌ای در مدار وجود دارد

$$v_o = +g_{md} R_c . v_1$$

$$\frac{I_k}{4V_T}$$

$$I_k = \frac{V_{EE} + V_2 - V_{BE}}{R_B}$$

$$v_o = -\frac{R_C}{R_B} (V_{EE} - V_{BE} + v_2)\, v_1$$

حسن اصلی : آسان ایجاد حاصلضرب بدون خطا هارمونیکی وجود دارد (فقط پیچیدگی دیفرانسیلی)

رجوع کلی برای تفاضلی :

$$\begin{cases} i_1 = \frac{I_k}{2}\left(1 + \tanh\frac{z}{2}\right) \\ i_2 = \frac{I_k}{2}\left(1 - \tanh\frac{z}{2}\right) \end{cases} \qquad \left(z = \frac{v_i}{V_T} = \frac{V_I}{V_T}\cos\omega t \sin\omega t \right)$$

تحلیل : الف ، فرض می‌شود رجالت $z \ll 1$ هستیم :

$$z \ll 1 \rightarrow \tanh\frac{z}{2} \simeq \frac{z}{2} \rightarrow i_2 = \frac{I_k}{2}\left(1 - \frac{v_1}{2V_T}\right)$$

$$I_k = \frac{V_2 + V_{EE} - V_{BE}}{R_B} = \underbrace{\frac{v_2}{R_B}}_{AC} + \underbrace{\frac{V_{EE} - V_{BE}}{R_B}}_{DC} \; V_\lambda =$$

$$\frac{v_2}{R_B} + \frac{V_\lambda}{R_B} \rightarrow i_2 = \left(\frac{v_2}{2R_B} + \frac{V_\lambda}{2R_B}\right)\left(1 - \frac{v_1}{2V_T}\right)$$

$$\Rightarrow i_2 = \underbrace{\frac{v_2}{2R_B}}_{v_2} - \underbrace{\frac{V_\lambda}{4R_B V_T}}_{v_1} . v_1 + \underbrace{\frac{V_\lambda}{2R_B}}_{DC} - \underbrace{\frac{1}{4R_B V_T}}_{\text{جمله حاصلضرب}} v_1 v_2$$

(خطی)

حسن :

PAPCO

دیگر حاصلضرب سونیه‌ها هارمونیکی وجود ندارد اما مقدار اندکی پیچیدگی دارد.

Subject: جلسه شانزدهم
Year. ۸۲ Month. ۸ Date. ۲۹ ( ) سه‌شنبه

برای استفاده عنوان مدولاتور AM :

فرکانس حامل بالاتر از فرکانس پیام است

I_k بایاس DC است (بوسیله فرمانبین) پس v_2 کسازنده I_k است با فرکانس کمتر

پس v_2 پیام و v_1 حامل درنظر گرفته می‌شود.

v_1: کاریر $\xrightarrow{\text{فرض}}$ $v_1 = V_c \cos w_c t$

v_2: پیام $\xrightarrow{\text{فرض}}$ $v_2 = V_m \cos w_m t$

$$V_{o2} = V_{cc} - R_c i_2$$

$$= V_{cc} - \frac{R_c}{2R_B} V_\lambda - \frac{R_c}{2R_B} V_m \cos w_m t + \frac{R_c V_c V_\lambda}{4R_B V_T}\left(1 + \frac{V_m}{V_\lambda}\cos w_m t\right)\cos w_c t$$

DC — پیام — مدولاتور AM — اندیس مدولاسیون AM

به طریق مشابه برای V_{o1} داریم:

$$V_{o1} = V_{cc} - R_c i_1$$

$$V_{o1} = V_{cc} - \frac{R_c}{2R_B} V_\lambda - \frac{R_c}{2R_B} V_m \cos w_m t - \frac{R_c V_c V_\lambda}{4R_B V_T}\left(1 + \frac{V_m}{V_\lambda}\cos w_m t\right)\cos w_c t$$

★ برای خروجی تفاضلی: (فقط جهت AM ی خانه) اگر $v_o = v_{o2} - v_{o1}$

$$v_o = \frac{R_c V_c V_\lambda}{2R_B V_T}\left(1 + \frac{V_m}{V_\lambda}\cos w_m t\right)\cos w_c t$$

v_o ← Full Carrier است

★ یک راه حل دیگر برای حذف پیام استفاده از فیلتر در خروجی است که خروجی روی فرکانس مورد نظر

تنظیم شود. اما در این حالت به علت اتلاف زیاد شدن تلفات DC علی‌رغم عنوان DC

در خروجی ظاهر می‌شود.

v_{o2} فیلتر شده $= \underbrace{V_{cc}}_{DC} + \frac{R_c V_c V_\lambda}{4R_B V_T}\left(1 + \frac{V_m}{V_\lambda}\cos w_m t\right)\cos w_c t$

برای حذف DC لازم است یک خازن کوپلاژ در خروجی قرار داد.

Subject:
Year. Month. Date. ( )

$g_{m_1} = \frac{I_{kDC}}{4V_T} = \frac{V_\lambda}{4R_B V_T}$: g_{m_1} برحسب

$v_{o_2} = V_{cc} + g_{m_1} R_c V_c (1 + m\cos\omega_m t)\cos\omega_c t$

(روابط فوق هم با فرض S.S بودن ترانزیستور نوشته شده‌اند.)

ب/ با فرض اینکه ترانزیستورهای ① و ② LS و ③ و ④ S.S هستند.

↓

کاملاً شبیه حالت الف است

فقط در رابطه جای g_{m_1} از $G_{m_{g(m)}}\cos\omega_m t$ استفاده می‌شود.

تا اعوجاج دون پیام ایجاد نشود

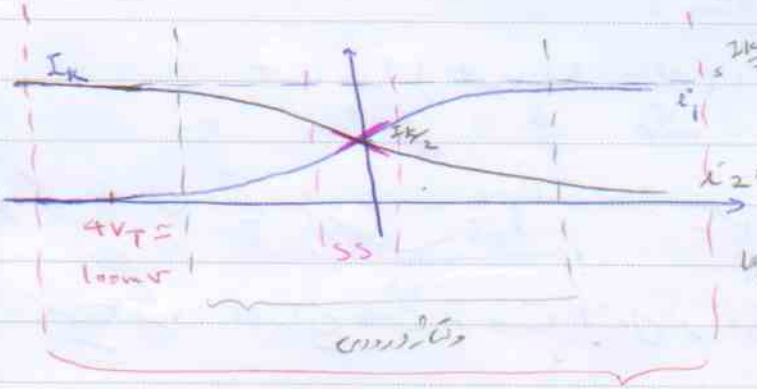
زیرا در دو سر آن پیام است و باعث اعوجاج غیرخطی می‌گردد.

$v_{o_2} = V_{cc} + G_{m_{g(m)}} R_c V_c (1 + m\cos\omega_m t)\cos\omega_c t$

ج/ هم ترانزیستورها LS : اولاً: کاربردی نباشد زیرا ③ و ④ باید خطی باشند تا پیام دچار اعوجاج نگردد. ثانیاً: عموماً به دلیل وجود R_B سری با v_2 در عمل هم رخ نمی‌دهد.

(کم فیلی زیاد: ③ و ④ نیز سه که آنها از SS خارج شوند)

د/ با فرض اینکه ① و ② به شدت LS و ③ و ④ تقریباً SS :



به توجه منفی شخصه تا خطی برای

وتاژ ورودی بزرگتر از $4V_T$ یا $100mV$

عملاً کل جریان I_K یک ترانزیستور انتخاب شده و

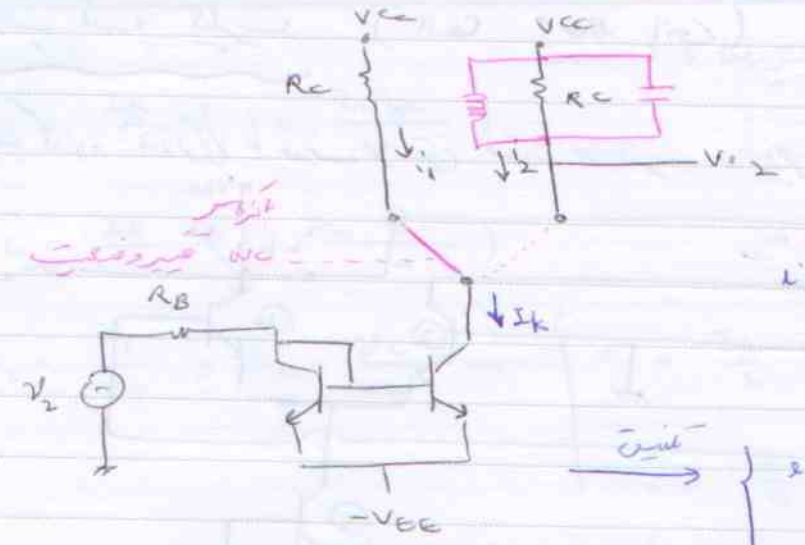
جریان T تقریباً صفر می‌شود پس تا خطی مثل یک مدار عمل کرده و به ضرب کننده توپولوژی گیلبرت

ورودی خطی زیاد

PAPCO

Subject:
Year. Month. Date. ( )

مدار معادل :



$$i_2 = \begin{cases} I_k & v_1 < 0 \\ 0 & v_1 > 0 \end{cases}$$

تقریب

$$i_2 = q(t) \cdot I_k$$

$$q(t) = \begin{cases} 1 & v_1 < 0 \\ 0 & v_1 > 0 \end{cases}$$

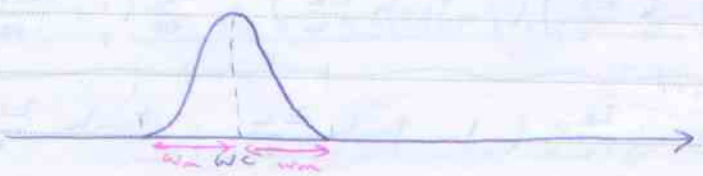
$$i_2 = \left[\frac{V_\lambda}{R_B} + \frac{V_2}{R_B} \right] \left[\frac{1}{2} + \frac{2}{\pi} \cos w_c t - \cdots \right]$$

به علت داشتن خازن فیلتر داریم :

$$V_{o2} = V_{cc} + \frac{2R_c V_\lambda}{\pi R_B} \left(1 + \frac{V_m}{V_\lambda} \cos w_m t \right) \cos w_c t$$

خروجی v_{o2} مدوله شده دامنه است. طیف دامنه مدوله شده داریم :

برای فیلتر فوق باید به صورت زیر باشد زیرا $v_{AM} = v_{o2}$



$$\begin{cases} B_w = 2w_m \\ w_0 = w_c \end{cases}$$

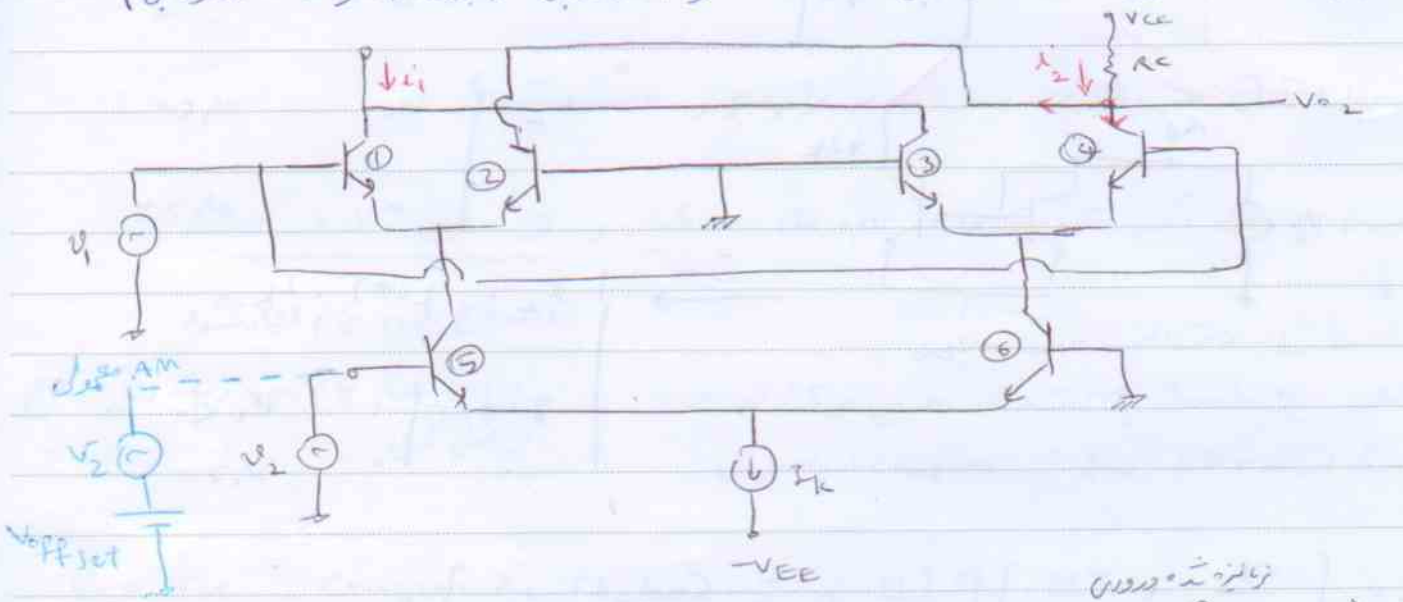
فرکانس مرکزی فیلتر

P4PCO

Subject:
Year. Month. Date. ( )

ضرب کننده گیلبرت (Gil Bert Cell)

ضرب کننده آنالوگی با هدف راستین فقط حاصلضرب را خروجی (بدون v_1 یا v_2 در خروجی)



$$i_2 = i_{c2} + i_{c4} \qquad \left(\text{جریان تفاضلی} \ \frac{I_k}{2}\left(1 \mp \tanh \frac{z}{2}\right) \right)$$

دیفرانسیل ② وکیلتر است

$$i_{c2} = \frac{i_{c5}}{2}\left[1 - \tanh \frac{z_1}{2}\right]$$

⊕ بین ② زین است دل بین ⑤ ، ⑥ وصل است

و دیفرانسیل ⊕ از v_1 آسمات

$$i_{c4} = \frac{i_{c6}}{2}\left[1 \oplus \tanh \frac{z_1}{2}\right]$$

$$i_{c5} = \frac{I_k}{2}\left[1 + \tanh \frac{z_2}{2}\right], \quad i_{c6} = \frac{I_k}{2}\left[1 - \tanh \frac{z_2}{2}\right]$$

سپس جایگذاری و ساده سازی داریم:

$$i_2 = \frac{I_k}{4}\left(1 - \tanh \frac{z_1}{2}\right)\left(1 + \tanh \frac{z_2}{2}\right) + \frac{I_k}{4}\left(1 + \tanh \frac{z_1}{2}\right)\left(1 - \tanh \frac{z_2}{2}\right)$$

برحسب ورودی v_1 و v_2

$$i_2 = \frac{I_k}{2}\left(1 - \tanh \frac{z_2}{2} \cdot \tanh \frac{z_1}{2}\right)$$

$$i_1 = \frac{I_k}{2}\left(1 + \tanh \frac{z_2}{2} \cdot \tanh \frac{z_1}{2}\right)$$

جریانها خروجی برحسب ورودی

Subject:
Year. Month. Date. ( )

حالت ضامن: این / هم ترانزیستورها s.s هستند

$$i_1 = \frac{I_k}{2}\left(1 + \frac{z_1 z_2}{4}\right)$$

$$i_2 = \frac{I_k}{2}\left(1 - \frac{z_1 z_2}{4}\right)$$

فقط جمله حاصلضرب پایه دارم

$$z_1 = \frac{v_1}{V_T},\ z_2 = \frac{v_2}{V_T} \Rightarrow \begin{cases} i_1 = \frac{I_k}{2}\left(1 + \frac{v_1 v_2}{4 V_T^2}\right) \\ i_2 = \frac{I_k}{2}\left(1 - \frac{v_1 v_2}{4 V_T^2}\right) \end{cases}$$

برای مدولاسیون: v_1: ورودی، v_2: پایه ۵ — برای میکسر: v_1: ورودی، v_2: R_F

ورودی: $v_1 = V_c \cos\omega_c t$, $v_2 = V_m \cos\omega_m t$

$$V_{o_2} = \underbrace{V_{cc} - \frac{I_k}{2} R_C}_{DC} + \underbrace{\frac{I_k}{8 V_T^2} R_C V_c V_m \cos\omega_m t \cos\omega_c t}_{\text{جمله حاصلضربی}}$$

↓

Suppressed Carrier (DSB)

برای تبدیل به حالت AM همونی که پایه ۵ بتونه DC جمع بشه به ورودی ضرب بشه کافیه به پایه ۵ یک offset بدیم

$$V_{o_2} = V_{cc} - \frac{I_k}{2} R_C + \frac{I_k R_C V_c V_{offset}}{8 V_T^2}\left(1 + \frac{V_m}{V_{offset}} \cos\omega_m t\right)\cos\omega_c t$$

↓

Full Carrier — V_{offset} لزوماً V_c نباشه هرچند دلخواهی میتونه باشه.

$$g_m = \frac{I_k}{4 V_T}$$

$$V_{o_2} = \underbrace{V_{cc} - \frac{I_k}{2} R_C}_{DC} + g_m \frac{R_C V_c V_{off}}{2 V_T}\left(1 + m\cos\omega_m t\right)\cos\omega_c t$$

خروجی AM

Subject:
Year. Month. Date. ( )

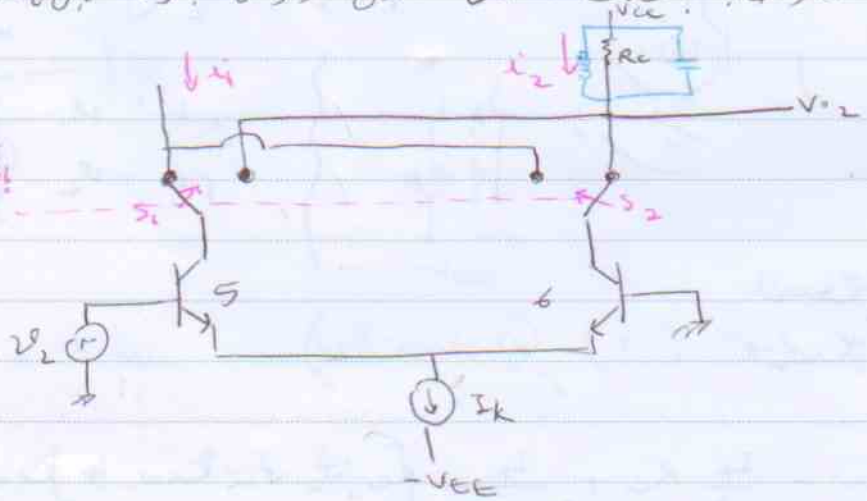
ب/ ۱ و 2 و 3 و 4 : کار

5 و 6 لزوماً : ss (به دلیل داشتن ورودی یکسان که باید اثر آن را حذف کرد)

شاخه بین کلکتورها رابطه جریان g_{m5} و g_{m6} تبدیل به $g_{m(dm)}$ شود.

ج/ همه کار ← کار نمی باشد.

د/ ۱ و 2 و 3 و 4 : به ثبت کار و بین 5 و 6 : ss اثر یکسانه.



کلید ها به کدام سمت ← ورودی ترانزیستورهایی که جریانشان به بار وصل است بزرگتر است.
ترانزیستورهایی طراحی شده که بیس آنها زمین است.
یعنی 1 و 4 در مدار هستند

$v_1 > 0$ ←

$v_1 < 0$ ← 2 و 3 در مدار هستند ← کلید ها سمت راست

$$\begin{cases} i_2 = i_{C6} = \frac{I_k}{2}\left(1 - \frac{v_{i2}}{2V_T}\right) & ; v_1 > 0 \\ i_2 = i_{C5} = \frac{I_k}{2}\left(1 + \frac{v_2}{2V_T}\right) & v_1 < 0 \end{cases}$$

به تفکیک توضیح

$$i_2 = \frac{I_k}{2} + \frac{I_k}{2} q_1(t) \frac{v_2}{2V_T} \quad , \quad q_1(t) = \begin{cases} +1 & v_1 < 0 \\ -1 & v_1 > 0 \end{cases}$$

$$\Rightarrow i_2 = \frac{I_k}{2} + \frac{I_k\, v_2}{4V_T} \left[\frac{4}{\pi} \text{ Correct} \text{ ــــ}\right]$$

به دلیل خاموش شدن منبع نوسان ساز مونتیک کلیم وجود نیتر از آن است.

$$V_{o2} = V_{CC} + R_C\, i_2 \,(AM)$$

شاخه حالت قبل + دارن V_{offset} از حالت DIB بودن + حالت AM بودن سیگنال

PAPCO

Full Carrier

Subject: جلسه هفدهم

Year. ۱۴۰۲ Month. ۹ Date. ۱۱ ( )

ضرب کننده آنالوگ ← سلول گیلبرت ← IC های موجود در بازار

MC1496 ← ورودی بیرون برگشته tanh

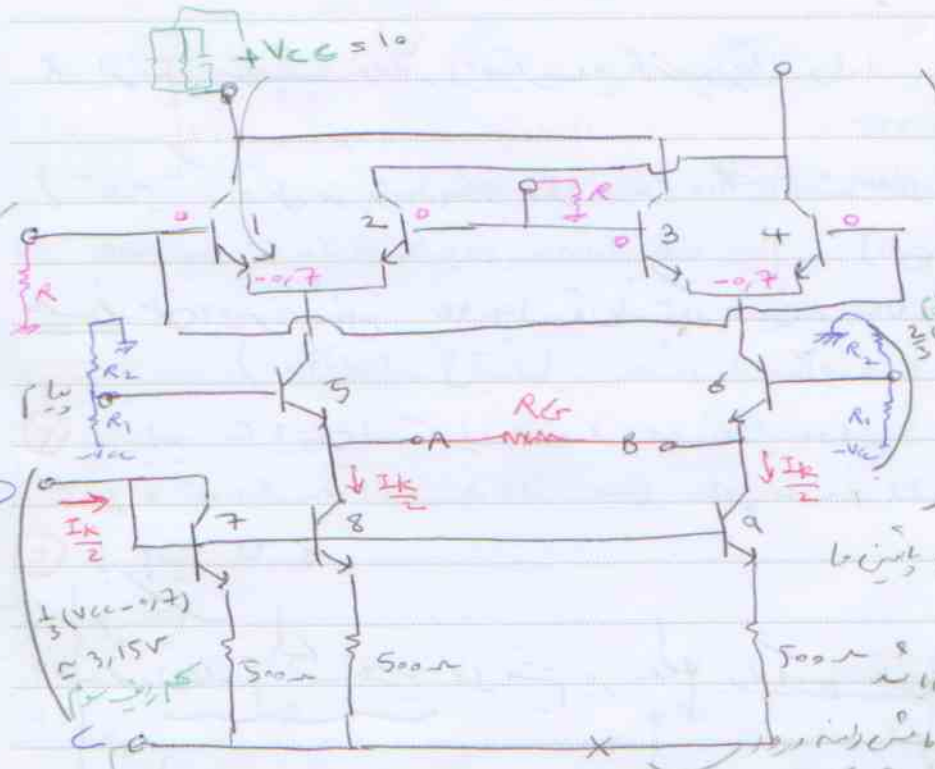
MC1596 ← ورودی tanh

$$i_c = \frac{I_k}{2}\left(1 \pm \frac{z_1}{2} \cdot \frac{z_2}{2}\right)$$

رابطه کلی $i_c = \frac{I_k}{2}\left(1 \pm \tanh\frac{z_1}{2} \cdot \tanh\frac{z_2}{2}\right)$

MC1496 ← برای کاربردهای فرکانس بالا ← کاربردهای عمومی

MC1596 ← برای کاربردهای صنعتی
عیب: محدودکردن فرکانس کار
حسن: خطی بودن



مدار داخلی MC1496

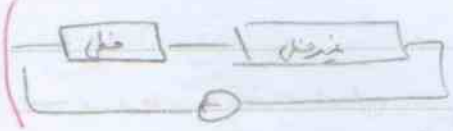
محل ورود اول
Vcc + 0.7 = 10.7 V

پایه‌های بیرونی هستند
محل ورود $\frac{2}{3}(Vcc - 0.7) = 6.15V$

* پایه‌ها DC ترکیبات یعنی
بایست ترانزیستورهای اینپوت ترانزیستور
کوچک‌تر کم تأمین کننده جریان بایاس
برای آنهایی ما هستند پس پایه را به اینپوت‌ها
و خروجی را به پایه‌های ما بدهیم
مقاومت بین پایه ۷ و ۸ باشد که اگر نباشد از
کوچک باید SS باشد که اگر نباشد از

نکات:

① پایه‌های A و B با اتصال کوتاه یا خود به شکل کلاسیک گیلبرت بهم وصل یا یک مقاومت مثل R_G بهم متصل می‌شوند. (مقاومت ورودی ≪ خطی)



فلسفه وجودی R_G: برای تضمین SS خطی ماندن ترانزیستور پایه است.

* یک قانون ساده: مقایسه R_G و مقاومت ترانزیستور:

$$R_G \gg \frac{1}{g_m}$$

شرط S.S بودن ترانزیستورها $R_G g_m \geq 10$

Subject:
Year. Month. Date. ( )

④ بایاس DC (جریان) توسط 7 و 8 و 9 تک آینه جریان حستند تأمین می‌شود.

ترانزیستور 7 شاخه مرجع می‌باشد.

برای اینکه از S و 6 جریان $\frac{I_k}{2}$ بگذرد (شکل کلاسیک گیلبرت) کافیست از 7 و 8 و 9 جریان $\frac{I_k}{2}$ عبور کند (بدین ترتیب جریان DC از R_G عبور نمی‌کند. $\Rightarrow V_{E5} = V_{E6}$ بعلت تقارن)

این کار دو حسن دارد:

۱. عدم اتلاف توان حرارتی روی R_G

۲. اثر شیر سوئینگ ولتاژ در اختیار سایر ترانزیستورها

(تغذیه‌ای که به کل مدار داده می‌شود دقیقاً روی R_G اتلاف نخواهد شد و حجم دینامیک T افزایش می‌یابد)

حسن خاص بایاس به شکل 14-96 آن است که جریان DC بایاس از R_G عبور نمی‌کند.

④ بایاس C بدین است در صورت وجود تغذیه دوتایی به V_{EE} وصل می‌شود.

⑤ در بایاس D:

الف) در حالت تک تغذیه یا سیستم: V_{CC} و یا تک مقاومت R به V_{CC} وصل می‌شود.

اتصال سیستم به V_{CC} ← $\frac{I_k}{2} = \frac{V_{CC} - 0.7}{500\,\Omega}$

اتصال با مقاومت R به V_{CC} $\frac{I_k}{2} = \frac{V_{CC} - 0.7}{500 + R}$

ب) در حالت تغذیه دوتایی

- D به سیستم: V_{CC}
- D به زمین
- D و R به V_{CC}
- D و R به زمین

PdPCO

Subject:
Year. Month. Date. ( )

⑤ کلکتور به رایت بالا و بیام به رایت پایین وصل میشود (اگر برای مدولاتور استفاده شود)

⑥ علاوه بر تنظیم بایس جریان باید بایس ولتاژ را نیز تنظیم کرد.

برای این منظور باید کل ولتاژ Rail To Rail ($V_{CC}+V_{EE}$) بین سه رایت تراز یتور تقسیم شود.

بهتر است با توجه به دامنه های کاریر و پیام، کم رایت اول بیشترین یعنی V_{CC} و کم رایت وسط متوسط $\frac{2}{3}V_{CC}$ و رایت پایین کمترین یعنی $\frac{1}{3}V_{CC}$ باشد ← (شنیال ورودی AC ندارد) (دامنه پیام < دامنه کاریر)

معمولاً اگر از تغذیه دوبل استفاده شود بایس DC بین رایت اول خیلی محافظی شود. در این حالت نصف کل تغذیه در اختیار رایت اول قرار می گیرد.

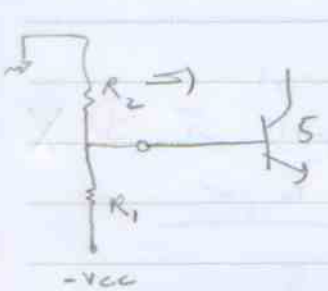
(بالا بودن $\frac{5}{k\Omega}$) $I_B = \mu A \rightarrow \frac{5}{\beta}(mA) \leq 0$

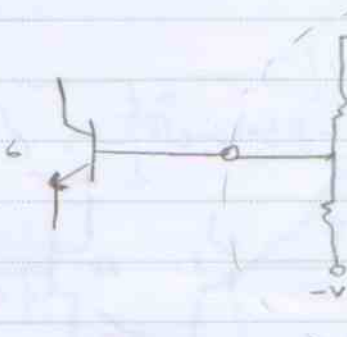
از $+V_{CC}$ تا $V_{CC}+0.7 \leq -0.7$

برای اول کلیه امیتر نظار 7 ولتی (Vcc)

نکته مهم (نکته کلی برای تفاضلی ها): برای حفظ تقارن در عکرد مجموع باید بدار صحیح از لحاظ DC و صحیح از لحاظ AC متقارن (balanced) باشد. (نداشتن offset)

$V_{E_6} = -0.7 - 6.15 = -6.85 \longrightarrow V_{B_6} = -6.85 + 0.7 = -6.15\ V$





بایس DC بین 6 کلکتور تقسیم ولتاژ دوی R_1 و R_2 تعیین می شود V_{B_6}

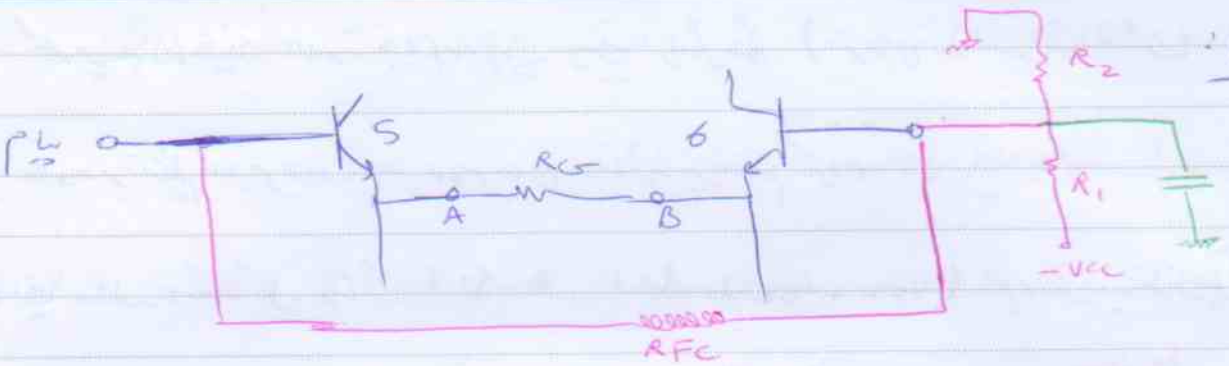
(علل) دلیل عکرد نرساندن تراز بایس مانکن می شود نه دوبابت افت کلکتور برای رفع این مشکل

بهتر است بایس DC هر دو ترانزیستور از یک تقسیم پانیل بدست آیند.

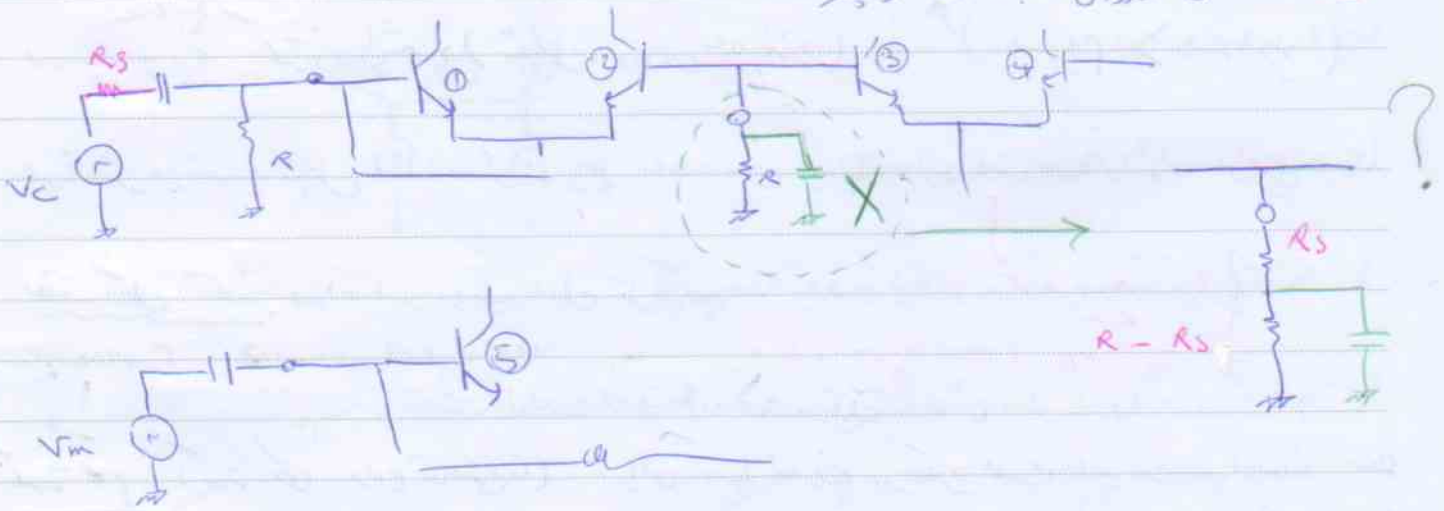
RFC : در DC اتصال کوتاه است و در AC مدار باز است.

Subject :
Year . Month . Date . ( )

حل شکل :



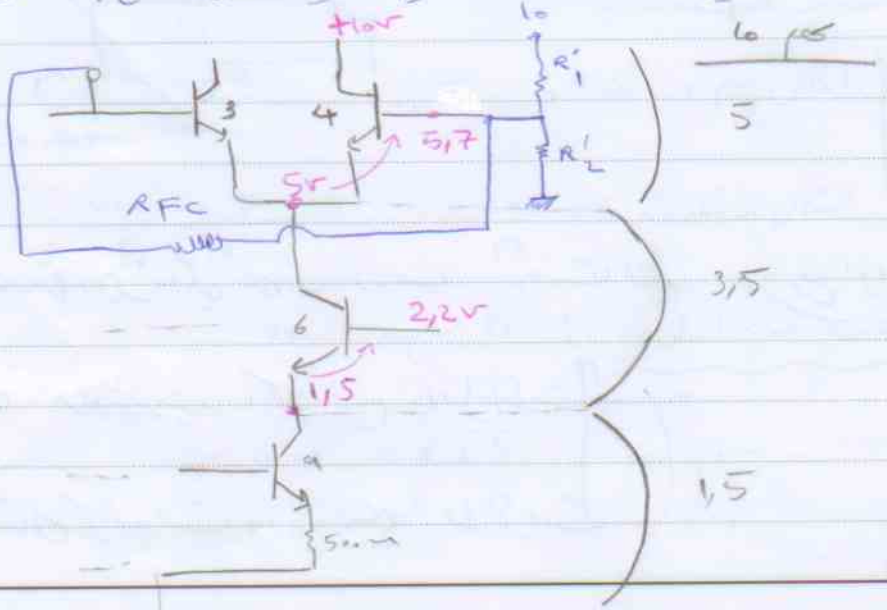
۷) اعمال ورودی ها به طبقه دوم



۸) برای پیدا کردن مقادیر بایاس برای آنکه شنیدن های ورودی ها قطع نکند

(مقادیر بایاس که با منابع دیگر ورودی هستند شکل بازی نکند)

۹) اگر بخواهیم تک تقویت کننده کم را اول نیز امپدانس به بایاس DC خواهد داشت.



PqPCO

Subject: جلسه هجدهم
Year. ۱۴۰۲ Month. ۹ Date. ۱۳ ( ) فرستنده

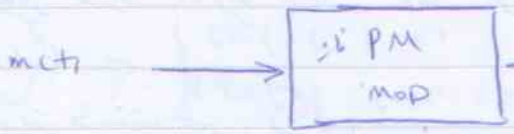
مدولاتورهای FM : برای گسترش اطلاعات در فرستنده

از لحاظ مدارات مدولاتور FM و PM بسیار شبیه به یکدیگر هستند زیرا این فرستنده و فازمتر رابطه مشتق (انتگرال) برقرار است.

ω ↓ فرکانس زاویه‌ای — φ ↓ فاز

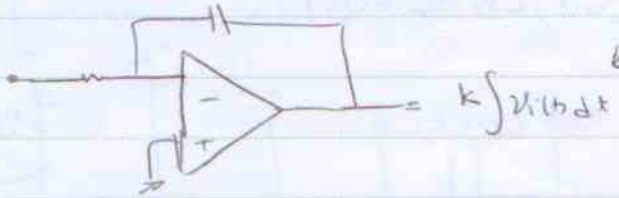
$\omega = \frac{d\varphi}{dt}$, $\varphi = \int \omega \cdot dt$

$v_{FM}(t) = V_c \cos[\omega_c t + k_f V_m \int f(t) dt]$



ب

∫ : ← $= \int v_i(t) dt$ (تقریبی) $v_i(t)$



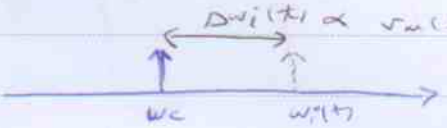
با تقویتی جبران ظرفیت و مقاومت تبدیل به مشتق گیر می‌شود.

Subject:
Year. Month. Date. ( )

یادآوری از مدولاسیون FM :

$v_m(t)$ ، $w_i(t)$: فرکانس لحظه‌ای کاریر مدوله شده در لحظه t ، پیام

تعریف / مدولاسیونی است که تغییرات فرکانس کاریر متناسب با دامنه پیام باشد.



$\Delta w_i(t) \propto v_m(t)$

↓ ضریب تناسب

$\Delta w_i(t) = k v_m(t)$

کاریر مدوله شده

$\Delta w_i(t) = w_i(t) - w_c$

$v_m(t) = V_m f(t)$ و $-1 \le f(t) \le +1$

در انتخاب k نیز تمهیدات لازم را بیندیشیم. یعنی $k \propto w_c$ باشد تا فرکانس‌های کاریر بزرگتر

$k = k' w_c$

اعداف های بزرگتر داشته باشیم و برعکس :

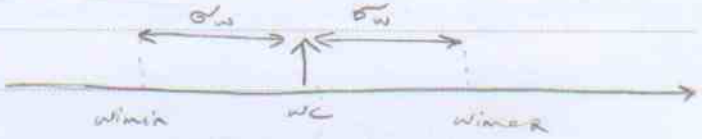
$\Delta w_i(t) = k' w_c V_m f(t)$

حداکثر فرکانس قابل انتقال در مدولاسیون FM

Frequency Deviation اعراف فرکانسی

$\sigma_w = \Delta w_{i_{max}}(t) = k' w_c V_m$

بیشترین پراکندگی مقدار FM که معمولاً جایگزین کاریر اساسی می‌شود.



$\sigma_w = w_{i_{max}} - w_c = w_c - w_{i_{min}}$

$w_i(t) = w_c + \Delta w_i(t) = w_c + k' w_c V_m f(t)$

$w_i(t) = w_c(1 + k' V_m f(t))$

رابطه سیگنال FM برحسب فرکانس لحظه‌ای :

$v_{FM}(t) = V_c \cos(\theta_i(t))$

↓ دامنه ثابت کاریر

↓ $\theta_i(t) = \int w_i(t)\, dt$

$\Rightarrow v_{FM}(t) = V_c \cos(w_c t + k' V_m \int f(t)\, dt)$

P4PCO

Subject:
Year. Month. Date. ( )

در حالت خاص : (mono tone) یعنی $f(t) = \cos w_m t$

$$v_{FM}(t) = V_c \cos\left(w_c t + \frac{k' V_m w_c}{w_m} \sin w_m t\right)$$

(حاصل ضرب در بالا)

$$\text{اندیس مدولاسیون FM} = m_f = \frac{\Delta w}{w_m}$$

• در حالت کلی w_m به هر چیزی بالا رفته است.

$$v_{FM}(t) = V_c \cos(w_c t)\cos(m_f \sin w_m t) - V_c \sin w_c t \sin(m_f \sin w_m t)$$

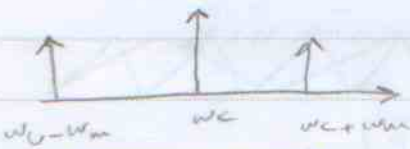
• در حالت کلی $\cos(\sin)$, $\sin(\sin)$ منجر به توابع بسل می‌شوند مگر در حالت خاص که برای

$m_f \ll 1$ می‌توان از تقریب استفاده کرد.

$$\text{if } (m_f \ll 1) \Rightarrow \begin{cases} \cos(m_f) = 1 \\ \sin(m_f \sin w_m t) = m_f \sin w_m t \end{cases}$$

$$v_{FM}(t) = V_c \cos w_c t - V_c \sin w_c t \; m_f \sin w_m t$$

(w_c) ($(w_c + w_m)$, $(w_c - w_m)$)



به این حالت خاص NB FM (Narrow Band FM) گفته می‌شود (FM با تقریب)

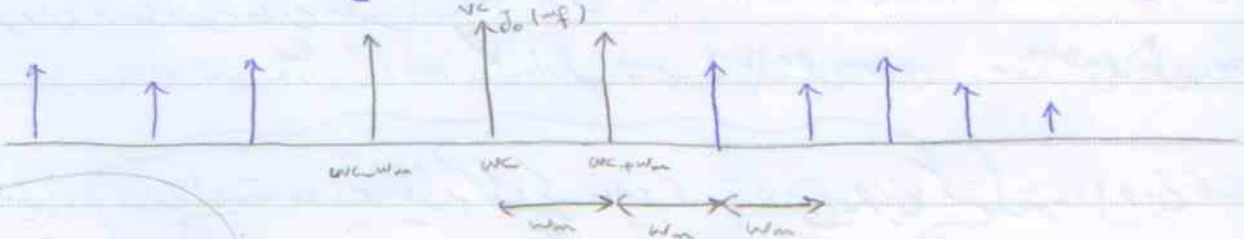
$BW = 2w_m$ (شبیه AM محاسبه است)

در حالت کلی :

$$v_{FM}(t) = V_c J_0(m_f)\cos w_c t$$

$$+ V_c J_1(m_f)\left[\cos(w_c + w_m)t - \cos(w_c - w_m)t\right] + \cdots$$

$$+ V_c J_n(m_f)\left[\cos(w_c + nw_m)t + (-1)^n \cos(w_c - nw_m)t\right] + \cdots$$



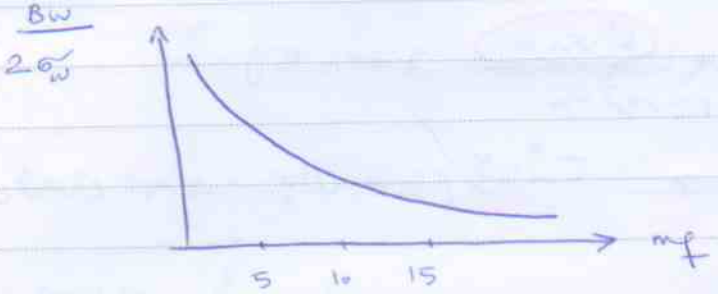
$BW = 2nw_m$ FM

انتخاب n به گونه‌ای است که $J_n(m_f) < 0.01$

(از $J_n(m_f) < 0.01$ صرف نظر می‌کنیم)

Subject:
Year. Month. Date. ( )

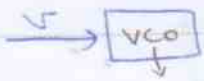
در کتاب برای mf های مختلف با معیار خوق بندی طبقه بندی زیر ارائه شده است.



روشهای تولید FM : ۱- تغییر فرکانس یک اسیلاتور LC با یک کنترل ما یا C (متناسب با پیام)

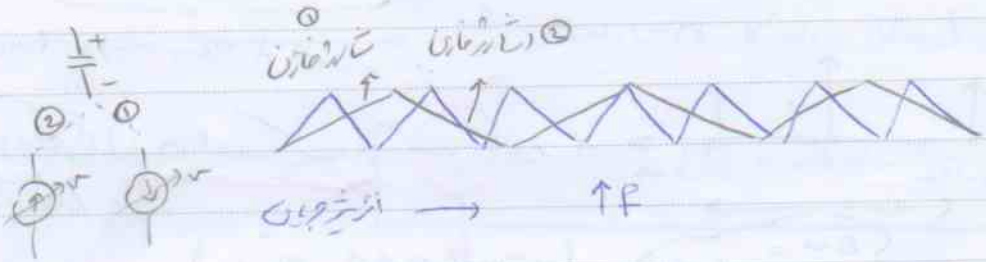
(روش رآکتانس) ← این روش مورد بررسی قرار می گیرد

۲- تولید FM غیر مستقیم و تبدیل آن به مستقیم



Voltage Controlled oscillator (VCO روش)

ولتاژ کنترلی



۳- تولید NBFM و سپس تبدیل آن به FM

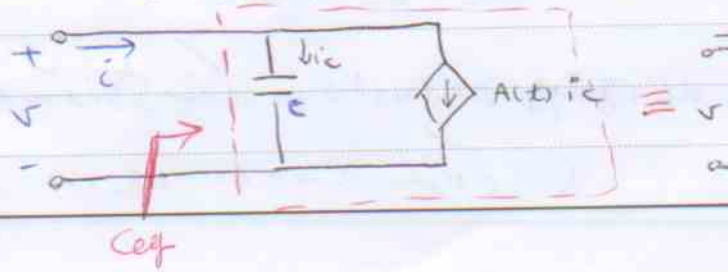
۴- تولید FM با پیاده سازی معادله دیفرانسیل سیگنال FM ← یک op-Amp ← کاربردهای خاصی

روش رآکتانس : ایده اصلی: تغییر L و یا C ← (پارامتر C است)

۲ روش برای بدست آوردن خازن متغیر ← روش اکتیو ← active ← استفاده از ابزار فعال active

روش پسیو ← passive ← مثل دیود varactor passive

★ روش اکتیو : در این حالت خازن متغیر به کمک یک خازن ثابت و منبع جریان کنترل شونده با جریان ثابت



خازن بدست آمده :

PAPCO

Subject: جلسه نوزدهم
Year. ۸۲ Month. ۹ Date. ۱۸ ( ) یکشنبه

$$i = i_c + A(t)\, i_c = i_c(1 + A(t)) = \frac{C dV}{dt}(1 + A(t))$$

$$i = \underbrace{C(1 + A(t))}_{C_{eq}} \frac{dV}{dt} \equiv i = k\frac{dV}{dt}$$

کاربرد کلی که A(t) وابسته با شنیدار پیام باشد. با تغییر زمان C_{eq} در مدار تانک اسیلاتور می‌توان یک FM ساخت.

فرض $A(t) = A_0 + A_1 f(t)$

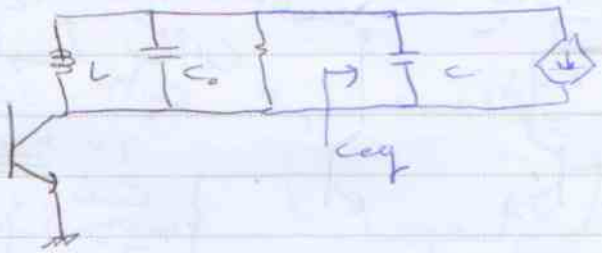
$$C_{eq} = C(1 + A(t)) = C[1 + A_0 + A_1 f(t)]$$

با استفاده از C_{eq} در یک اسیلاتور:

$$w_i = \frac{1}{\sqrt{L(C_0 + C_{eq})}}$$

خازن متغیر اضافه شده به آن ← خازن مدار تانک اسیلاتور

اسیلاتور تولید w_c را می‌کند برای دستیابی به w_c خازن متغیر می‌گذاریم



$$w_i = \frac{1}{\sqrt{L(C_0 + C + A_0 C + A_1 C f(t))}} = \underbrace{\frac{1}{\sqrt{L(C_0 + C + A_0 C)}}}_{w_c} \cdot \frac{1}{\sqrt{1 + \frac{A_1 C}{C + C_0 + A_0 C} f(t)}}$$

مدوله شده ($f(t) = 0$)

وجالت کلی نیست و $f(t)$ باید خطی تغییر کند و می‌تواند مدوله FM باشد. مگر در حالت خاص:

می‌دانیم: $\frac{1}{\sqrt{1+x}} \overset{x \ll 1}{\simeq} 1 - \frac{x}{2}$ (تقریب)

اگر $\frac{A_1 C}{C + C_0 + A_0 C} \ll 1 \Rightarrow w_i \simeq w_c \left(1 - \frac{A_1 C}{2(C + C_0 + A_0 C)} f(t)\right)$

بدین ترتیب $f(t)$ باید خطی باشد، w_i هم‌ارز است با مدوله FM

P4PCO

Subject:
Year. Month. Date. ( )

با مقایسه رابطه قبل با رابطه عمومی سیگنال FM نتیجه می‌شود:

$$\frac{A_{IC}}{2(C+C_0+A_{DC})} = \frac{\sigma_w}{w_c}$$

$$\Rightarrow w_i = w_c\left(1+\frac{\sigma_w}{w_c} f(t)\right) \quad \text{که } f'(t) = f(t)$$

اگر رابطه $\frac{1}{\sqrt{1+x}}$ را کامل‌تر بسط دهیم:

$$w_i = w_c\left[1+\frac{\sigma_w}{w_c} f'(t) + \frac{3}{4}\left(\frac{\sigma_w}{w_c}\right)^2 f'^2(t) + \cdots\right]$$

شرط آنکه بتوان از جملات مراتب بالا در برابر جمله اول صرف نظر کرد:

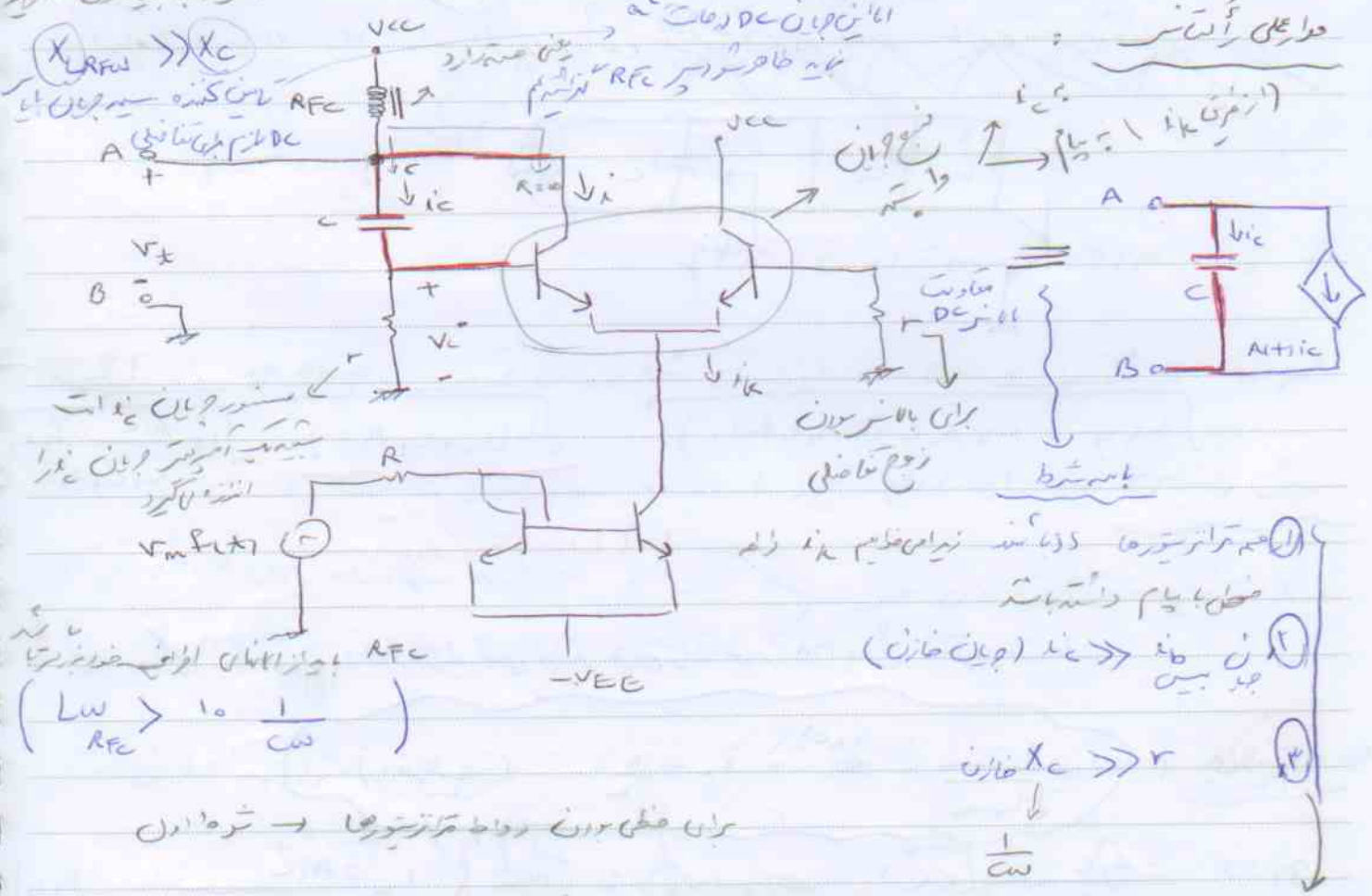
$$\frac{3}{4}\left(\frac{\sigma_w}{w_c}\right)^2 \leq 0.1\left(\frac{\sigma_w}{w_c}\right)$$

$$\Rightarrow \frac{\sigma_w}{w_c} \leq \frac{1}{75}$$

شرط تحقق پذیری ایجاد FM به روش آرمسترانگ

مدارهای به جای اصول کار

مدارهای عملی آرمسترانگ:



با شرط

1) همه ترانزیستورها دو بایاس شده زیرا امپدانس ظاهر r_i را فعال فعال با پیام داشته باشد

2) جریان i_c جریان خازن بین $r_i \ll$

3) $X_c \gg r$ خازن $\rightarrow \frac{1}{\omega C}$

برای فعال بودن دو ترانزیستور ← شرط اول

RFc در حالت ac مدار باز است این شرط فاکتور است که از ایجاد c صرف نظر شود از راه AB خازن ایجاد شود

Subject:
Year. Month. Date. ( )

تحلیل مدار : آینه جریان : i_K

$$i_K = \frac{V_m f(t) + V_{EE} - V_{BE}}{R}$$

$$i_K = \frac{V_{EE} - V_{BE}}{R} + \frac{V_m}{R} f(t) = \underbrace{I_{K_0}}_{cte} + \underbrace{I_{K_1} f(t)}_{\text{وابسته به زمان}}$$

? در S.S : $\rightarrow g_{md} = \frac{i_K}{4V_T} = \frac{V_{EE} - V_{BE}}{4V_T R} + \frac{V_m}{4RV_T} . f(t)$

$i = g_{md} v_i$

$v_i = r i_c$ (چون $i_c \gg i_b$) $\Rightarrow i = g_{md} r i_c$

$$i = \left[\underbrace{\frac{(V_{EE} - V_{BE}) r}{4R V_T}}_{A_0} + \underbrace{\frac{V_m r}{4RV_T}}_{A_1} . f(t) \right] i_c \Rightarrow i = \underbrace{[A_0 + A_1 f(t)]}_{A(t)} i_c$$

$$\Rightarrow \boxed{i = A(t)\, i_c}$$

* برای تحلیل دقیق‌تر ملاحظات پارازیتی ترانزیستور مدار را نیز در نظر گرفت.

فرکانس w_c برای مدولاتور FM باید ثابت و مستقل از زمان باشد زیرا A_0 است زیرا

$$A_0 = \frac{r(V_{EE} - V_{BE})}{4 R V_T}$$

$A_0 \propto (V_{BE} \longrightarrow$ تابع زمان $f($ $))$

$A(t) = A_0 + A_1 f(t)$. $w_i = \frac{1}{\sqrt{L(C+C_0)}} = w_c\left(1 + \frac{A_1}{2A_0} f'(t)\right)$

$$w_c = \frac{1}{\sqrt{L(C+C_0)\left(1 + \frac{A_0 C}{C+C_0}\right)}}$$

$\frac{A_0 C}{C+C_0} \rightarrow V_{BE}$ وابسته به زمان $\Leftarrow$ وابسته به حرارت

$L(C+C_0)$ مستقل از حرارت هستند

تعریف / $B \triangleq \frac{A_0 C}{C+C_0}$

$\Rightarrow$ تعریف $\Rightarrow w_c = \frac{1}{\sqrt{L(C+C_0)(1+B)}}$

* برای FM تغییر فرکانس تابع زمان متناسب با w_c و B کافیست $B \ll 1$ باشد

$\Rightarrow w_c \simeq \frac{1}{\sqrt{L(C+C_0)}}$

بررسی حساسیت B جزء مشکل است

نتیجه: می‌بینیم که B تابعی از A_0 است که می‌باشد (صفحه) :

$$\frac{A_1 C}{2(C+C_0+A_0 C)} = \frac{A_1 C}{2(C+C_0)(1+B)} = \frac{A_1 C/C+C_0}{2(1+B)} = \frac{\sqrt{m}/(V_{EE}-V_{BE})\ A_0 C/C+C_0}{2(1+B)}$$

$$= \frac{B}{2(1+B)} * \left(\frac{I_{k1}}{I_{k0}}\right)$$

Subject:
Year. Month. Date.

اولاً: B مثبت (الگوی دامنه مثبت باشد)

ثانیاً: B نباید خیلی بزرگ باشد زیرا:

$$\frac{\sigma_w}{w_c} = \frac{B\left(\frac{I_{k1}}{I_{k0}}\right)}{2(1+B)}$$

if $B \to 0 \Rightarrow \sigma_w = 0 \Rightarrow$ FM کنترل

$$\frac{\sigma_w}{w_c} = \frac{\left(I_{k1}/I_{k0}\right)}{2\left(1+\frac{1}{B}\right)}$$

ضمایر سه و w_c پارامترهای ثابت طراحی هستند که بنابه نیاز کاربرد تعیین می‌شوند.

باید کمتر $\frac{I_{k1}/I_{k0}}{2(1+\frac{1}{B})}$ نیز ثابت باشد با ثابت B فرق کمتر از اثر کلیه به صورت کمتر

سوال: $\max \frac{I_{k1}}{I_{k0}} = ?$ ← بیشترین اثر کلیه

$\left(\frac{I_{k1}}{I_{k0}}\right)_{max} = 1$

i_k باید همیشه مثبت باشد

$i_k = I_{k0} + I_{k1} F(t)$

$-1 \le F(t) \le 1$

$$\Rightarrow \boxed{B_{min} = 2\frac{\sigma_w}{w_c}} \quad \left(\frac{B_{min}}{1+B_{min}} \simeq B_{min} = \frac{2\sigma_w}{w_c}\right)$$

قیود (آکثر) (قبلاً طراحی)

① $\sigma_w \le \frac{1}{75} w_c$ ،۱

② $B = 2\frac{\sigma_w}{w_c}$ ،۲

③ $I_{k0} \ge \frac{I_0 V_t Q_t B}{R_t}$ ،۳

④ $I_{k0} = I_{k1}$

⑤ $B = \frac{I_{k0} r}{4V_T} \frac{C}{C+C_0}$

⑥ $L_{R_{FC}} w_c \ge I_0 \frac{1}{C w_c}$

⑦ $\frac{1}{C w_c} \gg r$

⑧ $w_c = \frac{1}{\sqrt{L_1(C+C_0)}}$

⑨ $I_{k0} = \frac{V_{EE} - V_{BE}}{R}$

⑩ $I_{k1} = \frac{V_m}{R}$

⑪ $Q_t = R_t(C+C_0) w_c$

حال شرایط ۱ و ۲ را نیز اضافه می‌کنیم

X_C خازن $= \frac{V_t}{X_C} = V_t C w_c$

برای ۱ کاهش مقاومت ترانزیستورهای تفاضلی باید V_i به $10mV$ برسد

$V_i = r i_c = r C w_c V_t \to V_i < 10mV$

$\Rightarrow r C w_c V_t < 10mV$

$B = \frac{I_{k0} r C}{(C+C_0) 4V_T} \Rightarrow C = \frac{4V_T B (C+C_0)}{r I_{k0}}$

PqPCO

Subject:
Year. Month. Date. ( )

$$V_t w_c \cdot \frac{4V_T B (C+C_0)}{2 I_{k_0}} \leq 10mV \rightarrow \frac{2 V_t w_c (C+C_0) B R_t}{I_{k_0}} \leq 0.1 \quad R_t$$

$$\frac{2 Q_t B}{R_t I_{k_0}} \leq 0.1 \Rightarrow \boxed{I_{k_0} \geq 10 V_t Q_t B / R_t}$$

برای تضمین S.S

مثال: مطلوب است طراحی مدولاتور FM ای با مشخصات زیر:

فرکانس کاریر $w_c = 10^8 \frac{rad}{s}$

دامنه کاریر $V_t = 5V$

بیشترین فرکانس مدوله $w_m = 10^6 \frac{rad}{s}$

فرکانس کاریر $w_m = 2\times10^5 \frac{rad}{s}$

ابتدا بررسی کنیم که آیا این شرایط را می‌توان با مدولاتور راکتانس ارائه داد یا خیر

$\frac{w_m}{w_c} = \frac{10^6}{10^8} < \frac{1}{100}$ اختلاف فرکانس مناسب برای مدولاتور راکتانس

$\frac{1}{100} < \frac{1}{75} \Rightarrow$ مدولاتور مناسب است.

$Q_t = 20$ ، $R_t = 10k$

$\pm V_{CC} = \pm 10V$

اعمال تقریب:

ضریب مدولاسیون: $B = 2\frac{w_m}{w_c} = 0.02$

$V_m f(t)$

S.S شرط: $I_{k_0} > \frac{10 \times 5 \times 20 \times 0.02}{10k} \rightarrow I_{k_0} > 2mA$

نقطه کار انتخاب می‌کنیم $I_{k_0} = 2.5mA$

DC جریان $I_{k_0} = \frac{V_{EE} - V_{BE}}{R} = \frac{10 - 0.7}{R} = 2.5mA \Rightarrow R = 3.72k$

$I_{k_1} = I_{k_0} = 2.5mA$

$I_{k_1} = \frac{V_m}{R} \Rightarrow 2.5m = \frac{V_m}{3.72k} \Rightarrow V_m = 9.3V$ دامنه ولتاژ پیک

$Q_t = R_t (C+C_0) w_c \Rightarrow 20 = 10k(C+C_0)10^8 \Rightarrow C+C_0 = 20pF$

PdPCO

Subject:
Year. Month. Date. ( )

$\omega_C = \frac{1}{\sqrt{L(C+C_0)}}$ ← فرکانس را باید با محاسبه C_0 و C برآورد کنید

$\Rightarrow \frac{1}{\sqrt{L_1 \cdot 20pF}} = 1.8 \Rightarrow L_1 = 5\mu H$

چون قید اضافه‌ای در مورد مقادیر C و C_0 به ما نداده‌اند، می‌توانیم: $C = C_0 = 10pF$

$B = \frac{I_{C_0} r_c}{(C+C_0) 4V_T} \rightarrow 0.12 = \frac{2.5mA \times r \times 10p}{20p \times 100mV} \Rightarrow r = 1.6\Omega$

• حال ثابت می‌کنیم شرط $X_C \gg r$ برقرار است یا خیر:

$r = 1.6\Omega$

$X_C = \frac{1}{C\omega} = \frac{1}{10 \times 10^{-12} \times 10^8} = 1k\Omega$ $\Rightarrow 1k\Omega \gg 1.6\Omega$ ✓

برای R_{FC} داریم: (در این رابطه C و C_0 را برابر گرفته فقط R_t می‌ماند)

$L_{R_{FC}} \omega_C \gg 10k \Rightarrow L_{R_{FC}} = \frac{10 \times 10 \times 10^3}{1.8} = 10^{-3} = 1mH$

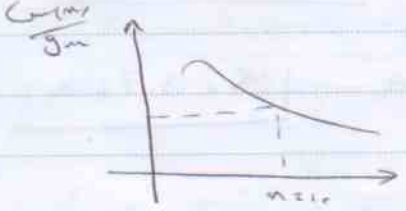
/ ادامه حل طراحی اسیلاتورات که در فصل دوم داشتیم /

$S_T \leq 0 \equiv n \leq 10$

$\Rightarrow N = \frac{V_t}{nV_T} = \frac{5}{0.25} = 20$ ترانس بین L_1 و L_2

$N = \frac{L_1}{M_{12}} \Rightarrow 20 = \frac{5\mu H}{M_{12}} \Rightarrow M_{12} = 0.25\mu H$

شرط نوسان: $G_{m(min)} = NG_t = 20 \times \frac{1}{1k} < 2mS$



$\rightarrow \frac{G_{m(min)}}{g_m} = 0.19 \Rightarrow g_m = \frac{2m}{0.19} = 10.5mS$

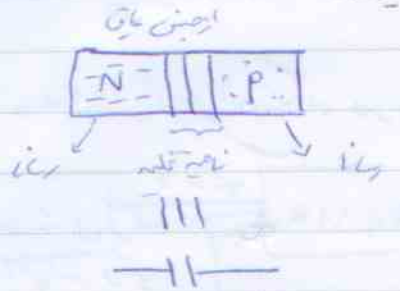
$I_E = g_m V_T = 2625\mu A$

$R_E = \frac{10 - 0.7}{2625\mu A} = \Rightarrow R_E =$

Subject: جلسه پنجم سه‌شنبه
Year. ۸۲ Month. ۹ Date. ۲۰

روش دیود

روش رآکتانس با استفاده از المان غیرخطی : (دیود)



عرض ناحیه تخلیه بستگی به ولتاژ دو سر دیود دارد و

رطوبت یا گاز معکوس عرض آن بیشتر می‌شود به همین خاطر

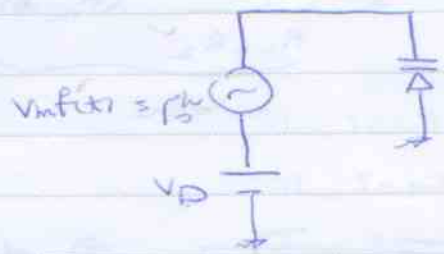
خازن متغیر آن می‌گردد.

دیودهایی که از دیودها خاصیت تغییر خازن در بایاس معکوس شدید تری باشد به آنها

دیود خازنی یا Varactor می‌گوییم.

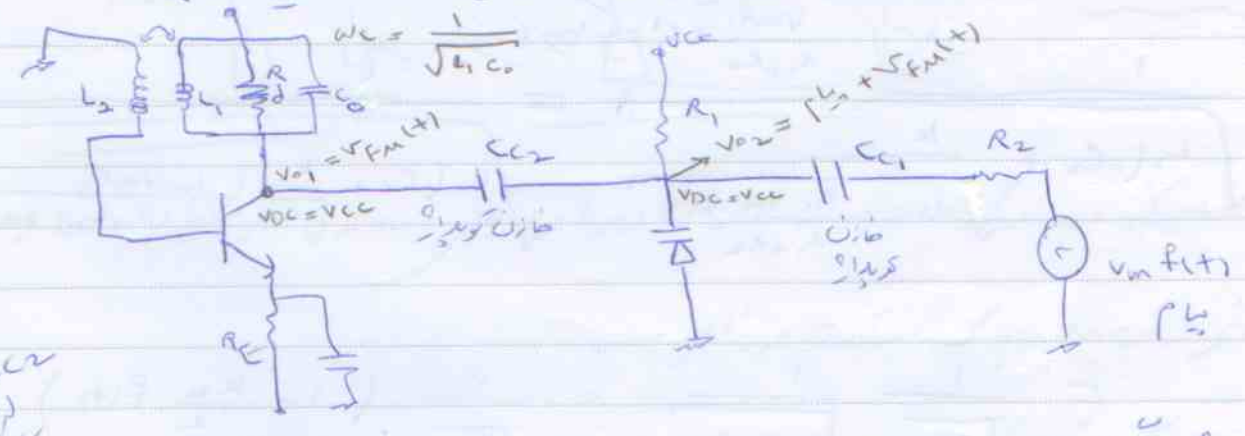
نحوه استفاده :

$$C_j = \frac{k}{\sqrt{V_D}}$$



$$C_j = \frac{k}{\sqrt{V_D + V_m f(t)}}$$

با قرار دادن Varactor به جای اسیلاتور معمولی می‌توان به مدولاسیون FM رسید.



مقدار R_1 بزرگتر باشد عمدتا

R_1 به منظور جلوگیری از ضعف پیام از دو سر دیود تزریق گردد /

که R_1 باشد در حالت ω_c پیام عمدتا از دو سر دیود تزریق باشد

Subject:
Year. Month. Date. ( )

C_{C_2} : برای جلوگیری از اتصال کوتاه شدن و حذف پیام بوسیله مدار بیرون از مدار تقویت

مقدار C_{C_2} به گونه ای است که در ω_c اتصال کوتاه و در ω_m مدار باز است.

$$X_C = \frac{1}{C_{C_2} \cdot \omega_c} << R_{eq} = R_1 \| R_2 \| R_L$$

در ω_c اتصال کوتاه یعنی امپدانس کوچک

$$\frac{1}{C_{C_2} \omega_m} >> R_{eq}$$

R_2 : برای جلوگیری از حذف کاربر توسط منبع پیام

C_{C_1} : اتصال کوتاه بین پیام و کاربر

(اگر C_{C_1} نبود $V_{DC} \neq V_{CC}$ زیرا در این صورت R_1, R_2 سری شده تقسیم ولتاژ صورت می‌گرفت و $V_{DC} < V_{CC}$ میشد)

$$V_D = \underbrace{\frac{V_{CC}}{DC}}_{DC} + \underbrace{\frac{R_1}{R_1+R_2} V_m f(t)}_{AC}$$

$$C_j = \frac{k}{\sqrt{V_{CC} + \frac{R_1 V_m}{R_1+R_2} f(t)}} \Rightarrow \omega_i = \frac{1}{\sqrt{L_1 (C_0 + C_j)}}$$

$$\omega_i = \frac{1}{\sqrt{L_1 \left(C_0 + \frac{k}{\sqrt{V_{CC} + \frac{R_1 V_m}{R_1+R_2} f(t)}} \right)}} = \frac{1}{\sqrt{L_1 \left(C_0 + \frac{k}{\sqrt{V_{CC}}} \left(1 - \frac{V_m R_1}{(R_1+R_2) 2 V_{CC}} f(t) \right) \right)}}$$

($\frac{V_m R_1}{R_1+R_2}$ بازهم نیز $<<$)

$$= \frac{1}{\sqrt{K_1}} \frac{1}{\sqrt{1 + K_2 f(t)}} \simeq \frac{1}{\sqrt{K_1}} \left(1 - \frac{K_2}{2} f(t) \right)$$

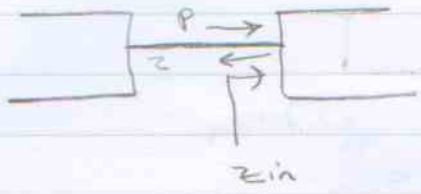
PAPCO

Subject:
Year. Month. Date. ( )

Matching

مدارات تطبیق امپدانس :

هدف اصلی : انتقال حداکثر توان بین دو قسمت



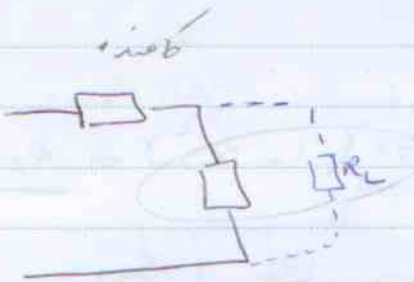
انتقال بدون انعکاس توان

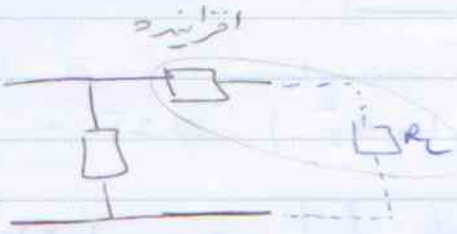
$Z_{in} = Z^*$ ← Matching ?

در عمل ممکن است بعضی اوقات مجبور به استفاده از نوع مدار Matching مناسب باشد مثل مشارک در آنتن یا بایس المان های فعال . همچنین برخی مواقع مجموع مدار

دو نوع کلی : { افزاینده ← افزایش ورودی مقاومت بزرگتر از مقاومت واقعی خروجی ایجاد می‌شود
کاهنده ← برعکس فوق

ساده‌ترین انواع شبکه { L_section, π_section, T_section





انواع L_section

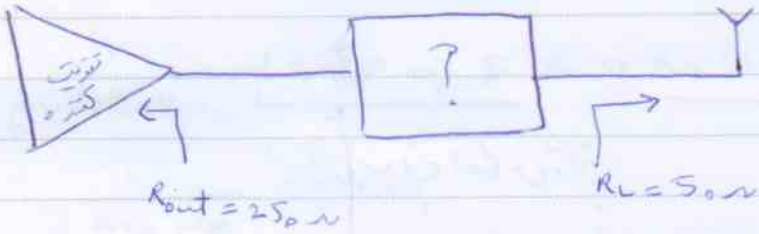
المان ها باید یکی سلف دیگری خازن باشد تا بتوان از نظر فاز کلی ، یکی اثر سلفی ، خازنی را با دیگری از بین ببرد و هر یک مقاومت مورد نظر ما را بسازد .

نوع افزاینده یا کاهندگی با اولین المان مجاور مقاومت بار تعیین می‌شود .

المان سری ← L_sec و المان موازی ← L_sec کاهنده / افزاینده

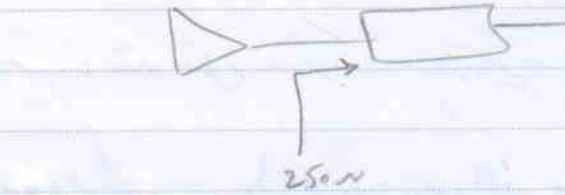
Subject:
Year. Month. Date. ( )

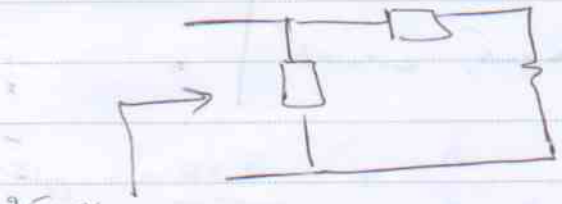
مثال/ می‌خواهیم یک بازخور منفی با $R_L = 50\Omega$ به خروجی یک تقویت کننده با امپدانس خروجی 250Ω متصل کنیم. مدار تطبیق مناسب را پیدا کنید. ($\omega_0 = 10^8 \text{ rad/s}$ فرکانس کار)

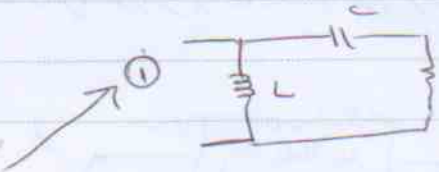


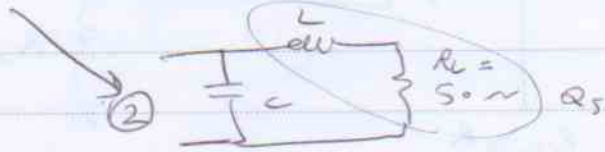
حل/ مدار تطبیق باید افزاینده باشد.

با استفاده از یک L-sec افزاینده داریم:

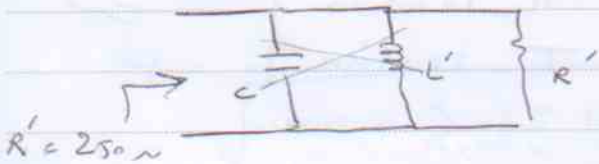








برای فرع ② تبدیل سری به موازی:



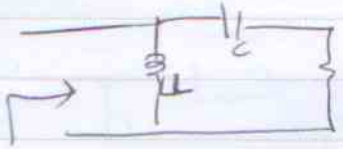
- $R' = R_L(1+Q_S^2) \Rightarrow 250\Omega = 50(1+Q_S^2) \Rightarrow \underline{Q_S = 2}$

$$Q_S = \frac{X}{R} = \frac{L\omega}{R} \Rightarrow 2 = \frac{L \times 10^8}{50\Omega} \Rightarrow \underline{L = 1\mu H}$$

- $L' = L\frac{1+Q_S^2}{Q_S^2} = 1\mu H \frac{1+2^2}{2^2} = \underline{1.25\mu H}$

$$\omega_0 = \frac{1}{\sqrt{L'C}} \Rightarrow 10^8 = \frac{1}{\sqrt{1.25\mu C}} \Rightarrow \underline{C = 80\,pF}$$

به صورت به مرز نوع ① نیز مانوان حل را انجام داد



اشکال عمده L-sec ها :

عدم امکان کنترل یا انتخاب برای مقدار Q مدار matching

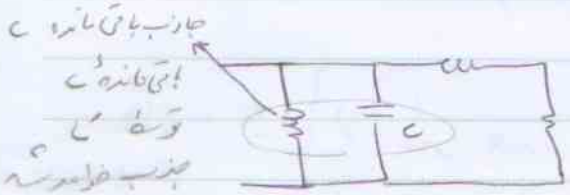
زیرا : اولاً هم مقاومت ورودی و هم مقاومت خروجی مقادیری نیستند که بتوان انتخاب کرد

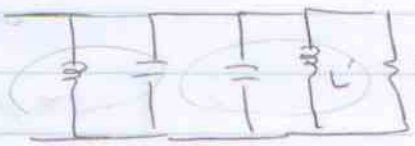
ثانیاً / مقادیر المان های مدار L-sec نیز با توجه به فرکانس طراحی و مقدار تغییر امپدانس لازم به دست می‌آیند.

⇐ برای Q یک مقدار ثابت به دست می‌آید و قابل انتخاب نمی‌باشد.

برای افزودن قابلیت کنترل Q یک المان اضافی به مدار اضافه می‌کنیم تا درجه آزادی بیشتری

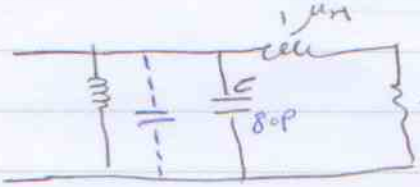
بدست آید :

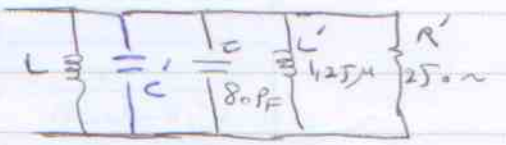




$$\uparrow Q_t = R' C \uparrow \omega_c = \frac{R'}{L' \omega}$$

مثال / : همان مثال قبل مطلوب است $Q_t = 10$ را اضافه نمایید. $\omega = 10^8 \ rad/s$





حل /

معنی نداشته ایم که انجا یک خازن روی

↑ Q با سنت 80P

$$\omega_c = \frac{1}{\sqrt{LC'}} \Rightarrow \boxed{L = 312.5 \ nH}$$

320P

$$Q_t = R' C_{eq} \omega = 250 \times C_{eq} \times 10^8$$

$$C_{eq} = 400 pF$$

$$C + C' = C_{eq} = 400P$$

80P

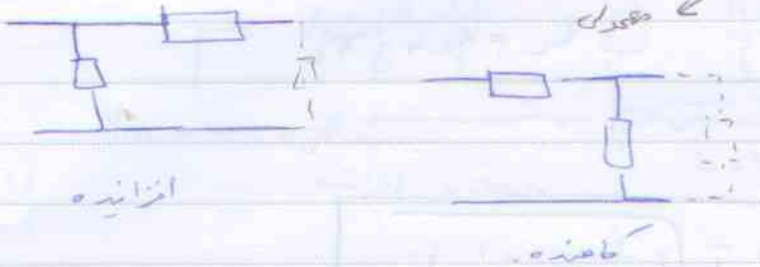
$$\Rightarrow \boxed{C' = 320 pF}$$

ادامه

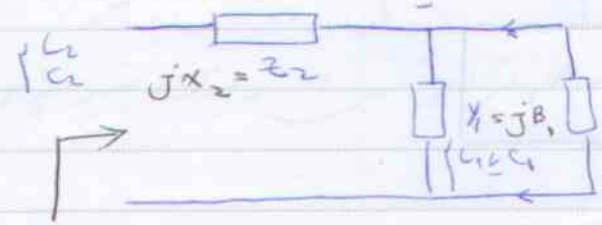
Subject: جلسه بیست و یکم
Year. ۸۷ Month. ۹ Date. ۲۸ ( ) یکشنبه

تطبیق امپدانس { L_section, π_section, T_section }

توسعه یافته برای وسیع Q دوگانه



دوحالت کلی اگر فرم مدار تطبیق L-sec را به صورت زیر در نظر بگیریم ، کاهنده - L-sec



نکات : ادمیتانس های موازی با هم به صورت ادمیتانس Y_L

$$Z_{in} = R_{in} + jX_{in}$$

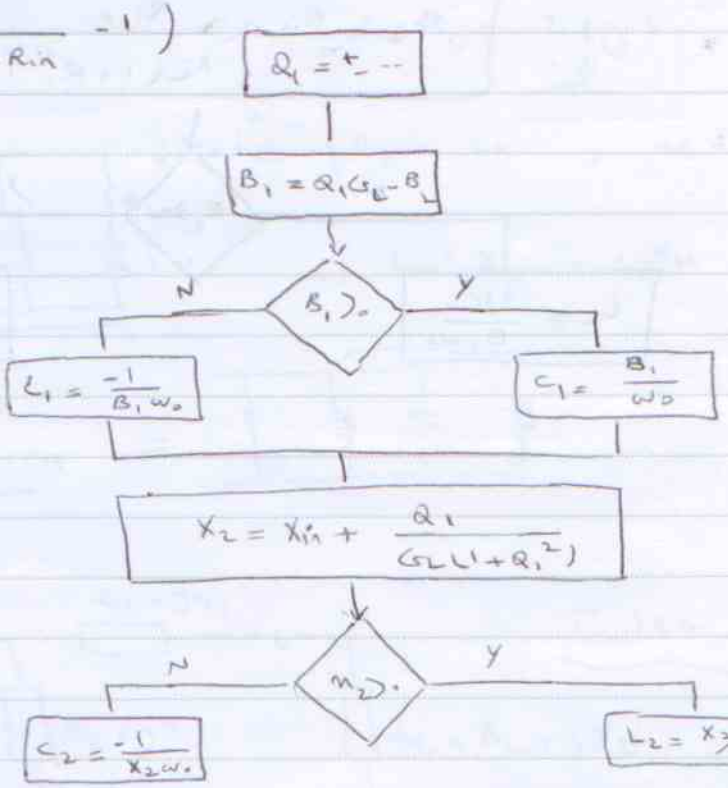
و امپدانس های سری با هم به صورت امپدانس Z_2 در نظر گرفته می شوند.

(اگر Z_2 خازنی باشد باید Y_1 القایی باشد و برعکس)

الگوریتم :

$$Q_1 = \pm\sqrt{\left(\frac{1}{G_L \cdot R_{in}} - 1\right)}$$

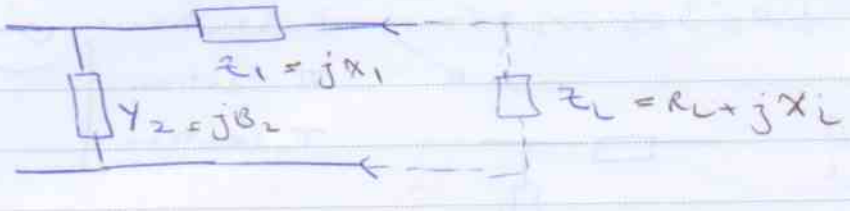
Q_1 انتخاب (با توجه به کاربردها)



و به طور مشابه برای L-sec افزاینده :

Subject:
Year. Month. Date. ( )

L_sec افزاینده



$Y_{in} = G_{in} + jB_{in}$

انتخاب Q_1 با استفاده از رابطه $Q_1 = \mp\sqrt{\left(\frac{1}{G_{in}R_L} - 1\right)}$

$X_1 = Q_1 R_L - X_L$

$X_1 > 0$? N: $C_1 = \frac{-1}{X_1 \omega_0}$; Y: $L_1 = \frac{X_1}{\omega_0}$

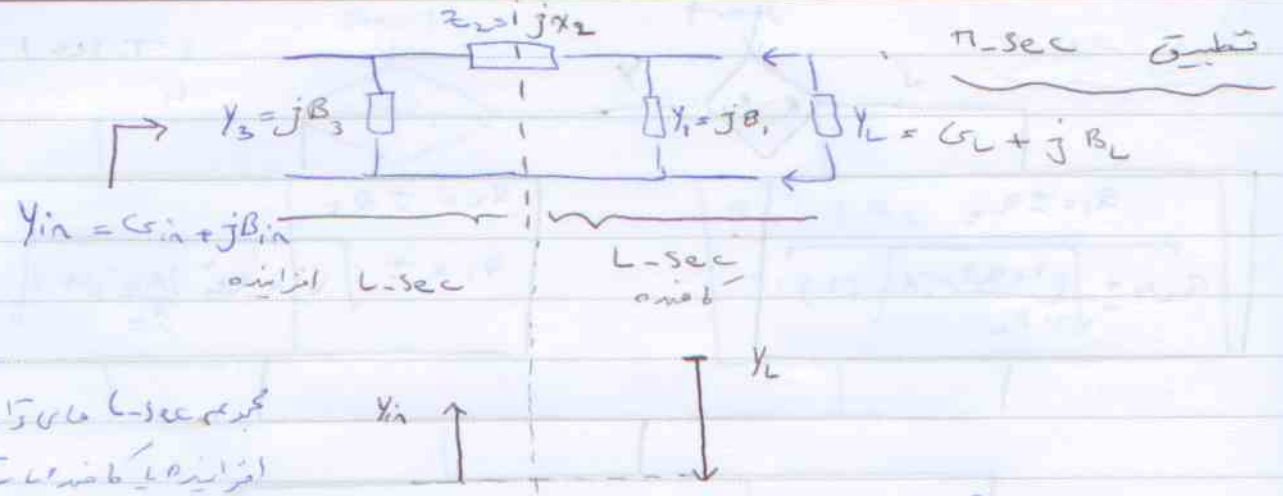
$B_2 = B_{in} + \frac{Q_1}{R_L(1+Q_1^2)}$

$B_2 > 0$? N: $L_2 = \frac{-1}{B_2 \omega_0}$; Y: $C_2 = \frac{B_2}{\omega_0}$

PAPCO

Subject:
Year. Month. Date. ( )

تطبیق π_sec :



مجموعه L_sec های تولید حالت کلی افزاینده یا خازنی باشد

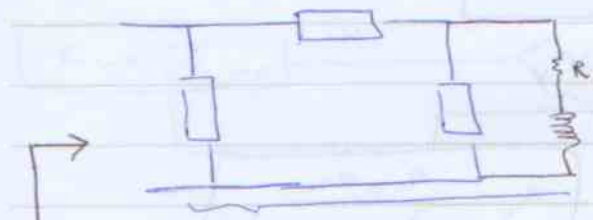
با توجه به این ۳ المان آزاد می‌توان سه متغیر R_1 و ω (از نظر کاربر) و میزان تغییر امپدانس را به دلخواه تنظیم نمود.

تحلیل: دو صورت معمولی (راستی) و یا الگوریتم انجام می‌شود.

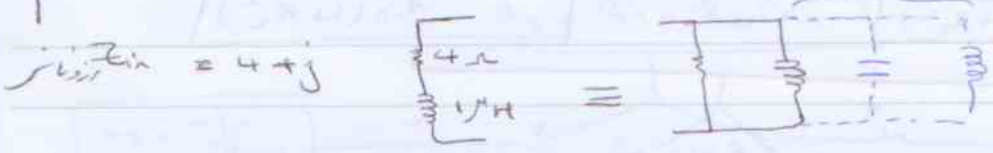
تحلیل معمولی: استفاده از تبدیلات سری به موازی و برعکس کاربردی جزو استاندارد هستند

مثال ۱: اگر $Z_L = 2 + j3$ باشد بخواهیم $Z_{in} = 4 + j$ باشد (در اینجا Z_L سلفی است)

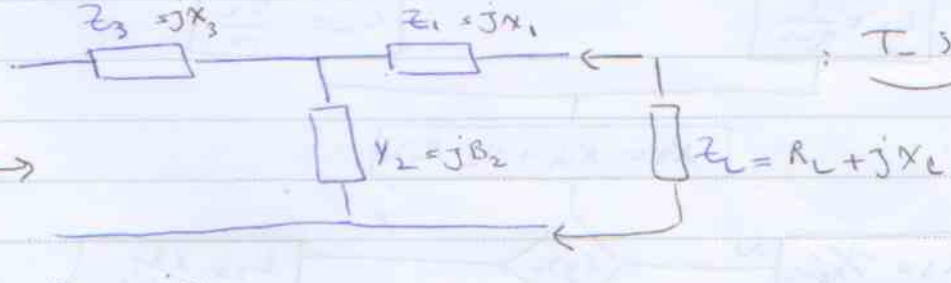
ظرفیت آن $(R_L = 2\Omega \;,\; \omega_0 = 10^6 \frac{rad}{s})$:



$$L\omega = 3 \Rightarrow L = \frac{3}{10^6} = 3\mu H$$



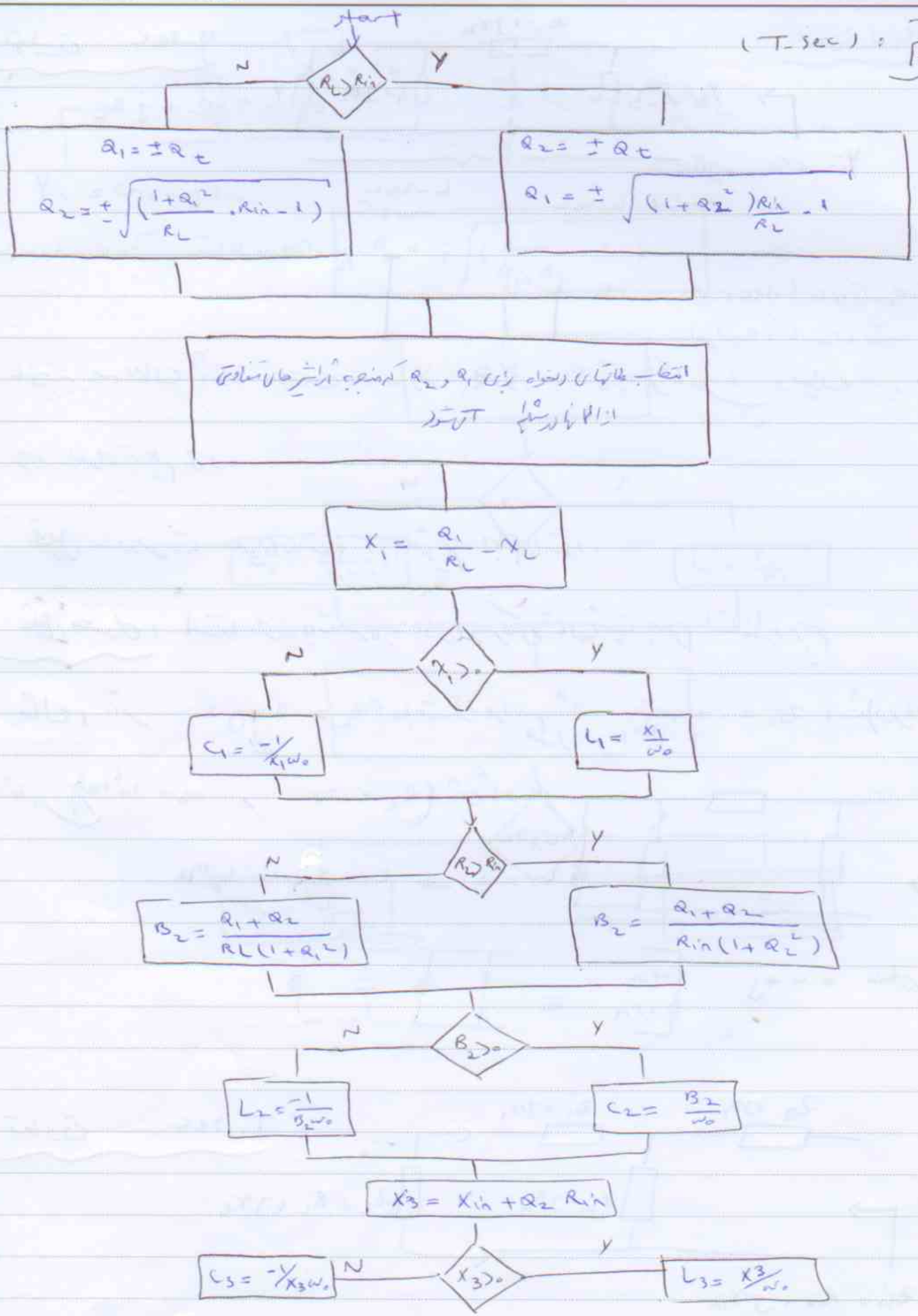
تطبیق T_sec :



$Z_{in} = R_{in} + jX_{in}$

Subject:
Year. Month. Date. ( )

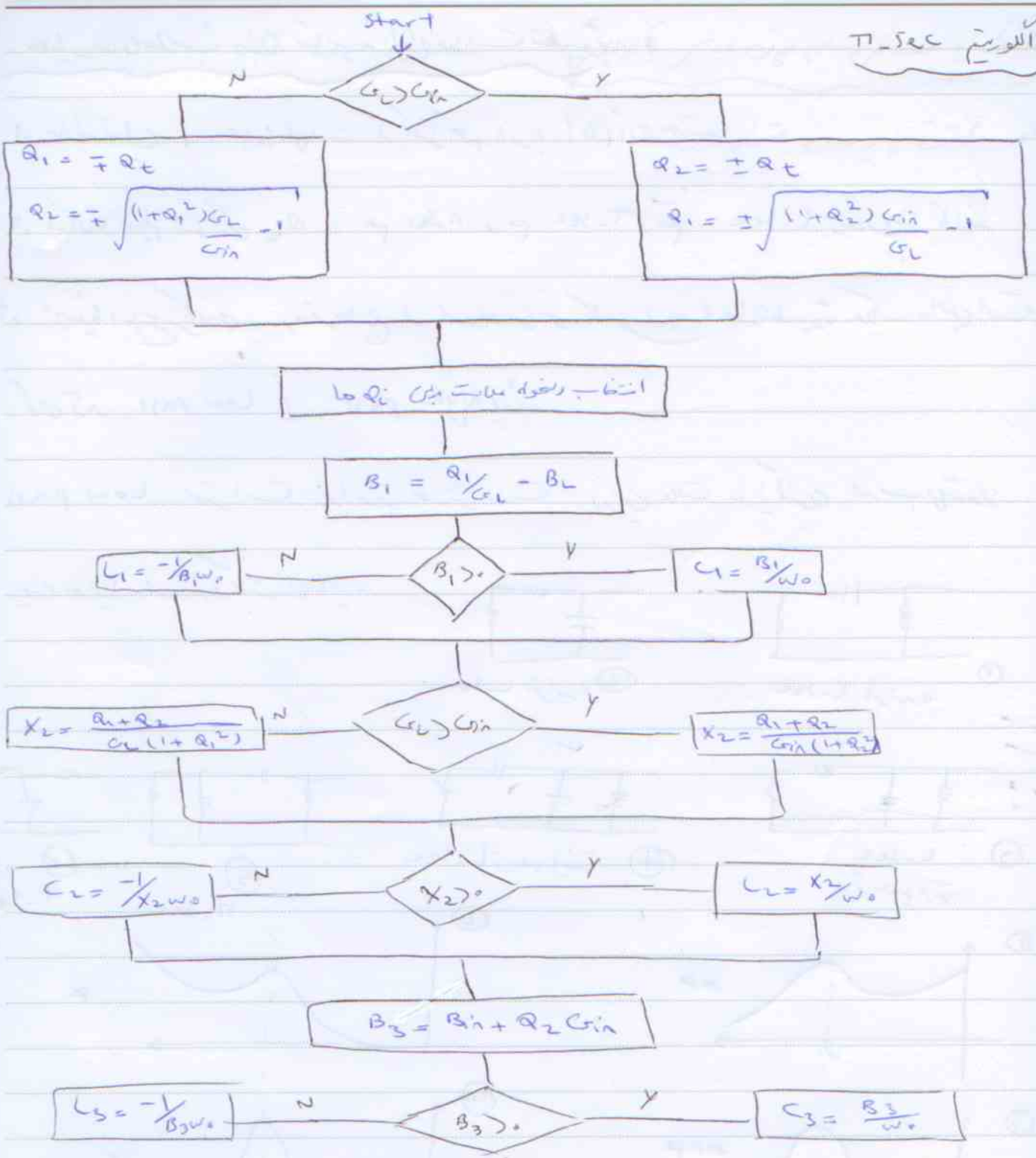
الگوریتم : (T_sec)



P4PCO

Subject:
Year. Month. Date. ( )

الگوریتم T_Sec



Subject:
Year. Month. Date. ( )

معیارهای مناسب برای مقایسه انواع مدارات تطبیق :

۱. خاصیت تبدیل : معیار اصلی است که اکثراً هم تاره انجام آن هستند

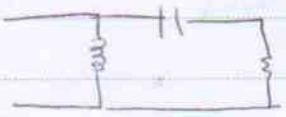
۲. امکان تنظیم شوندگی Q_t : هم L-sec و هم T-sec و هم π-sec را توصیه نمی کنند.

۳. ویژگی های پاسخ فرکانسی : رفتار خارج از محدوده فرکانس کاری (باند) مدار تطبیق مطلوب است.

کم توان Low pass و High pass.

Low pass بهتر است زیرا نویز هسته ست و در این حالت نویز کمتری جذب می شود.

یعنی نویز را محدودتر و کمتر می کند.

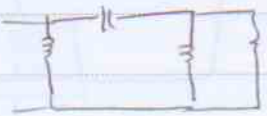


① L-sec ازاینده

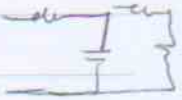
② L-sec ازاینده

③ L-sec توصیه نمی شود

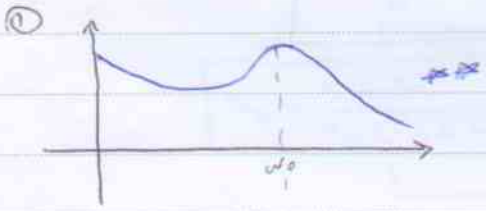
④ T-sec توصیه نمی شود



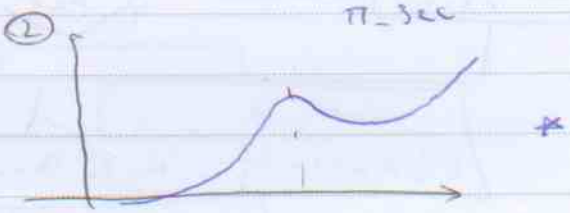
⑤ π-sec



⑥ T-sec

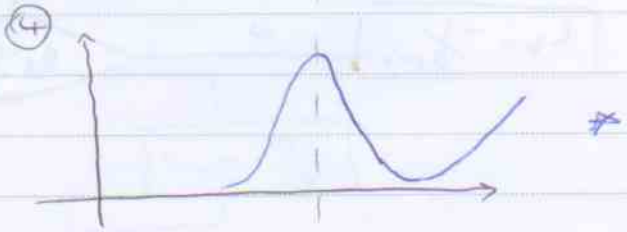


①

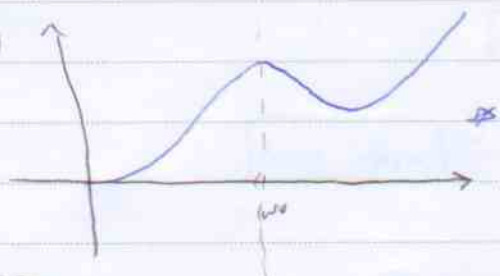


②

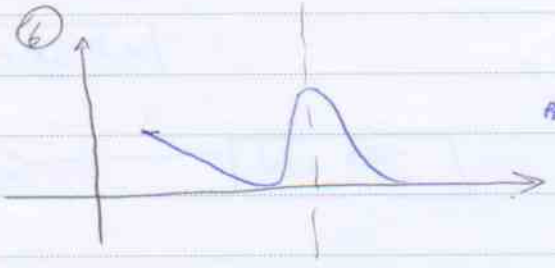
③



④



⑤



⑥

Subject:
Year. Month. Date. ( )

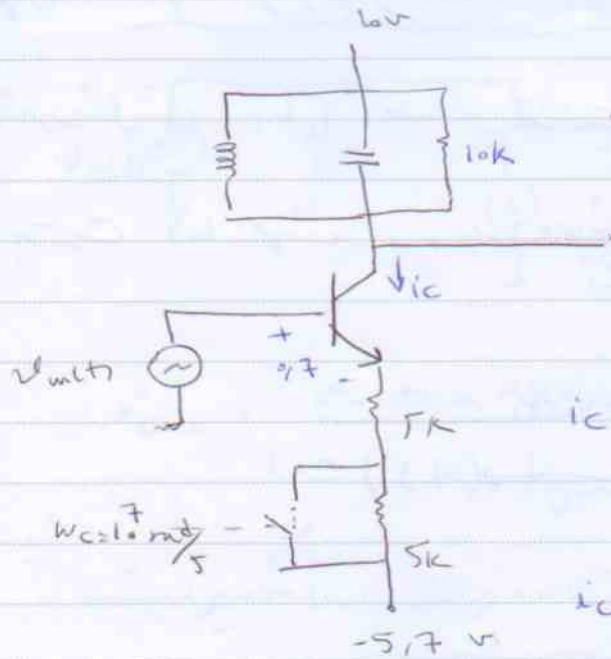
۱۴، کلک: مسائلی هم چون بایاس یا کولیاژ؟ (در فصل مدارهای تقویت کننده عملیاتی)

۱۵، تحقیق پیرامون مقدار IAN ها.

Subject:
Year. Month. Date. ( )

حل تمرین :

① مدولاتور AM زیر ، $V_o(t)$ را بیابید .



مولفه ی DC و مقاومت معادل :

الف) سوئیچ باز :

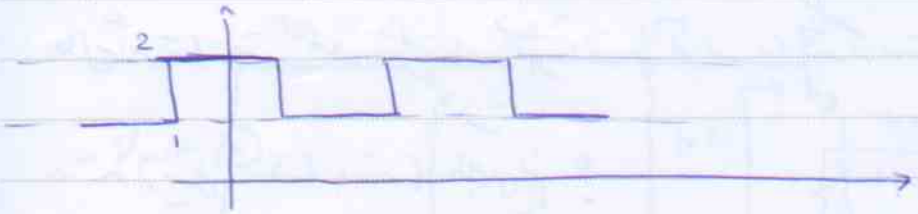
$$i_c = i_e = \frac{5 + V_m(t)}{10K} = 0.5 + 0.1 V_m(t)$$

ب) سوئیچ بسته :

$$i_c = \frac{5 + V_m(t)}{5k} = 1 + 0.2 V_m(t)$$

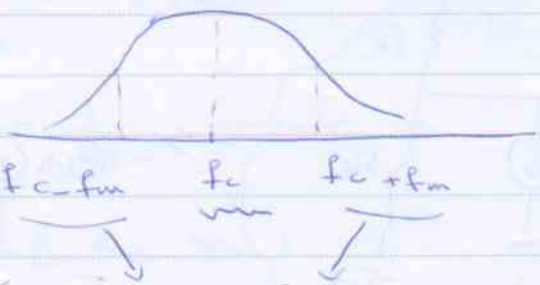
تابع :

$$i_c = q(t)\left[0.5 + 0.1 V_m(t)\right] \quad , \quad q(t) = \begin{cases} 1 & \text{سوئیچ بسته} \\ 2 & \text{سوئیچ باز} \end{cases}$$



$$i_c = \left[1.5 + 4 \times \frac{1}{2} \times \frac{1}{\pi} \cos \omega_c t - \dots\right]\left[0.5 + 0.1 V_m(t)\right]$$

طیف فرکانسی



تابع طیف توان و ولتاژ

$$V_{o_{ac}}(t) = 10k \times i_c \text{ مولفه ی AC} = 10^K \times \left[\underbrace{0.5 \times \frac{2}{\pi} \cos \omega_c t}_{} + 0.1 V_m(t) \frac{2}{\pi} \cos \omega_c t\right]$$

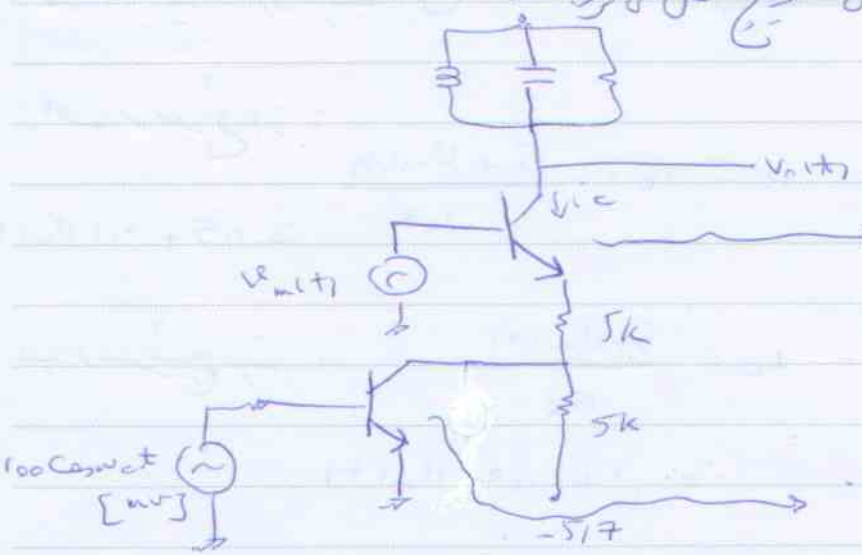
$$V_o(t) = V_{o_{DC}} + V_{o_{AC}} = 10V + V_{o_{ac}}(t)$$

Subject:
Year. Month. Date. ( )

$\frac{VI}{VT} = \frac{100mV}{25m} = 4$

چرا $\beta > 10$ ترانزیستور را به شدت LS (نظر آلبرم که مثل بوئی می شود؟

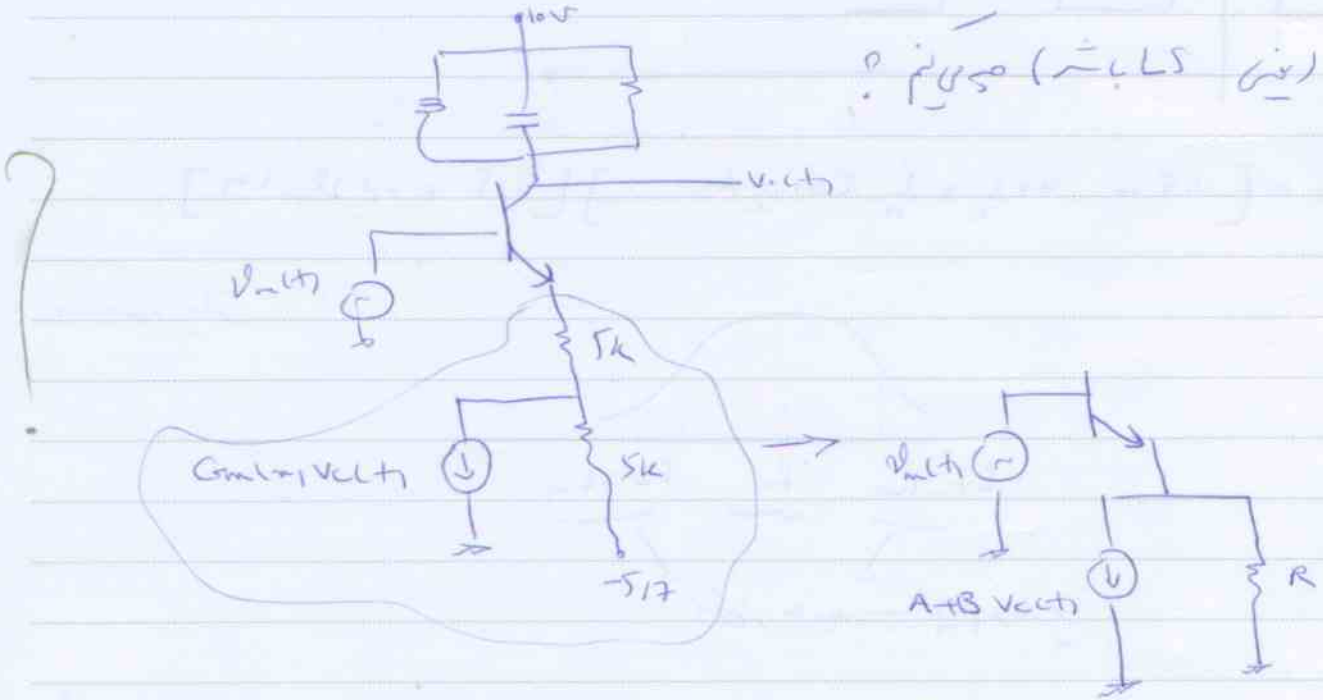
آمپر در مثال قبل به جای کلید یک ترانزیستور می گذاشتیم در صورت برقرار بودن ولتاژ V_{cc} به شدت LS می رفت و به جای بوئی عمل می کرد ۱۰V



به شدت (LS) است.

100mV ⟹ به شدت ⟹ مثل بوئی است

حال اگر ترانزیستور معمولی را به جای آنچه در برد بالا شده که به شدت LS بود در بره $\beta < 10$ باشد (یعنی LS نباشد) چی می شد؟



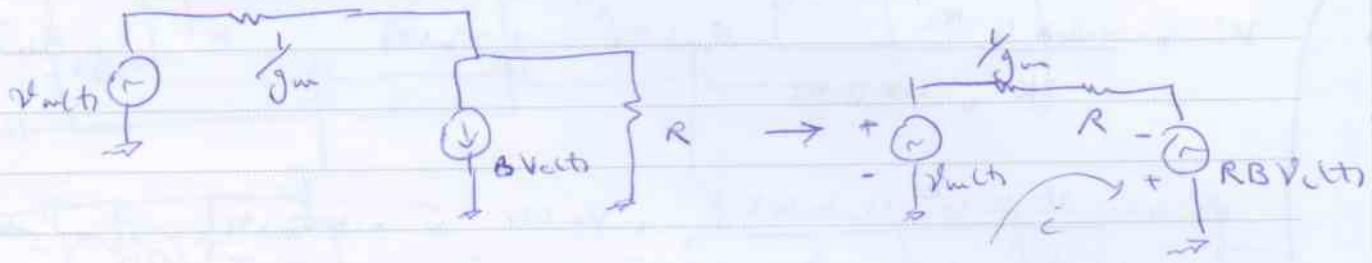
کلید DC

$I_{E_0} = \frac{0/7}{R} = A$

$I_{E_0} = A - \frac{0/7}{R}$

Subject:
Year. Month. Date. ( )

مدل ac برای T_1:

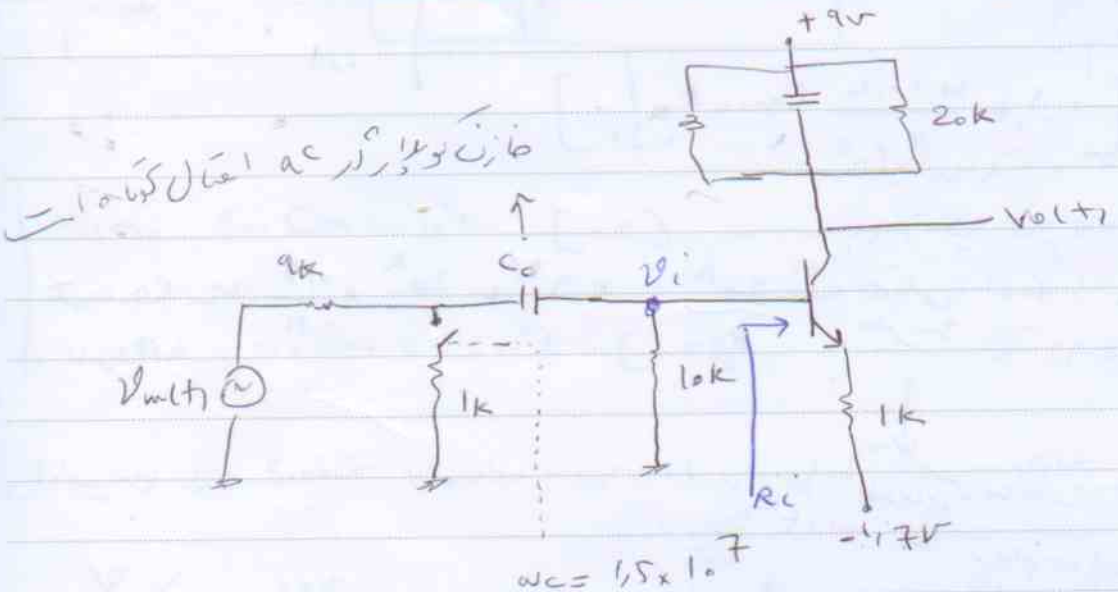


$$A_{vac} = \frac{V_{in}(t) + R\beta V_c(t)}{R + \frac{1}{g_m}}$$

مشابه توضیحات قبل، چون خازن بای پس وجود دارد امپدانس کلکتور است.

---

(۲) $\beta = 100$



خازن تزویج ورودی ac است بنابراین کنار است.

مدل DC ✗

$$I_{CQ} = \frac{1.7 - 0.7}{1K} = 1mA$$

$$g_m = \frac{I_{CQ}}{V_T} = \frac{1}{25m} = 40mV$$

$$g_m R_C \overset{?}{\gg} 1$$

$$40m \times 1K \gg 1 \quad \checkmark$$

کلکتور زمین است.

$$R_i = (1K + \frac{1}{g_m})\beta = 102.5\ K\Omega$$

Subject:
Year. Month. Date. ( )

بررسی حالات مختلف دیود:

الف) دیود باز: $v_i = \frac{10k \parallel R_i}{9k + 10k \parallel R_i} v_m(t) = \frac{1}{2} v_m(t)$

ب) دیود بسته: $v_i = \frac{1k \parallel 10k \parallel 10.25}{9 + 1k \parallel 10k \parallel 1.025} \times v_m(t) \simeq 0.1 v_m(t)$

? $i_C = \frac{v_i}{R_E} = \begin{cases} 0.5\, v_m(t) \\ 0.1\, v_m(t) \end{cases}$ تعیین $\Rightarrow i_C = q(t)\, v_m(t)$

$q(t) = \begin{cases} 0.5 \\ 0.1 \end{cases}$

b) $i_C = v_m(t) \left[0.3 + \frac{4 \times 0.2}{\pi} \cos \omega t + \dots \right]$

$V_o(t) = \underbrace{9V}_{V_{oDC}} + \underbrace{i_C}_{\text{تغییر کرده}} \times \underbrace{20k}_{R_t} = 9k + 20^k \times \frac{0.8}{\pi} v_m \cos \omega t$

↓

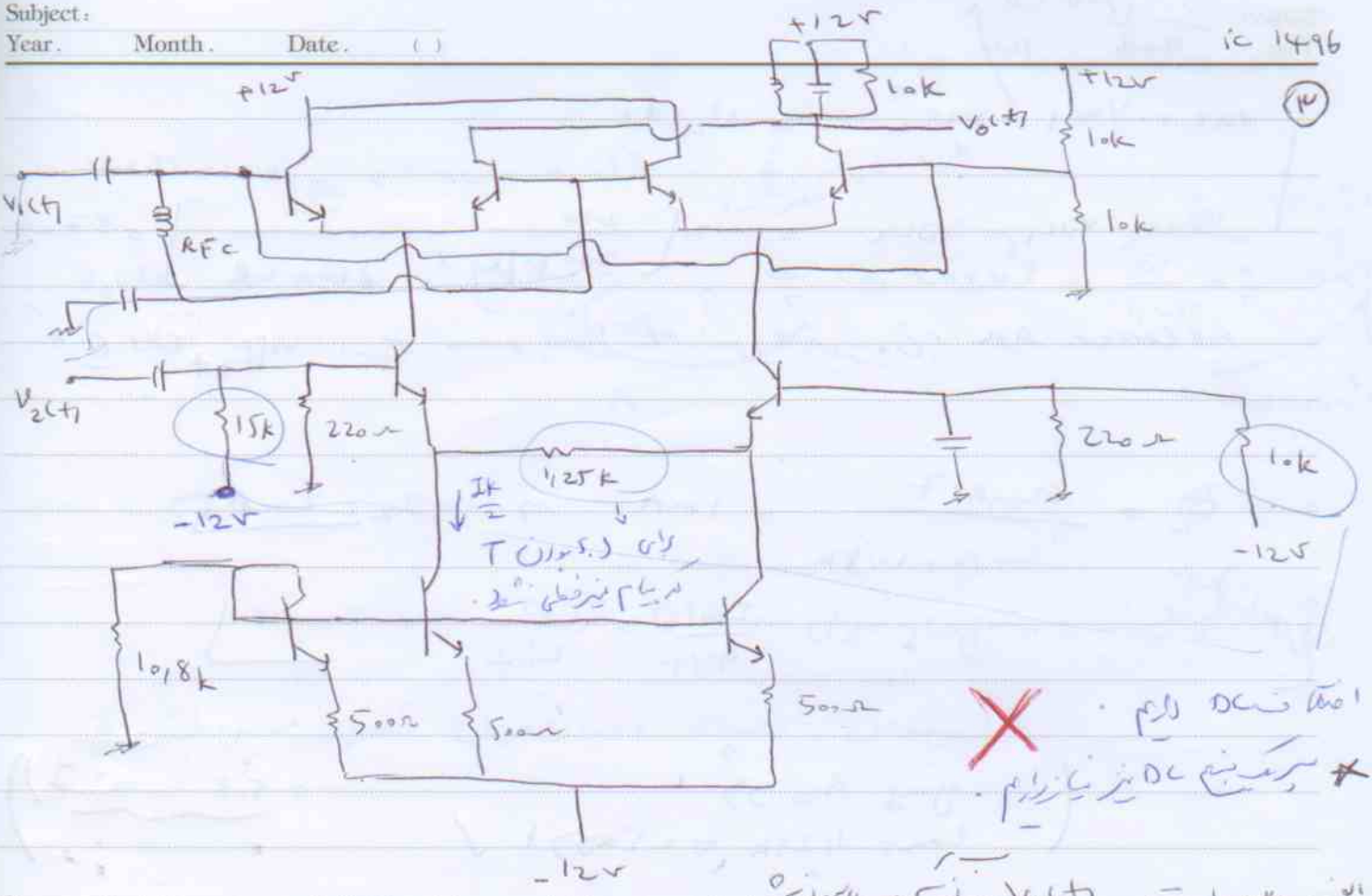
از بخش a) که مقاومت دیود را حساب کردیم استفاده می‌کنیم.

$i_C = \frac{v_i - 0.7 + 1.7}{R_E} = \frac{v_i + 1}{\underbrace{R_E}_{1k}}$

Subject:
Year. Month. Date. ( )

IC 1496

(۱۴)



ابتدا فرض DC را می‌کنیم.

* برای منبع DC نیز نیاز داریم.

X

خواسته مطلوب است $V_o(t)$ و اندکی مدولاسیون.

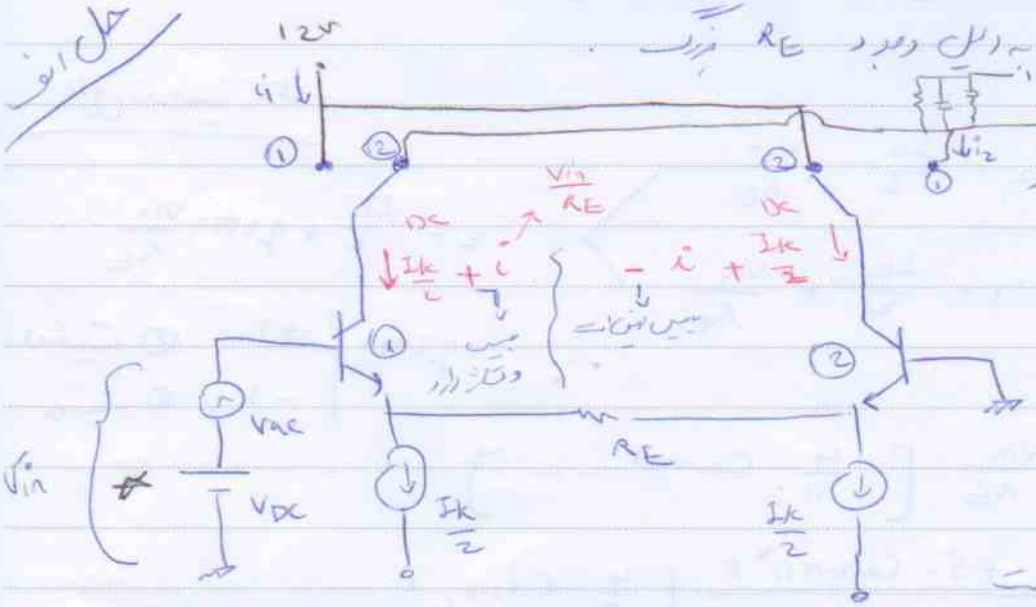
$V_1(t) = 500\cos 2\pi 10^6 t$ [mV] ⟵ (دامنه اولین T های پایین این حالت را زیاد کرده)

$V_2(t) = 50\cos 2\pi \times 10^3 t$ [mV] (یا کم، زیاد پایین را می‌شود)

• توجه: آنکه کل $V_1(t)$ به زوج تفاضلی های بالایی می‌رسد و دامنه 500mV دارد و ردیف اول بیشتر LS است سیگنال کلید است.

• ردیف دوم S.S به دلیل وجود R_E بزرگ.

حل ایده



• ردیف دوم خروجی جبران DC را می‌گیرد.

(کلید ها را اندوه است داخل نگاشیم)

کلید دوم مدار تقویت سیگنال کوچک دارند ترانزیستورهای داخلی دیفرانسیلی هستند که با $V_1(t)$ تغییر می‌کنند کلید ها هم‌زمان هستند.

Subject: کوپلاژ خازنی
Year. Month. Date. ( )

$V_{ac} = V_{ac_1} - V_{ac_2} = v_2(t)$

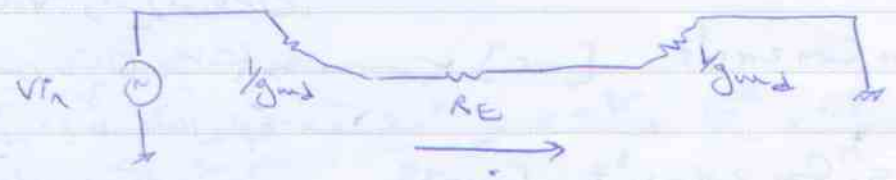
$V_{DC} = V_{DC_1} - V_{DC_2} = -12\left[\frac{220}{220+15k} - \frac{220}{220+10k}\right] = 87mV$

full carrier AM ← $V_{off\,set}$ ← حذف شکل موج

$\frac{I_k}{2} = \frac{12-0.7}{500\Omega + 10.8k} = 1mA \Rightarrow I_k = 2mA$

$g_{md_{1,2}} = \frac{I_k}{4V_T} = \frac{2}{100m} = 20mV$

(نت 5.5 : $g_{md} R_E \gg 1$? $20m \times 1.25k = 25 \gg 1$ ✓)



$R_E \gg 1/g_{md} \Rightarrow i = \frac{V_{in}}{R_E + \frac{2}{g_{md}}} \approx \frac{V_{in}}{R_E}$

کلاک ریت بالا

① موج دوم منفی : $i_2 = \frac{I_k}{2} - \frac{V_{in}}{R_E}$

② موج دوم مثبت : $i_2 = \frac{I_k}{2} + \frac{V_{in}}{R_E}$

$\Rightarrow i_2 = \frac{I_k}{2} + q(t)\frac{V_{in}}{R_E}$

$q(t) = \begin{cases} +1 & ② \text{ مثبت} \\ -1 & ① \text{ منفی} \end{cases}$

$\Rightarrow i_2 = \frac{I_k}{2} + \frac{V_{in}}{R_E}\left[\frac{4}{\pi}\cos\omega_c t - \cdots\right]$

$i_2 = 1mA + \frac{87mV + 50\cos 2\pi 10^3 t}{1.25}\left[\frac{4}{\pi}\cos\omega_c t\right]$

$\omega_c = 2\pi \times 10^{+6}$

Subject:
Year. Month. Date. ( )

$V_o(t) = V_{oDC} + V_{oac} = 12 + \underset{\text{فیلتر شده}}{i} \times 1.0^{k}$

$V_o(t) = 12 + 1.0^{k}\left[\underbrace{\frac{87mV}{1.25k} \times \frac{4}{\pi}}_{A} \cos 2\pi \times 10^{6} t + \underbrace{\frac{50}{1.25k} \times \frac{4}{\pi}}_{B} \cos 2\pi \times 10^{5} t \cdot \cos 2\pi \times 10^{6} t\right]$

$m = \frac{B}{A}$ را بیابید

ج/ چه تغییری روی سیگنال می‌دهد که تبدیل به DSB شود؟

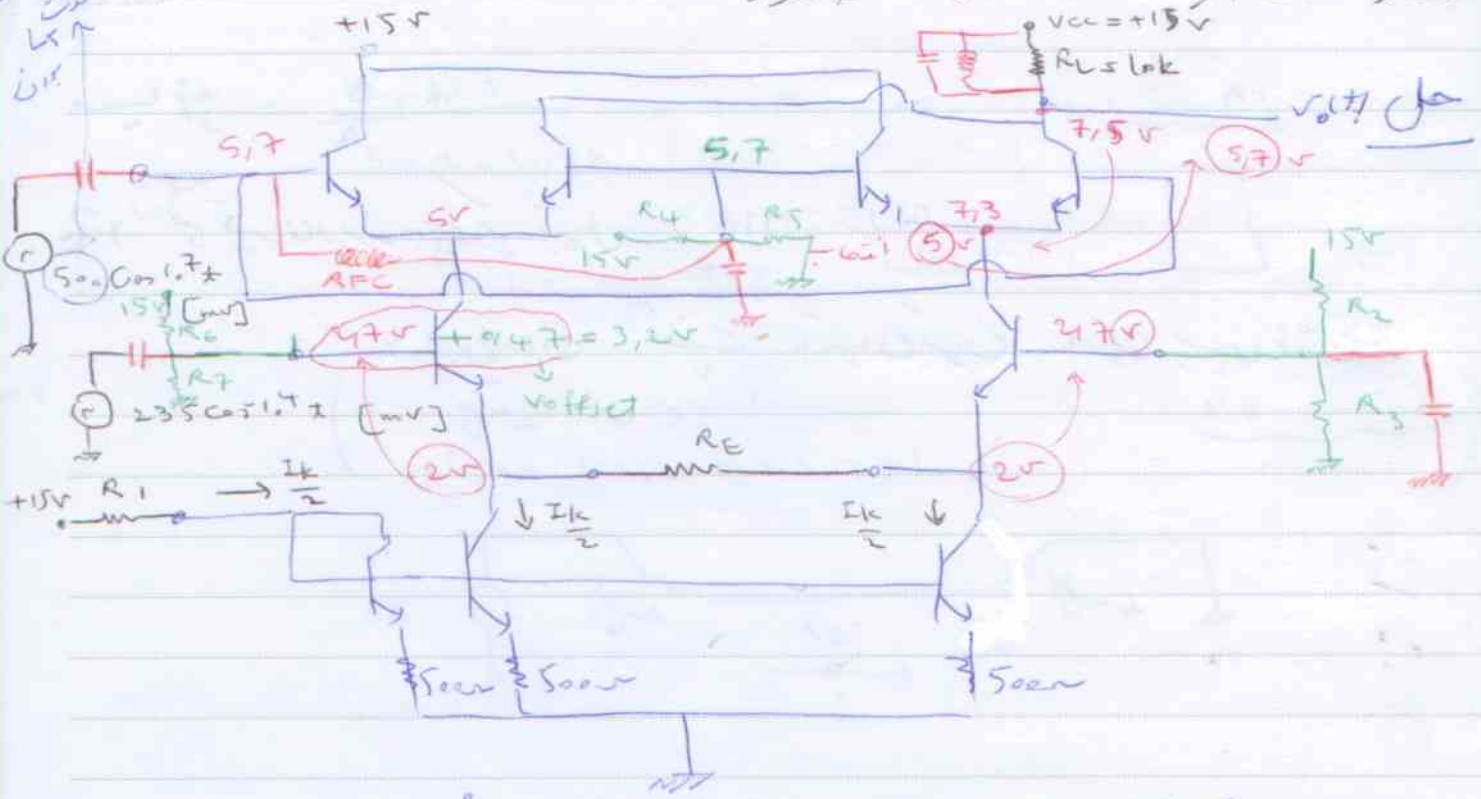
با ازبین بردن آفست با کمک کردن سلف‌های بیس بلوکه شده.

Subject:
Year. ۸۲ Month. ۱۰ Date. ۲۰

مثال: به کمک یک مدولاتور MC1496 یک منبع تغذیه تکی ۱۵ ولتی و یک ملف با مشخصات $L = 100\,\mu H$ و $Q_L = 50$، مدولاتور AM ای طراحی نمایید که سیگنال خروجی به صورت زیر باشد:

$$v_o(t) = 5\left[1 + 0.5\cos 10^4 t\right]\cos 10^7 t \quad [V]$$

(نقطه کار مدار در حالت بی‌اثر بودن سیگنال مدوله کننده و ولتاژ خروجی بایستی $R_L = 10k\Omega$ ایجاد گردد.)



به دو صورت طراحی امکان پذیر است: الف) همه ترانزیستورها یکسان باشند
ب) ترانزیستورهای مدار مجتمع باشند

اگر شرایط به درستی برقرار شود، نیازی به فیلتر دارم ـ مداربندی لازم است. در این حالت:

$$(DC) \quad V_o(t) = 15 + 4V_{offset} \cdot \frac{R_L}{\pi R_E}\left(1 + \frac{V_m}{V_{offset}}\cos\omega_m t\right)\cos\omega_c t$$

$$R_{RL} = Q_L \cdot \omega_c \cdot L = 50 \times 10^7 \times 100 \times 10^{-6} = 50k\Omega$$

$$R_L = R_{RL} \parallel R_L = 50 \parallel 10 = 8,3\ k\Omega$$

با مقایسه $V_o(t)$ با:

$$4V_{offset} \times 8,3k\Omega / \pi R_E = 5 \quad \text{روابطی با مجهول دارم}$$

$$V_m / V_{offset} = 0,5$$

PdPCO

Subject:
Year. Month. Date. ( )

می‌توان به دلخواه از I_k شروع کرد انتخاب با کیست (دلخواه) $I_k = 2mA$

$$\frac{I_k}{2} = \frac{15 - 0.7}{0.5k + R_1} = 1mA \Rightarrow R_1 = 13.8\ k\Omega$$

ترانزیستورهای بایاس $g_{md} = \frac{I_k}{4V_T} = \frac{2m}{100m} = 20m\Omega$

مقاومت R_E تضعیف کننده A.C بودن ترانزیستورهای بایاس است. به شرط زیر:

$$g_{md} R_E \gg 1 \rightarrow R_E \gg 50\Omega \xrightarrow{\text{انتخاب}} R_E = 1k\Omega$$

بین ترتیب کپی: مجهول‌های باقی‌مانده حال مثل دستگاه داریم:

$$\begin{cases} V_{offset} = 0.47\ V \\ \frac{V_m}{0.47} = 0.5 \rightarrow V_m = 235\ mV \end{cases} \qquad \begin{cases} \frac{1}{\sqrt{LC}} = 10^7 \\ \frac{1}{\sqrt{100k \cdot C}} = 10^7 \end{cases}$$

C را بدست آورید

X با بررسی ترانزیستور کل ولتاژ از بالا تا پایین 15V است که به ترتیب تقسیم کرد:

$$V_o(t) = \underbrace{5(1 + 0.5\cos\omega_m t)}_{\text{max}} \cos\omega t$$

$$V_{o(t)_{max}} = 7.5\cos\omega t$$

$\Rightarrow$ برای $V_{CE} > V_{CE(sat)}$

$V_{CE(sat)} = 0.2 \Rightarrow V_C - V_E > 0.2 \rightarrow 7.5 - V_E > 0.2$

$V_E = 5V$ انتخاب

ولتاژ امیتر زوج اول باید کمتر از 7.3 باشد تا اشباع خارج نشود.

$V_E < 7.3$

زوج اول $10V$

زوج دوم $3V \Rightarrow 5 - 3 = 2V$

بازنی $I = 1mA$ شاخه‌ها

$R_3 = 2.7k$ $R_2 = 12.3k$ $R_5 = 35.7k$ $R_4 = 9.3k$ $R_7 = 3.2k$ $R_6 = 11.8k$

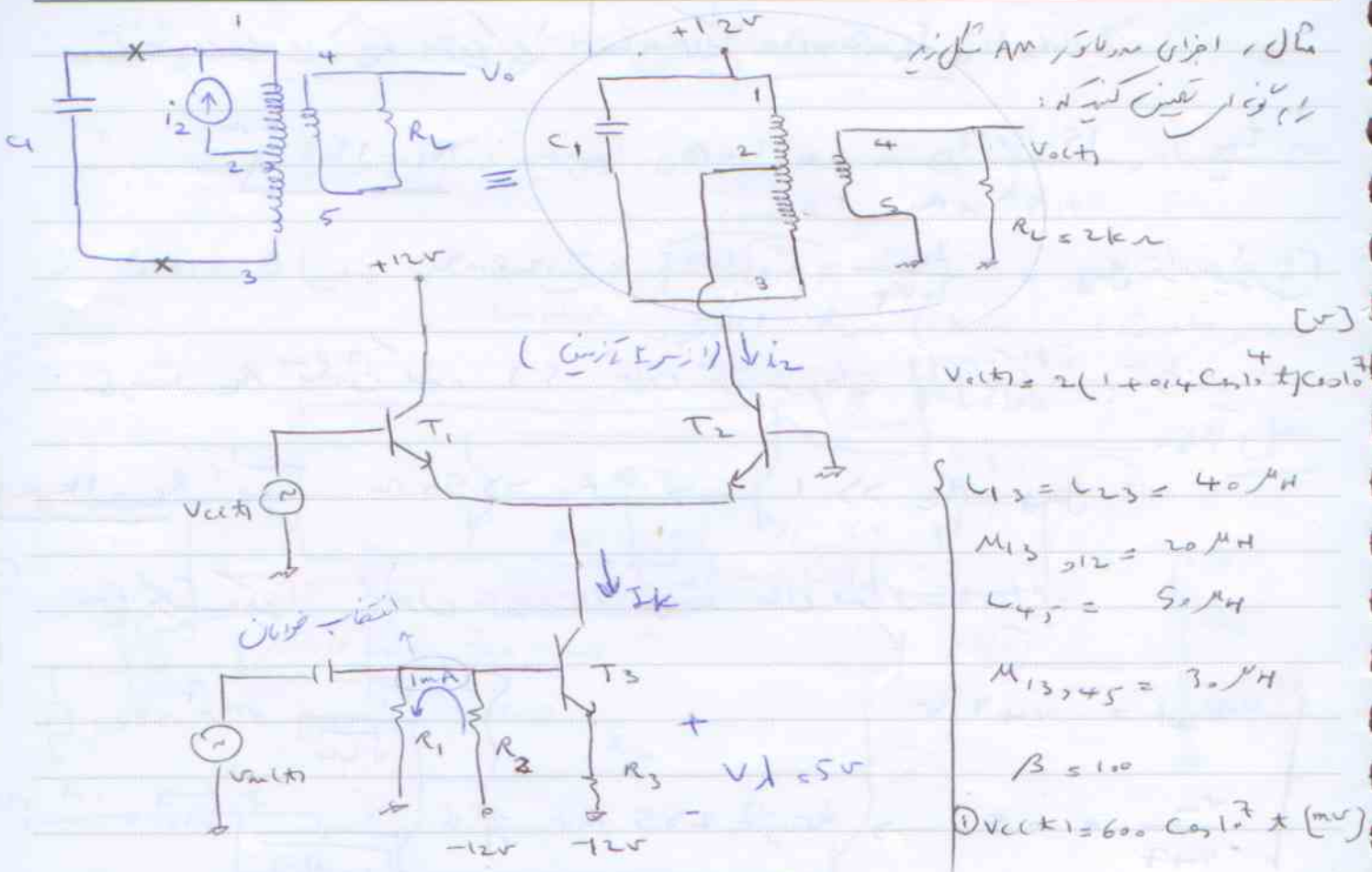
PqPCO

$\frac{1}{sC} \ll 1\Omega$ خازن‌ها را کوتاه

Subject:
Year. Month. Date. ( )

IF مدار

مثال: اجزای مدار تقویت کننده AM شکل زیر را به گونه ای تعیین کنید که:



$$\begin{cases} L_{13} = L_{23} = 40\mu H \\ M_{13,12} = 20\mu H \\ L_{45} = 50\mu H \\ M_{13,45} = 30\mu H \\ \beta = 100 \end{cases}$$

① $V_c(t) = 600\cos 1.7 t$ [mV]

$V_m(t) = 2\cos 1.4 t$ [mV]

② $V_c(t) = 10\cos 1.7 t$ [V]

$V_{E_{T_3}} = -7 \rightarrow V_{B_{T_3}} = -6.3\ V$

$1mA \Rightarrow \begin{cases} R_1 = 6.3k \\ R_2 = 5.7k \end{cases}$

حل: الف) کابل ② V_c از کابل ① V_c به کابل ② ضعیف تر است.

$$I_k = \underbrace{\frac{V\lambda}{R_E}}_{R_3\ \text{مقاومت DC}} + \underbrace{V_m/R_3}_{\text{مقاومت ac}} \rightarrow g_{m_3} = \frac{I_k}{4V_T} = \frac{V\lambda + V_m}{4R_3 V_T}$$

ب) کابل DE

$$i_2 = g_{m_3} V_c(t)$$

$$\begin{cases} i_t = i_2 \left(\frac{M_{12,13}}{L_{13}}\right) \\ R_t = R_L \left(\frac{L_{13}}{M_{13,45}}\right)^2 \end{cases} \Rightarrow V_t = R_t\, i_t \xrightarrow{\text{انتقال}} V_o(t) = V_t\left(\frac{M_{13,45}}{L_{13}}\right)$$

PqPCO

Subject:
Year. Month. Date. ( )

$$v_o(t) = \frac{M_{13,45}}{L_{13}} \times R_L \left(\frac{L_{13}}{M_{13,45}}\right)^2 \times \left(\frac{M_{12,13}}{L_{13}}\right) \left(\frac{v_m + V_\lambda}{4R_3 V_T}\right) v_c(t)$$

($v_m(t)$ ↑)

$$v_o = \frac{M_{12,13}}{M_{13,45}} R_L \frac{V_\lambda V_c}{4R_3 V_T} \left(1 + \frac{V_m}{V_\lambda} \cos\omega_m t\right) \cos\omega_c t$$

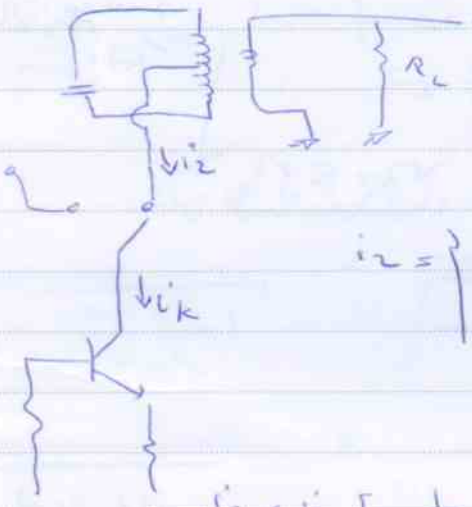
$$V_o = \frac{20}{30} \times 2 \times \frac{V_\lambda \times 10mA}{100\ R_3} \left(1 + \frac{2}{V_\lambda} \cos 10^4 t\right) \cos 10^7 t$$

$$\frac{2}{V_\lambda} = 0.4 \Rightarrow V_\lambda = 5V$$ ← با توجه به $V_o(t)$ داده شده

$$\frac{5 \times 5}{30 R_3} < 2 \Rightarrow R_3 = \frac{20}{60} = 333\ \Omega$$ ← R_2, R_1 مقادیر

$$\frac{1}{\sqrt{L_{13} C_1}} = 10^7 \Rightarrow C_1 =$$

ب / مراحل ② v_c که به شبکه LS است.



$$i_2 = \begin{cases} i_k \\ 0 \end{cases} \Rightarrow i_2 = g(t)\, i_k$$

$$g(t) = \begin{cases} 1 \\ 0 \end{cases}$$

$$i_2 = i_k \left[\frac{1}{2} + \frac{2}{\pi} \cos\omega_c t - \cdots\right]$$

$$i_k = \frac{v_m(t) + V_\lambda}{R_3}$$

ملاحظات: به شکل $\cos\omega_c t$، $\cos\omega_c t \cdot v_m(t)$ را نام ببرید و به آن اضافه کنید، سپس تکمیل مراحل مانند قبل.

Subject:
Year. Month. Date. ( )

$$V_o(t) = \frac{1}{N} V_t = \frac{3}{4} V_t$$

$$V_t = R_t i_t = \underbrace{R_t}\ \frac{1}{2} i_2 = N^2 R_L \frac{1}{2} i_2$$

$$V_o(t) = \frac{3}{4} \left(\frac{4}{3}\right)^2 \times 2K \times \frac{1}{2} i_2$$

$$i_2 = i_k \left[\frac{1}{2} + \frac{2}{\pi} \cos\omega_c t + \dots\right]$$

$$\text{و منه } i_2 = \frac{2}{\pi} i_k \cos\omega_c t \quad , \quad i_k = \frac{v_m(t) + V_\lambda}{R_3}$$

$$V_o(t) = \frac{4}{3} \times 2^k \times \frac{1}{2} \left[\frac{2}{\pi} \left(\frac{v_m(t) + V_\lambda}{R_3}\right) \cos\omega_c t\right]$$

$$\frac{8k\ V_\lambda}{3\pi R_3} \left[1 + \frac{v_m}{V_\lambda} \cos\omega_m t\right] \cos\omega_c t$$

$$\frac{8k\ V_\lambda}{3\pi R_3} = 2 \quad \Rightarrow \quad R_3 = \frac{5 \times 8^4 k}{3\pi \times 2} = 2{,}12\,k$$

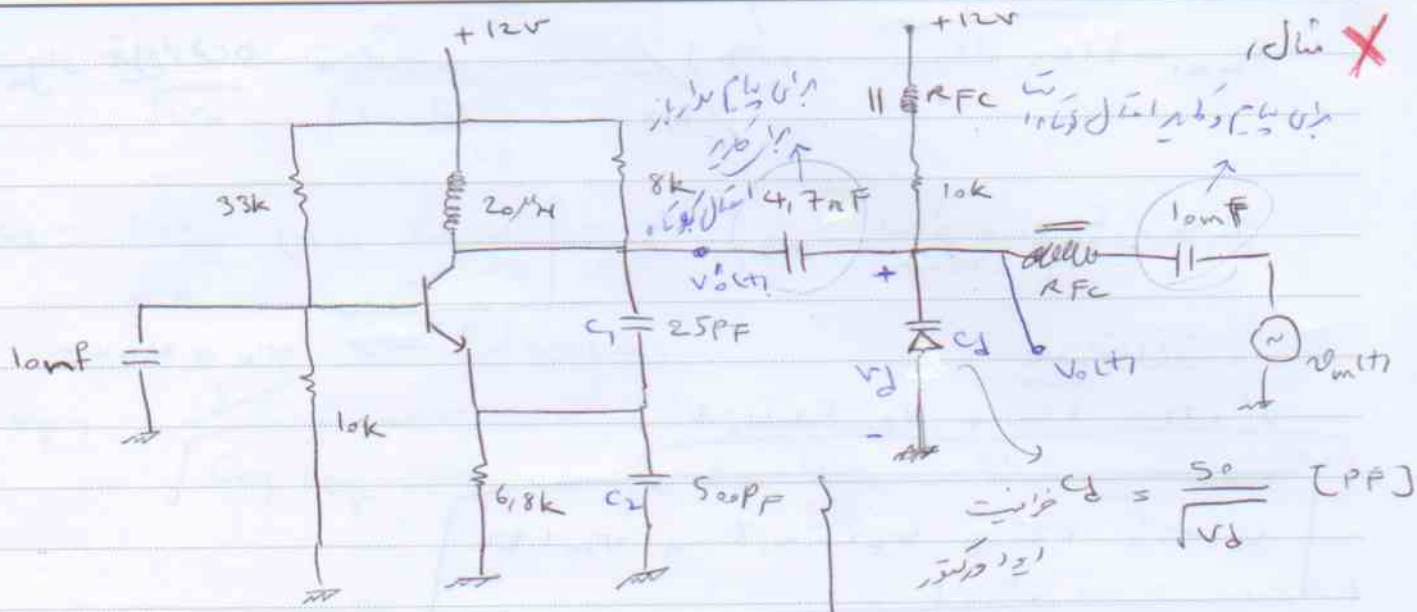
$$\frac{V_m}{V_\lambda} = 0{,}2 \Rightarrow V_\lambda = 5V$$

R_1, R_2

Subject:
Year. Month. Date. ( )

مدولاسیون FM

مثال:



$V_o(t)$ = ؟ خواسته سوال

خازن پایا: خازنی که ظرفیت آن ثابت است.

خازن واریکاپ: خازنی که ظرفیت آن با ولتاژ دو سر آن تغییر می‌کند.

$C_d = \frac{50}{\sqrt{V_d}}$ [pF] ظرفیت دیود وراکتور

$V_m = 1\cos 10^4 \pi t$ [V]

$\beta < 100$

حل:

$V_d = V_{dDC} + V_{d(AC)} = 12 + V_m(t)$

V_{dDC}: منبع تغذیه، خازن باز، (ولتاژ دو سر مثل خازن)

$V_{d(AC)}$: RFC اتصال کوتاه، 10mF هم اتصال کوتاه.

$\Rightarrow C_d = \frac{50}{\sqrt{12 + V_m(t)}} = \frac{50}{\sqrt{12}\sqrt{1 + \frac{1}{12}V_m(t)}}$

$\frac{1}{12} \ll 1 \Rightarrow$ تقریب با استفاده از

$C_d \simeq \frac{50}{\sqrt{12}}\left(1 - \frac{V_m(t)}{24}\right)$

این خازن را در مدار قرار داده و فرکانس را حساب کنید.

$\omega_i = \frac{1}{\sqrt{L\left(C_d + \frac{C_1 C_2}{C_1 + C_2}\right)}} = \frac{1}{\sqrt{20\times10^{-6}\left(\frac{50}{\sqrt{12}} - \frac{50\,V_m(t)}{\sqrt{12}\times 24} + \frac{25P \times 500P}{525P}\right)}}$

$\omega_i = \frac{1}{\sqrt{A - B V_m(t)}} = \frac{1}{\sqrt{A}} \cdot \frac{1}{\sqrt{1 - \frac{B}{A}V_m(t)}}$

$\frac{B}{A} \ll 1 \Rightarrow$ تقریب با استفاده از $\rightarrow \omega_i = \frac{1}{\sqrt{A}}\left(1 + \frac{B}{2A}V_m(t)\right)$

فرکانس لحظه‌ای

دامنه نوسان با تقریب اسیلاتور بیت لارنگ:

شرط نوسان $G_m(m) = NG_L$

$N = \frac{C_1 + C_2}{C_1}$ ، $G_L = \frac{1}{8k}$ ؟

PAPCO

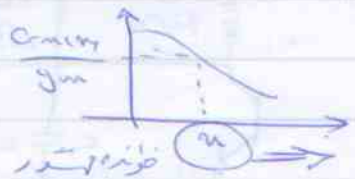
Subject:
Year. Month. Date.

$$I_{EQ} = \frac{12 \times \frac{10}{10+33} - 0.7}{6.8}$$

V_B ↑ V_E ↑

g_m : مدار معادل DC

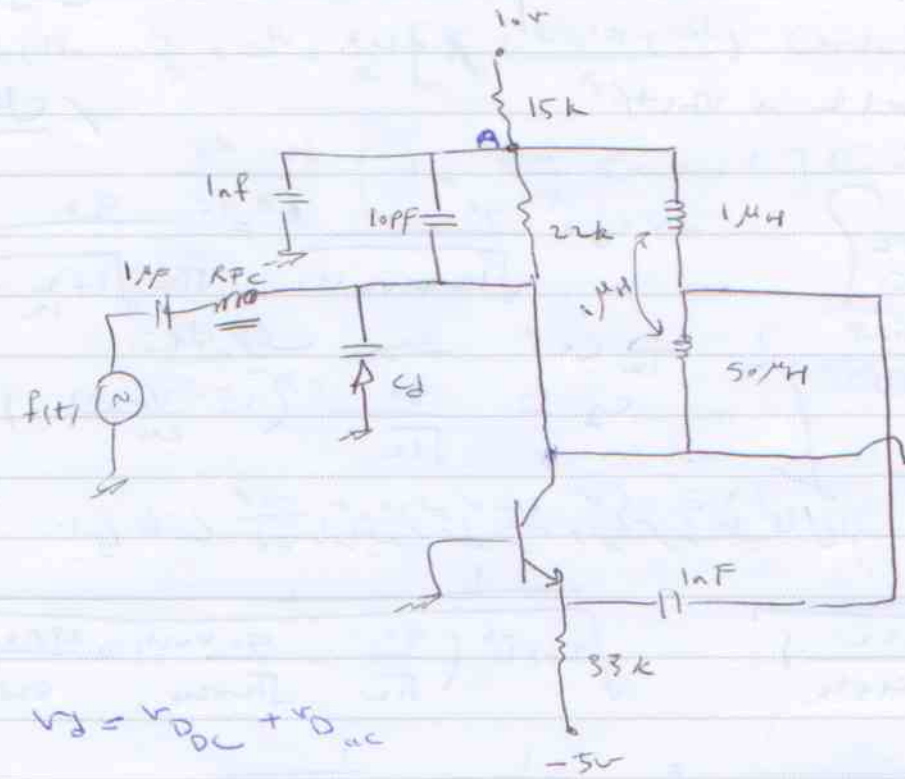
$$g_m = \frac{I_{EQ}}{V_T} \quad V_T = 25mV \Rightarrow$$



$V_t = N_{max} V_T$ ← تعداد پله‌ها

$$V_o'(t) = 12 + V_t \cos w_i t$$

$$\boxed{V_o(t) = 12 + V_t \cos w_i t + v_m(t)}$$



$V_j = V_{D_{DC}} + V_{D_{ac}}$

DC مدار

$V_B = 0 \longrightarrow V_E = -0.7$

$$I_{CQ} = I_{EQ} = \frac{5 - 0.7}{33k} = \frac{4.3}{33k}$$

$$V_A = 10 - 15\, I_{CQ} = 10 - \frac{4.3}{33k} \Rightarrow$$

$$C_j = \frac{31.6}{\sqrt{10 - \frac{4.3}{33k} + \cos 10^4 t}} \Longrightarrow \begin{cases} V_{D_{DC}} = V_A \\ V_{D_{AC}} = f(t) = 1\cos 10^4 t \ [V] \end{cases}$$

$\beta = 100$

$f(t) = 1\cos 10^4 t$ [V]

$C_j = \frac{31.6}{\sqrt{V_D}}$ [PF]

$V_o(t) = ?$

P4PCO

Subject:
Year. Month. Date. ( )

$$C_j = \frac{31.6}{\sqrt{V_A}} \cdot \frac{1}{\sqrt{1 + \frac{\cos 10^4 t}{V_A}}}$$

$$C_j \simeq \frac{31.6}{\sqrt{V_A}} \left(1 - \frac{\cos 10^4 t}{2V_A}\right) \qquad C_{eq} = C_j + 10pF$$

$$\omega_0 = \frac{1}{\sqrt{C_{eq} C_{eq}}} = \frac{1}{\sqrt{\left(10p + \frac{31.6}{\sqrt{V_A}} - \frac{31.6}{2V_A\sqrt{V_A}} \cos 10^4 t\right) \times \left(10^{-12} + 5.0^{-12} + 2 \times 10^{-12}\right)}}$$

لازم است به حالت قبل با فاکتور گیری عبارت ثابت به فرمت $\sqrt{1+x}$ برگردد و از تقریب استفاده شود.

$$\omega_i = k(1 + k' f(t))$$

$$V_o(t) = V_{oDC} + V_{oac}(t) = V_A + \underbrace{V_t}_{\downarrow} \cos \omega_i t \quad ?$$

✓ با تقلیل اسیلاتور داشته V_t ثابت می‌باشد.

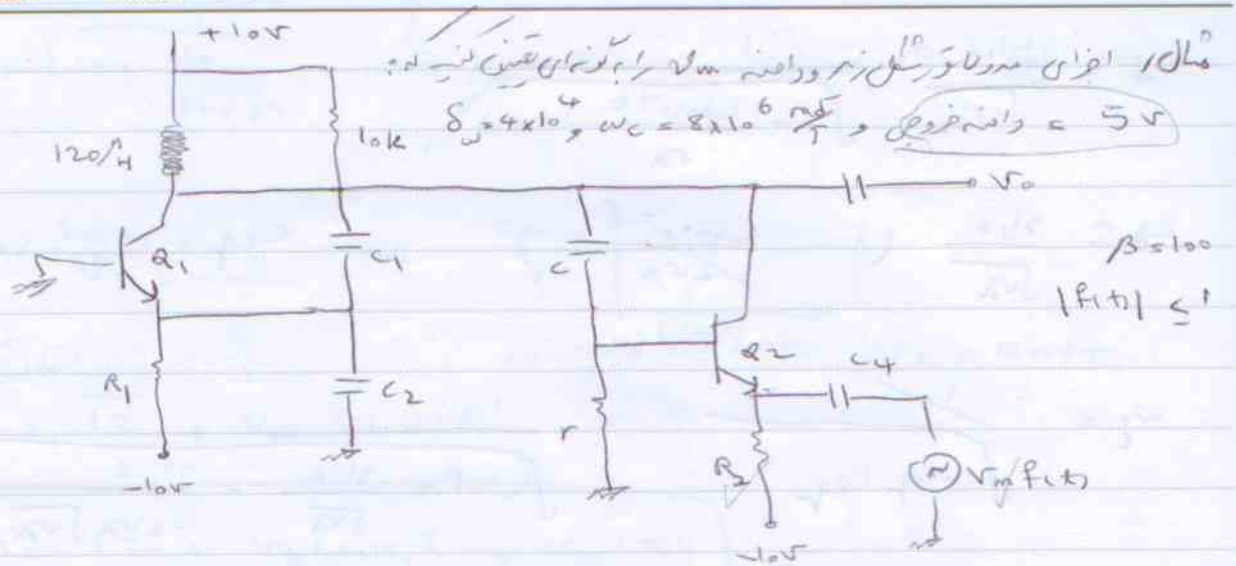
$$\begin{cases} G_{m(min)} = N G_t \rightarrow \frac{1}{22k} \xrightarrow{\text{کوچک}} \frac{G_{m(min)}}{g_m} \rightarrow m = \\ g_m = \frac{I_{CQ}}{25m} \end{cases}$$

$$\boxed{V_t = N \times V_T} \quad ✓$$

Subject:
Year. Month. Date. ( )

مثال: اگر برای مدولاتور شکل زیر دامنه V_m را به گونه‌ای تعیین کنید که:

$\delta_\omega = 4\times10^4$ ، $\omega_c = 8\times10^6 \frac{rad}{s}$ ، دامنه خروجی = 5 V



$\beta = 100$

$|f(t)| \leq 1$

دیود و کلکتور بدارم و مقدار خازن تغییر با ترانزیستور حل شده است (مدل راکت نرفتار)

شرط طراحی FM راکت نرفتار:

1. شرط کمتر $\frac{\delta_\omega}{\omega_c} \leq \frac{1}{75}$

2. شرط بایاس نرفتاری $\beta = 2\frac{\delta_\omega}{\omega_c}$ $\left(\frac{I_{k1}}{I_{k0}} = 1\right)$

شرط 3 $I_{k0} \geq \frac{10V_t\, Q_t \beta}{R_t}$ 5.5

① $\frac{4\times10^4}{8\times10^6} = \frac{1}{200} \leq \frac{1}{75}$ ✓

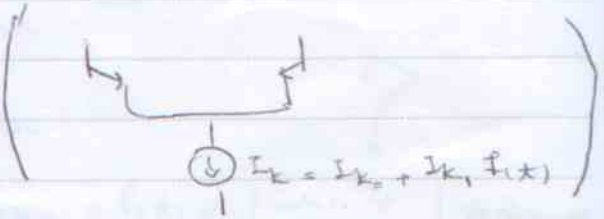
② $\beta = 2\times\frac{1}{200} = 0.01$ ، $I_{k0} = I_{k1}$

③ $I_{k0} \geq \frac{10\times 5V \times Q_t \times 0.01}{10K}$? $\Rightarrow$ $I_{k0} \geq$

$Q_t = \frac{R_t}{L\omega} = \frac{10k}{120\mu H \times 8\times10^6}$

انتخاب بالاترین مقدار $I_{k0} = I_{k1}$ محافظه‌کارانه

$\Leftarrow$ کامپایل ترانزیستور Q_2



Subject:
Year. Month. Date. ( )

مدار DC : $V_B = 0 \rightarrow V_E = -0.7 \rightarrow I_{K_0} = \frac{10 - 0.7}{R_2}$

$R_2 =$ $I_{K_0} + I_{K_1} f(t)$

$I_{K_1} f(t) = \frac{V_m f(t)}{R_E} = \frac{V_m f(t)}{\frac{1}{g_m} + \frac{r}{\beta}}$

$\frac{r}{\beta}$: مقاومت معادل بین پایه و امیتر ترانزیستور

g_m : ترانزیستور 2SC5.5 است.

$I_{K_1} = \frac{V_m}{\frac{1}{g_m}} = \frac{V_m}{\frac{V_T}{I_{K_0}}} = \frac{I_{K_0} V_m}{V_T} \Rightarrow V_m = V_T \cdot 25\,mV$

مدار AC : از مدار DC

محاسبه خازن‌های C ، C_1 و C_2

Q_t : ترانزیستور

$Q_t = R_t C_t \cdot W_c$

C'

$\frac{10k}{120\mu \times 8 \times 10^6} = 10k \cdot \left(\frac{C_1 C_2}{C_1 + C_2} + C \right) \times 8 \times 10^6$ ①

W_c : ترانزیستور

$W_c = \frac{1}{\sqrt{L \cdot C_{eq}}} \Rightarrow 64 \times 10^{12} = \frac{1}{120\mu \times \left(\frac{C_1 C_2}{C_1 + C_2} + C \right)}$

از این معادله رابطه ① به دست می‌آید.

N : ترانزیستور N تایی معادل :

$N = \frac{C_1 + C_2}{C_1}$

شرط نوسان :

$G_{m(N)} = N G_t$

شرط بهره‌ی واحد :

$S_T = 0 \Rightarrow x = 10$ $\xrightarrow{\text{نتیجه}}$ $\frac{G_{m(N)}}{g_m} = A$

$g_m = \frac{I_{CQ_1}}{V_T}$

$V_t = N \times V_T$

$S = N \times 10 \times 25\,mV$

$\left(N s \right) \Longrightarrow C + C' = k \xrightarrow{\text{تقارن}} C = C' = \frac{k}{2}$

PAPCO

Subject :
Year . Month . Date . ( )

$C_1 = \frac{N}{N-1} C'$, $C_2 = NC'$ داریم N و C'

$G_{m(x)} = \frac{N}{10k} \Rightarrow g_m = A_x \frac{N}{10k} \Rightarrow I_{CQ_1} = g_m \times 25mV$

$\frac{10-0.7}{R_1} = \dots$

$R_1 =$

$r \ll X_c \Rightarrow r \ll \frac{1}{C\omega_c} \Rightarrow r = 0.01 \times \frac{1}{C\omega_c}$

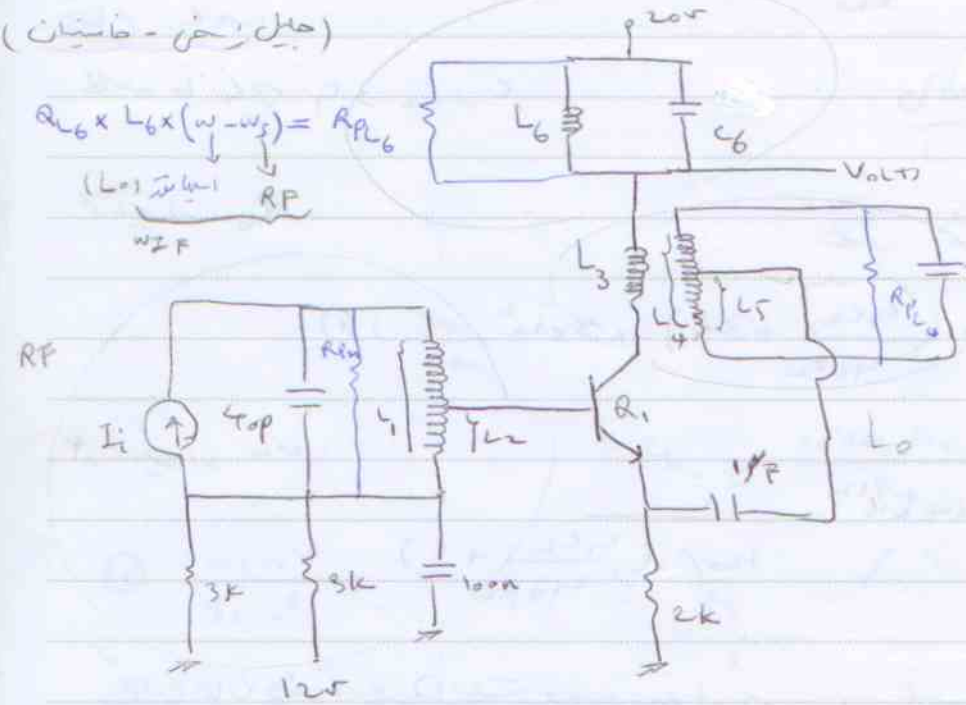
IF

(جلیل زنجی - حامیان)

$Q_{L6} \times L_6 \times (\omega_1 - \omega_2) = R_{PL_6}$

(L_6) اسیلاتور RP

WIF



حل / R_{PL} اسیلاتور با مقداری که محاسبه شده لحاظ میشود.

شکل اسیلاتور آرمسترانگ است که در ورودی I_i دارد سیگنال ضرب کننده نیز هست.

یک مبدل فرکانسی است.

* سه تا مدار بین دوم خروجیش مدار تشدید شامل از فرکانس رزونانس خود استفاده کوتاه می‌شود.

مثال: (V-10 کتاب)
مبدل فرکانسی

$L_1 = 250\mu$

$M_{12} = 10\mu$

$L_4 = 167\mu$

$M_{34} = 8.5\mu$

$M_{45} = 1\mu$

$L_6 = 500\mu$

$C_6 = 80P$

$Q_{L4} = 39$

$I_i = 1mA[1 + m\cos\omega_3 t]\cos\omega_1 t$

$\omega_3 = 1.7$

$\beta = 99$

$Q_{L1} = 50$

$Q_{L6} = 10$

$V_{BE} = 0.7$

مقدارات

؟ Volts

Subject:
Year. Month. Date. ( )

تحلیل اسیلاتور و تحلیل میکسر به ترتیب انجام می‌شود.

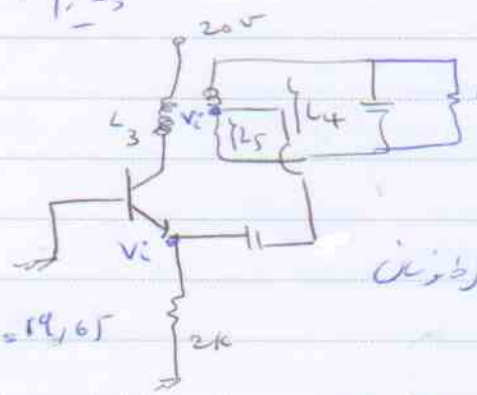
تحلیل DC : طبق ما اتصال کند، ظاهرا مدار باز

$V_B = \frac{3}{3+3} \times 12 = 6V$

$V_E = 6 - 0,7 = 5,3V \longrightarrow I_{EQ} = \frac{5,3V}{2K} = 2,65\ mA$

$g_m = \frac{2,65}{25\ mV} = 106\ mS$

تحلیل اسیلاتور : مداری که در طبقه‌ی گیرنده است باعث ایجاد نویز می‌شود. شکل مدار:



≡ یک اسیلاتور از مدت‌ها پیش

ترط نویز: $G_{m(M)} = N_1 N_2 G_t$

$N_1 = \frac{L_4}{M_{34}} = 19,65$

$N_2 = \frac{L_4}{M_{45}} = 167$

$\longrightarrow G_{m(M)} = 38,1\ mS$

$\frac{G_{m(M)}}{g_m} = \frac{38,1}{1,06} = 50,36 \longrightarrow$ تقریبی $n = 5$

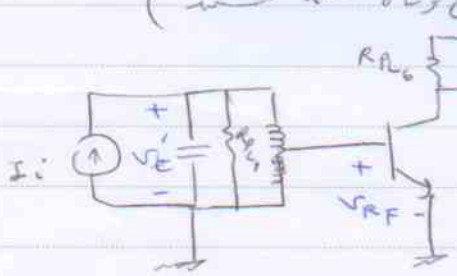
$R_{PL_4} = Q_{L_4} \cdot L_4 \cdot \omega = 97,72K\Omega$

ω اسیلاتور $= \frac{1}{\sqrt{167\mu \times 26,6P}}$

$V_t = N \times \underbrace{V_T}_{V_i} = N_2 \times V_T$

میکسر، تحلیل mixer

(خازن‌های M_6 و n اتصال کوتاه AC هستند)



$G_C = ?$

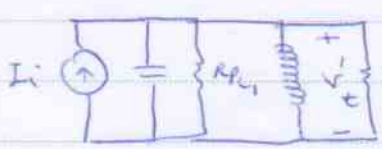
$G_C = \frac{n}{2} G_{m(M)}$

گیرنده $= \frac{5}{2} \times 38,1 = 95,3\ mS$

$i_{IFC} = G_C V_{RF}$

خروجی

* تحلیل مرحله‌ی آمپلی‌فایر.



$N = \frac{L_1}{M_2} = 25$

$h_{ie} = \beta \frac{V_T}{I_{CQ}} = 99 \times \frac{25m}{2,65mA}$

$h_{ie} =$

$R_{PL_1} = L_1 Q_4 \omega_s$

$= 250\mu \times 50 \times 10^7$

ورودی I_i آمپلی‌فایر

Subject :
Year . Month . Date . ( )

$R_t = (hie \times N^2) \parallel R_{PL_1}$

$V'_t = R_t I'_i \longrightarrow V_{RF} = \frac{V_t'}{N} \longrightarrow \frac{L_1}{M_{12}} \Rightarrow V_{RF} =$

$i_{FC} = G_C V_{RF} =$

$V_{o\,ac} = R_{PL_6} \times i_{CIF}$

$\parallel$

$G_C \times V_{RF}$

$V_o(t) = 20 + V_{o\,ac}(t)$